

DAN201/DAN209/DAN209S/DAN215 DAP201/DAP209/DAP209S/DAP215

エピタキシャルプレーナ形シリコンダイオードアレイ

Epitaxial Planar Silicon Diode Arrays

超高速度スイッチング用/Ultra-High-Speed Switching

● 特長

- 1) 小型である。
- 2) 高信頼である。
- 3) 高速度 ($t_{rr}=1.5\text{ns}$ Typ.) である。
- 4) 組立ての自動化が可能である。

● Features

- 1) Small size.
- 2) High reliability.
- 3) High speed (t_{rr} : 1.5ns, Typ.).
- 4) Automatic assembly feasible.

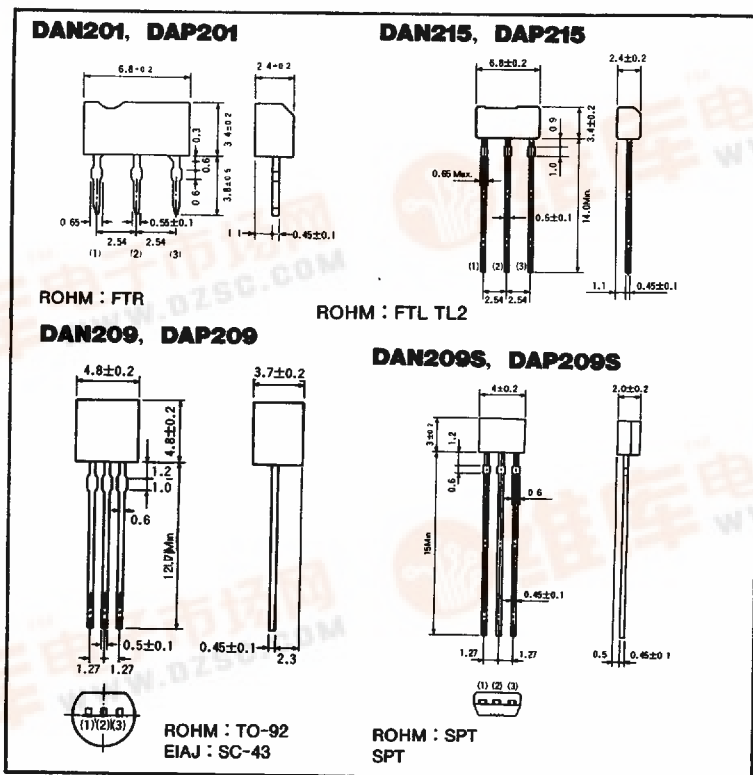
● 用途

超高速度スイッチング用

● Application

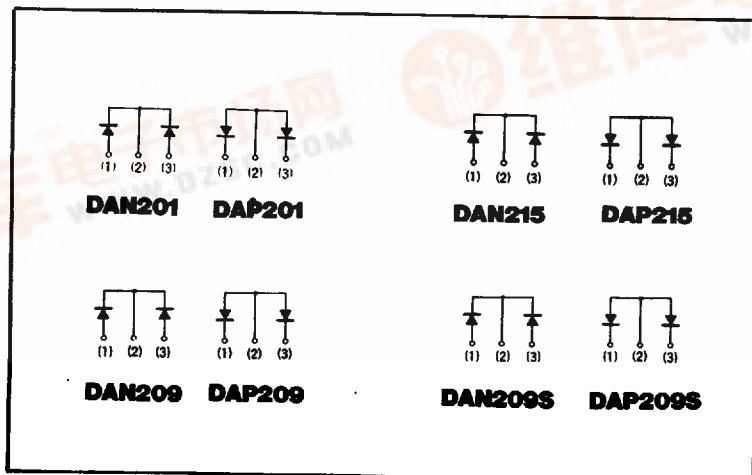
Ultra-High-Speed Switching.

● 外形寸法図/Dimensions (Unit : mm)



注：FTLの外形状については、TL3/4タイプも用意しています。

● 等価回路/Equivalent Circuits



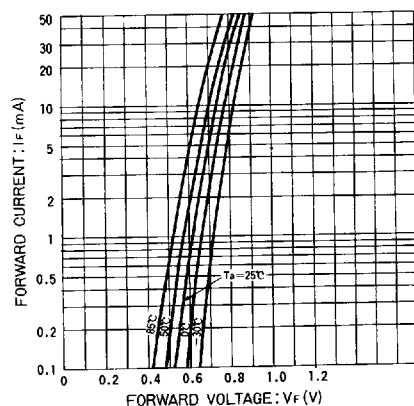
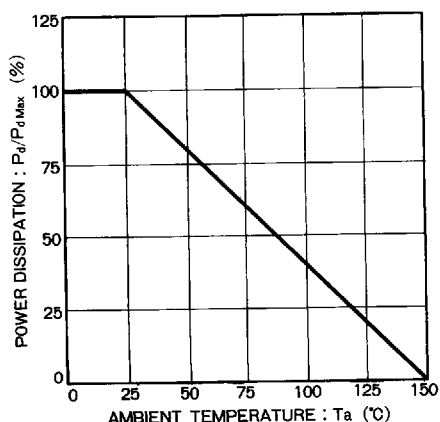
● 絶対最大定格/Absolute Maximum Ratings ($T_a=25^\circ\text{C}$)

Type	尖頭逆電圧 V_{RM} (V)	直流逆電圧 V_R (V)	尖頭順電流 I_{FM} (mA)	平均 整流電流 I_O (mA)	サージ電流 (1 μ s) I_{surge} (A)	許容損失 (TOTAL) P_d (mW)	接合部温度 T_j ($^\circ\text{C}$)	保存温度範囲 T_{stg} ($^\circ\text{C}$)
DAN201	80	80	300	100	4	200	150	-55~150
DAP201	80	80	300	100	4	200	150	-55~150
DAN209	80	80	300	100	4	200	150	-55~150
DAP209	80	80	300	100	4	200	150	-55~150
DAN209S	80	80	300	100	4	200	150	-55~150
DAP209S	80	80	300	100	4	200	150	-55~150
DAN215	80	80	300	100	4	200	150	-55~150
DAP215	80	80	300	100	4	200	150	-55~150

● 電気的特性/Electrical Characteristics ($T_a=25^\circ\text{C}$)

Type	順電圧		逆電流		端子間容量			逆回復時間			
	V_F (V) Max.	Cond.	I_R (μ A) Max.	Cond.	C_T (pF) Max.	Cond.		t_{rr} (ns) Max.	Cond.		
		I_F (mA)		V_R (V)		V_R (V)	f (MHz)		V_R (V)	I_F (mA)	測定回路
DAN201	1.2	100	0.1	70	3.5	6	1	4	6	5	Fig. 8
DAP201	1.2	100	0.1	70	3.5	6	1	4	6	5	Fig. 8
DAN209	1.2	100	0.1	70	3.5	6	1	4	6	5	Fig. 8
DAP209	1.2	100	0.1	70	3.5	6	1	4	6	5	Fig. 8
DAN209S	1.2	100	0.1	70	3.5	6	1	4	6	5	Fig. 8
DAP209S	1.2	100	0.1	70	3.5	6	1	4	6	5	Fig. 8
DAN215	1.2	100	0.1	70	3.5	6	1	4	6	5	Fig. 8
DAP215	1.2	100	0.1	70	3.5	6	1	4	6	5	Fig. 8

● 電気的特性曲線/Electrical Characteristic Curves ($T_a=25^\circ\text{C}$)



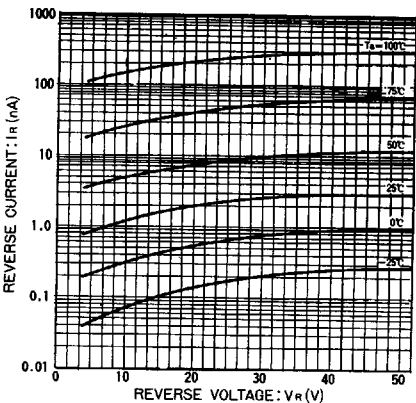


Fig.3 逆電流-逆電圧特性 (P TYPE)

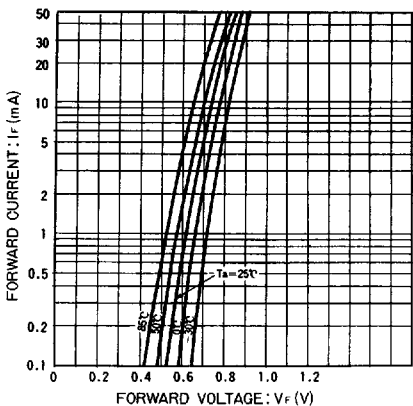


Fig.4 順電圧-順電流特性 (N TYPE)

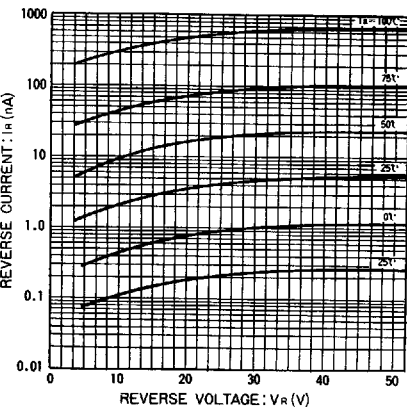


Fig.5 逆電流-逆電圧特性 (N TYPE)

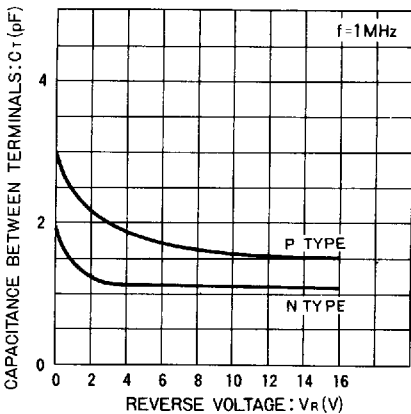


Fig.6 端子間容量-逆電圧特性

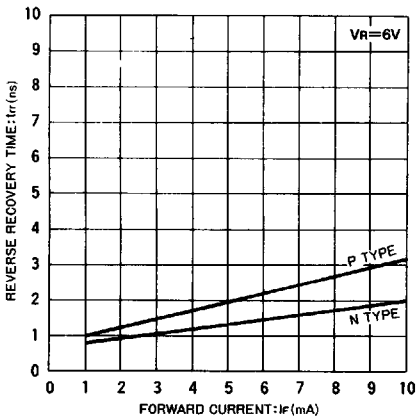


Fig.7 逆回復時間-順電流特性

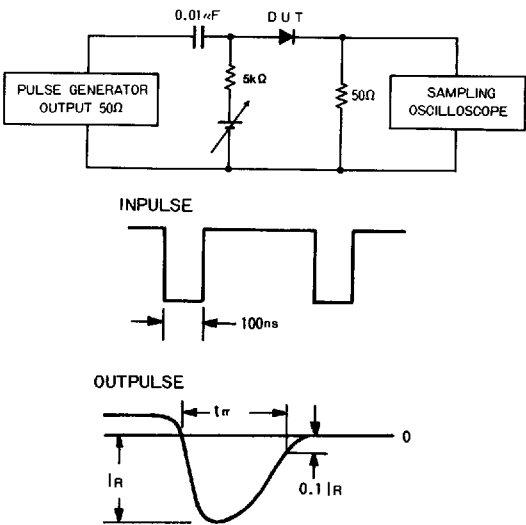


Fig.8 逆回復時間 (t_{rr}) 測定回路