



YB6000 系列产品用户手册

西安谊邦电子科技有限公司

目 录

1	概述	3
1.1	系统概述	3
1.2	软件	4
1.3	面板说明	5
1.4	后面板说明	7
2	系统内部简介	8
2.1	概述	8
2.2	功率源	8
2.3	测试时序	10
2.4	振荡抑制	10
3	系统规格及技术指标	12
3.1	外形尺寸和电源要求	12
3.2	器件测试种类	12
3.3	器件参数/技术指标	12
3.4	最大功率曲线.....	23
4	PC 测试软件	25
4.1	简介	25
4.2	PC 机最低配置	25
4.3	安装	25
4.4	测试程序主菜单.....	33
4.5	精确值菜单	33
4.6	批总结弹出菜单	35
4.7	测试程序	36
4.8	选项.....	40
4.9	分类/分盒方案.....	40
4.10	继电器方案.....	43
4.11	外部继电器方案	43
4.12	专用的软件选项	43
4.13	YB6200/YB6500 测试系统的通信.....	43

5 元件参数试图及测试程序编程方法.....	44
5.1 二极管/齐纳稳压管	44
5.2 三极管测试.....	47
5.3 光电耦合器测试.....	52
5.4 晶闸管 (SCR) 测试.....	54
5.5 双向可控硅 (TRIAC) 测试.....	58
5.6 结型场效应管 (JFET) 测试.....	61
5.7 MOSFET 测试.....	64
6 元件测试说明及相应的选件.....	70
6.1 元件测试说明.....	70
7 维护/故障检修.....	75
7.1 维护.....	75
7.2 自检.....	75
7.3 故障处理.....	76
附表: YB6200/YB6500 测试系统误码表.....	77
装箱清单:	84

1. 概述

1.1 系统概述

YB6200/YB6500 测试系统(以下简称系统)是本公司推出的一种先进的半导体分立器件测试系统。

本系统属于半导体分立器件自动测试系统,适合工厂、研究所做元器件筛选、检验以及器件生产厂用做生产测试。系统可扩展性强,通过选件可以提高电压、电流的测试能力和增加测试品种范围。自动快速测试可以满足用户大生产需要,故障率低也保证了用户的生产效率。在 PC 窗口提示下输入被测器件的测试参数即可完成填表编程,操作人员不需具备专业计算机编程语言知识,使用简捷方便。

系统采用带有开尔文感应结构的测试插座,自动补偿由于系统内部及测试电缆长度引起的任何压降,保证各种情况下测试结果的准确可靠。

系统面板的显示装置能够及时显示系统的各种工作状态和测试结果。前面板的按键方便了系统操作。系统可以脱离主控计算机独立完成多种测试。

系统提供与机械手、探针台、电脑的连接接口,可以支持各种不同辅助设备的相互连接使用。

1.1.1 测试范围

YB6200/YB6500 系统是专为测试半导体分立器件而设计。它具有十分丰富的编程软件和强大的测试能力,能够真实准确测试以下类型的半导体器件以及相关器件组成的组合器件、器件阵列:

1) 二极管	DIODE
2) 晶体管	TRANSISTOR (NPN 型/PNP 型)
3) 稳压(齐纳)二极管	ZENER
4) 结型场效应管	J-FET (N-沟/P-沟,耗尽型/增强型)
5) MOS 场效应管	POWER MOSFET (N-沟/P-沟)
6) 光电耦合器	OPTO-COUPLER (NPN 型/PNP 型)
7) 可控硅整流器(普通晶闸管)	SCR
8) 双向可控硅(双向晶闸管)	TRIAC
9) 绝缘栅双极大功率晶体管	IGBT (NPN 型/PNP 型)
10) 光电逻辑器件	OPTO-LOGIC
11) 双向触发二极管	DIAC
12) 固态过压保护器	SSOVP
13) 光电开关管	OPTO-SWITCH
14) 硅触发开关	STS
15) 继电器	RELAY
16) 金属氧化物压变电阻	MOV
17) 压变电阻	VARISTOR
18) 达林顿阵列	DARLINTON

YB6200 测试系统测试范围为 1-12 大项十七个分类。

YB6500 测试系统测试范围为 1-18 大项二十七个分类。

1.1.2 单步测试

单步测试是指将元件的一个程序测试步测试一次。从测试程序中可以选择测试的程序步。测试时还可以选择测试模式。测试模式有三种:自动量程模式(AR)、自动降量程模式(AR/D)、非自动量程。

1) 如果 AR 编程,系统自动转入分辨率最高的量程。也即是测试时,可以提供到系统能达到的最大电压/电流范围(阳极 2000V/50A,栅极 20V/10A),直到测试出参数值为止;

2) AR/D 功能是向下自动转换量程。测试时，只能提供到被测元件的测试条件值所在档位。如，条件：IB=5mA，此时刚好落在 10mA 档位，当 IB 提供到 10mA 时还未能测试出所测参数，系统自动停在测试。此时只能给出被测参数的范围值，只能判断器件是合格或不合格；

3) 如不编辑 AR，将在输入值范围进行测量。

4) 为了准确测量，最大分辨率（输入极限）条件应尽可能接近实际预测值，否则报告值可能重复性不好。

5) 例如：实测值小于 10uA，就用 10uA 档位，误差为 0.1%，即 10nA。但如果在测试程序中极限为 20uA，则使用 100uA 档测量，误差为 0.1%，即 100nA。因此，在实际的测试应用中，需要灵活的运用测试条件及档位方式。

1.1.3 数学表达式

编程软件提供一种对测试结果进行数学计算的方法。按照这种方法，某些参数可以通过先前两步及以上测试步测试出的结果，进行和/差/乘/除等计算方法进行计算。也可以重新设置程序步，通过计算方式测试具有特别要求的参数。通过计算步还能求比值、百分比等。此种方法针对不同用户的需求，不同管子的要求都具有很强的灵活性，也延伸了测试参数的范围。

1.1.4 应用

YB6200/YB6500 属于半导体分立器件自动测试系统，主要用于分立器件入厂/所参数测试检验以及器件生产厂用做生产测试，将早期失效的器件筛选出来。

测试种类详见 1.1.1 测试范围。

不同类型器件的参数测试可以在一个测试程序中任意混用，用于测试象混合电路或固态继电器之类的器件。

1.1.5 系统自检

将“校验板”插入前面板，然后运行“系统自检”可以对整个系统进行自检。详见 2.4 自检诊断。

运行时间约 15 秒钟，可能失效的继电器或仪器可能出现的故障等，都会被以误码的形式通过前面板显示屏或 PC 机上测试界面显示给出。

1.1.6 选件

系统正常配置能提供的最高阳极电压为 2000V，最大阳极电流为 50A；

最高栅极电压为 20V，最大栅极电流为 10A。

为了扩展电压和电流范围，可提供的选件有 250A/500A / 1000A / 1250A 阳极大电流选件和 80V 栅极电压选件。

此外还可提供小电流台选件，能够将漏电流测量分辨率从 1nA 扩展到 10pA。

1.1.7 接口

YB6200/YB6500 提供一个 RS232 接口，用于与上位 PC 机连接进行数据传输。

1.2 软件

器件测试程序是通过一台运行系统为 Windows 98 / Windows XP 的 PC 机上的 YB6000 系列接口软件编程实现的。该程序提供快速的器件测试程序生成。

一种非语言化编程方法向用户提供简明、直观的使用环境，而不必具有专业计算机编程语言知识。操作人员只需在提示下，输入所测器件类型，并选择所需测试的参数，完成一个器件的测试程序编制只需几分钟的时间，非常快捷方便。

1.2.1 操作

测试程序编制完成后，正常的操作步骤是保存此程序（按 PC 机键盘 F2 功能键或右下角“保存测试程序”键）。

接着把测试程序发送到测试仪，按 PC 机 F5 功能键或右下角“发送测试程序”键。

可以把精确值捕获（保存）到一个文件或只做合格/不合格测试。

可以打开一个批小结窗口，以便显示正在进行的测试，方便了解测试结果情况。

把精确值收集到文件后，这些数据可以被浏览，并可以依据这些数据完成基本统计，也可以将数据输出到其它软件包，做进一步评估。

1.2.2 错误信息（提示）

系统工作时，前面板显示屏可能显示下列信息：

- 1) A/K Short Fault :表示阳/阴极到地之间测到短路 (<100Ω)。
- 2) HI SRC F1 / F3 BAD :表示高源板上的 F1 或 F3 保险管开路，即已经损坏。
- 3) F1/F3 断开时，自检显示误码显示 CODE 4。
- 4) HI SRC F2/F4 BAD: 表示高源板上的 F2 或 F4 保险管开路，即已经损坏。

1.3 前面板说明

1.3.1 前面板上的术语

- 1) A、G、K、AS、GS、KS 表示与夹具相对应的接口。

GND 表示仪器地，RL 表示负载电阻。

RGK/RBE 表示基极 - 发射极间电阻。

在左下角有一个 RS232 接口，用以连接需要单独进行数据传输的器件测试。

- 2) 按“ENTER”键选择所希望执行的命令程序，在仪器的前面显示器上会显示相应的命令。

- 3) 按“YES”键确定进入所希望执行的命令程序。

- 4) 按“START/STOP”键，选择执行（START）或者停止（STOP）程序。

- 5) 拨动“REPETITIVE/SINGLE TEST”开关，选择连续测试模式（REPETITIVE）或单步测试模式（SINGLETEST）。

- 6) 按“EXIT”键，退出测试程序。

- 7) 前面板的每一个指示灯代表一个测试步。当进行测试时，相应测试步的指示灯会被点亮。如果测试结果合格，指示灯亮后熄灭。如果测试结果不合格，指示灯会一直被点亮，表示被测器件失效。

- 8) 前面显示板可以显示操作结果。当单步测试时，可以显示测试结果。连续测试时，只能显示是否合格，不合格显示“FAIL”，合格显示“PASS”。

在系统前面板上表示电阻和插座的术语是参照可控硅定义的。对应于其它器件如下：

可控硅	A	G	K
双向可控硅	MT2	G	MT1
晶体管	C	B	E
MOS场效应管	D	G	S
二极管 / 稳压管	A		K
IGBT	C	G	E

1.3.2 负载电阻

负载电阻 RL，RGS 和 RGK 在一定的测试要求中用到。

当编程这些测试时，操作员可在内部备用负载电阻中选用一个（程序编辑框中已给出），或指定外部需要连接的负载电阻，外部负载接在有相对应标记的插座接口上。仅在指定的测试步需要时，内部开关将负载接入电路（在程序编辑框中可以设定为 EXT）。其它测试步不需要负载的测试不受影响。

这些负载电阻的名称随被测器件类型不同而异。例如，可控硅的 RGK 对于晶体管测试

为 RBE。

标有 ANODE NET (正极网络) 和 GATE NET (栅极网络) 的插座用在特定程序中, 在 A-G 极之间和 G-K 极之间接入网络以作专用。

1.3.3 带有开尔文感应的测试插座

器件腿插座标作 A、G、K。每个出腿有一个对应的开尔文感应腿, 分别为 As、Gs、Ks。开尔文感应腿用于补偿由于电缆长度引起的任何压降。应保证感应腿尽可能靠近被测器件。

切忌将器件腿与任何设备地连接, 或参考任何设备地!

1.3.4 测试夹具

随机提供的夹具用于不同封装类型的器件测试。

提供的标准夹具为:

类型	用途	数量
T0-92	小功率器件测试夹具	1 个
T0-220	大功率测试夹具	1 个
T0-220	场效应管测试夹具	1 个
二极管夹具	二极管/稳压管测试夹具	1 个
F1 / F2 封装	F1 封装测试夹具	1 个

开始测试前应选用合适的测试夹具, 并将夹具正确插入前面板。

1.3.5 开始/停止按键 (START/STOP)

开始/停止按键, 只用于本地模式。在单步测试模式中, 按该键表示启动测试。

在重复模式中, 交替按该键表示启动或停止测试。

1.3.6 重复/单步测试开关 (REPETITIVE/SINGLE TEST)

重复开关接通时, 可用于单独的精确值测量, 单步测试和自检。将开关拨到重复模式, 选择需要测试的程序步, 系统就会连续循环测试此程序步, 直到再次按动该键或将重复开关关断后才停止测试。

1.3.7 编号指示灯

在前面板上的 26 个指示灯, 每个表示前 26 个可用程序步中的一步。每个灯在相关步进行测试时发亮然后熄灭。在单步合格/失效和单步测量模式, 需要的就是这样。当进行合格/不合格测试和数据记录程序时, 与每一测试步相关的指示灯在该步执行时发亮, 然后熄灭。在测试程序执行完后, 与失效步相关的指示灯发亮, 以标示整个测试中的合格项和不合格项。

1.3.8 显示条

在系统的前面板上拥有一个 16 字字符显示器, 用来显示系统菜单, 分仓结果, 测试结果或错误信息。

1.3.9 适配器控制/外部继电器控制接口

前面板上的 9 针 D 型 RS232 总线插座, 用于控制带有开尔文测试的光耦合器, 浪涌电阻适配器。也就是在测试以上器件时, 需要相应的适配器由一根单独的电缆, 通过前面板 RS232 插座与系统相连。此外, 该插座可提供四路用户编程继电器的控制。

1.4 后面板说明

- 1) 右下方是三相电源线接口;
- 2) 右上方是仪器电源开关;
- 3) 左上方“RS-232”接口是与 PC 机相连的标准数据线接口;
- 4) 左上方黄色键是仪器内部系统清零键。

2. 系统内部简介

2.1 概述

YB6200/YB6500 测试系统通过 PC 机对其内部功率源、测试施加条件、测试线路进行控制，达到对器件进行测试的目的。在一定的测试条件下，这些源与条件负载按照条件准确的连接，其中包含了大量的负载、转换功率源和所要求的外部测试线路。

下图 3-1 是一个简单的测试装配图，DUT 是被测试元件。其中包含了电压源、电流源、测试电压表、各种负载电阻和具体的测试线路等。

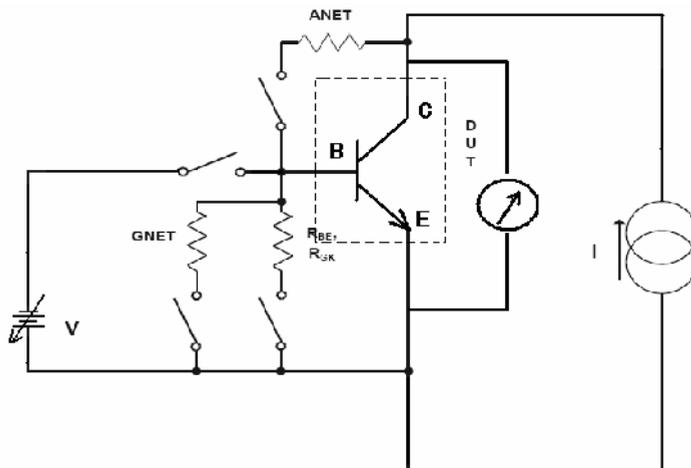


图 3-1 测试装配图

2.1.1 插槽/底板

YB6200/YB6500 测试系统采用分立式印制 PC 板形式，通过系统机箱内的插槽与底板总线连接。位于机箱内部后方的较小部分是 STD 总线计算机部分。

计算机总线一直延伸到前面各测试板的计算机控制部分。机箱内的测试板部分包括：功率源板、模拟板、继电器板、归一化板、控制板等。在每一块板的边缘的金属指型的连接条上，从 J1 插卡的 1 脚到 44 脚上分配着交流和直流模拟信号脉冲，J2 插卡的 1 脚到 56 脚上带有计算机信号（包括 STD 总线的扩展信号）。

简单的模拟信号通过模拟板产生，并通过总线（输出总线）传递到功率源上。结果返回到模拟板（通过输入总线）产生结果响应。模拟信号与信号线进行参考，实现与地隔离，达到消除信号线上的电流干扰的目的。通过继电器板达到控制功率源输出的目的，进而驱动前面板的互锁接口。继电器板可以转换选用内部负载或前面板上的外部负载。

2.1.2 模拟板

模拟板产生模拟信号，用以控制高源板和低源板的电压和电流驱动器，从而实现控制相关的测试夹具的电压与电流。用一条专用的输出总线（脚 J1-33）进行信号的传递。信号产生后依次传递到输出总线上，在总线上被采样分割，保持持续的信号传送到源板上。模拟板还同时监测返回的电压和电流结果信号，并同样的将其返回到输入总线上（通过 J1-31）。在经过一定的时间滤波器滤波后，通过比较获得每一步测试的测试结果。

2.2 功率源

YB6200/YB6500 测试系统存在两个功率源。高源用于驱动主要的端点（集电极 - 发射极，阳极 - 阴极等）。低源用于驱动控制端点（基/栅极）。两个功率源的范围和限制情况以及电流曲线在规格书中有详细介绍，详见下章。

在每一个源中，按照要求，通过输入的测试条件，电压和电流范围就被自动选定。这两个功率源都可以当作电压源和电流源使用。若当作电压源使用，电流就被钳制，相应的若当电流源使用，电压就被钳制。这样输出和钳制限制方式就被自动的确定。同时由测试

类型和编程测试条件值确定输出量值。电压源或者电流源模式的选择，主要根据要完成的测试参数项性质决定。例如，漏电参数测试时，在一个测试条件值上，仅仅超过漏电参数限制的编程值时，就要用到高源板的电流钳制的电压源模式。

功率源的变量包括：上升时间，测试时间和周期占空比。这些变量由相应的测试参数项和输入系统的测试值通过系统自动决定。在高源板上 10mA 以上电流值的测试时间都为 300 微秒。

两个功率源都可以在一定条件下，通过大电流缓冲功率放大器扩展其电流和电压驱动能力。按照要求，高源板提供的电压或电流驱动可以通过缓冲器，直接送到继电器板上的阳极或集电极。这一驱动紧接着被施加到元件上。若要求驱动电压大于 50V，高源板可以通过升压线路将其升高后，再施加到元件上。在一个测试周期结束后，两个功率源会以一定斜率平稳的减少，最终截至。测试时的供源范围和负载的重新设定，都只能是在功率源完全截至后进行，这样可以延长继电器的寿命。

2.2.1 高源板

高源板通过被测元件的阳极或集电极进行驱动，然后通过一个监测电阻利用电流检测法将结果返回。这些监测电阻（R19-28）都为高精密度电阻，都是通过一定的线路进行转换来确定监测电流范围。

当被用作电流源使用时，这一监测电流就相应的变成了控制部分。

在输入的参考电压确定、电流为变量的情况下，功率源就为电流源。而相应的输入的参考电流确定，电压为变量的情况下，功率源就变成电压源。

电压驱动由运放（U1）和晶体管驱动缓冲器产生。限制的电流由 U9 和 U15 组成的放大器网络确定。通过上述介绍，电压驱动时限制电流，电流驱动时控制电流。电压源和电流源的参考电压都是通过模拟板的输出总线产生。源上的采样和保持电路在适当的时间点上，从总线获取电压值信号，并将其保存用以测试。测试结果被反馈到 U9，U15 和相关的线路上，进而控制源。

2.2.2 低源板

低源板驱动被测元件的基极/栅极，其运作方式与高源板相同。实际上，两块源板都是用同样的印制板，只是用了特殊的符号表示出他们的不同点。在功率源的一些注意事项上，表示出了他们存在的部分不同点。他们主要的不同点为：低源板是监测输出电流，而另一块是监测反馈电流。低源板提供的低电压和低电流按要求作为基极/栅极的驱动。低源板在本质上与高源板是相同的，拥有一个缓冲功率放大器和采用电压与电流控制方式。

2.2.3 继电器板

继电器板主要拥有继电器阵列，用以控制功率源和带有监控电路的负载，实现给阳极-阴极，栅极-阴极提供合适的电压。继电器 K3、K17、K5、K6 和 K7 控制是否接入阳极负载到电路中。继电器 K20、K21、K22、K23、K11、K12 和 K13 控制栅极-阴极，阳极-阴极的不同负载的切换。按照测试程序，继电器会自动重新设置。通过 K18 和 K19 控制是否接入。

阳极-阴极，栅极-阴极的监控电压分别在 U7 的输出点和 U10 的输出点被采样。进行适当的缓冲消除被测器件的负载效应后，作为最终结果通过总线传递给模拟板。

在继电器板上有升压结构，用以提供高于 50V 的电压。自升式变压器是隔离的，通过连接器 J3 来驱动。

2.2.4 能量的提供和变压器

工作所需的能量由变压器和开关电源提供

变压器提供其中两路电压，30V 的电压通过 AC2 给低源板供电，通过 AC3 给继电器板供电。65V 通过 AC1 给高源板供电。开关电源提供+5V、+15V、-15V 和+12V 四路电压，用在系

统中的数字电路，运放及继电器。-12V 经过 U14 校准后提供给模拟板。直流电源拥有电流保护线路，当存在过载或短路的情况下，电源可以自动停止供电。过载线路将重新调整电源。在后面有介绍。

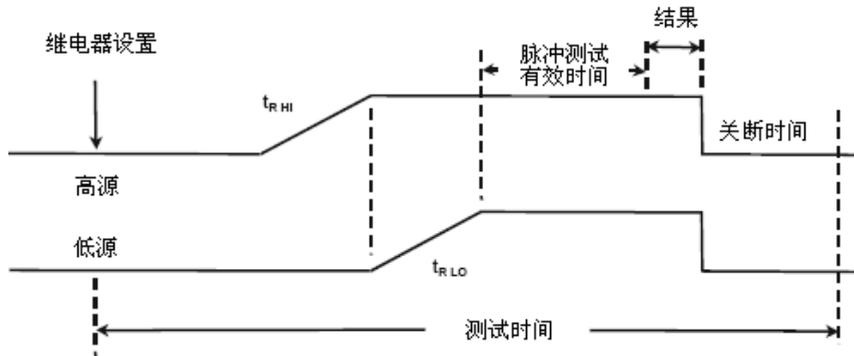
2.2.5 功率源的档位划分

在 YB6200/YB6500 系统中，功率源是按照档位进行提供的。其档位一般按照一个数量级递增。具体的划分情况为：

序号	档位	序号	档位
1	100nA 以下	6	10mA
2	1 μ A	7	100mA
3	10 μ A	8	1A
4	100 μ A	9	10A
5	1mA	10	50A

2.3 测试时序

测试时序图如下：



变量包括每个源的上升时间、脉冲测试有效时间、关断时间、应用源序列等等。这些变量由测试类型和操作员输入的测试条件值决定。它们不停的计算和更新测试所需的存储表。测试时间也可以确定，但典型的测试时间为 15 - 20 毫秒之间。由于在低电流和高电流点时，分别需要更长的脉冲测试有效时间和关断时间，测试时间将相应的延长。

2.4 振荡抑制

对于测试系统，要将振荡控制在一定的频谱范围上是一个显著且难解决的问题。如晶体管的电流增益参数 (HFE)，要使其集电极电流在一定的频谱范围上稳定，可能是其中最难解决的一个问题。一个 TIP29 晶体管在 200mA 时是相当稳定的，而 2N3662 在集电极电流为 8mA 时，测试增益参数时可能就会出现振荡现象。

要注意这些因素对 YB6200/YB6500 的影响。一般晶体管是在 50mA 的条件下测试电流增益，或是在夹具中并无稳定性要求的更大电流条件下测试。在 10mA 或更低电流情况下，在夹具中要求稳定性。所有的测试夹具都安装了一定级数的电感和一个旁路电阻在基极（栅极）上。T0-5 夹具中加入了一个比其他夹具感量更大的电感，并且是很有必要的增加 100uH 的感量到基极上。可以在夹具中的集电极与发射极或基极与发射极间，增加一个 1000PF 的电容器进行旁路，帮助减少不必要的振荡。这些措施对于小电流、高频率元件是最有效的，

而对于更大电流的元件则没有必要。

在测试中不要将被测器件的任何管脚接到设备地上! 运行放大倍数 HFE 测试，将前面板的连续/单步选择开关拨到连续模式，用半秒时间进行测试并同时监测集电极，直到集电极被监测到后才停止测试。在完成半秒测试周期时是没有振荡的。而振荡可能发生在元件测试周期前和最终值确定后系统回归零点后，这样对元件不会有损伤。这个程序同样仅适用于小电流高功率元件。

3. 系统规格及技术指标

3.1 外形尺寸和电源要求

主机尺寸(mm): 450 (18") × 5743(21") × 280(11.5")
 重量(kg): 24 (57lbs)
 电 源: 240VAC (-15%)
 50/60HZ Fused 2A/1A

3.2 器件测试种类

序号	类型名称	符号	YB6200	YB6500
1	二极管	DIODE	✓	✓
2	稳压(齐纳)二极管	ZENER	✓	✓
3	晶体管	TRANSISTOR(NPN/PNP)	✓	✓
4	单向可控硅(普通晶闸管)	SCR	✓	✓
5	双向可控硅(双向晶闸管)	TRIAC	✓	✓
6	金属-氧化物-半导体场效应管	MOSFET(N-CH/P-CH)	✓	✓
7	结型场效应管	JFET(N-CH/P-CH)	✓	✓
8	绝缘栅双极大功率晶体管	IGBT(N-CH/P-CH)	✓	✓
9	光电耦合器	OPTO-COUPLER (NPN/PNP)	✓	✓
10	达林顿阵列器件	DARLINTON	✓	✓
11	光电逻辑器件	OPTO-LOGIC	✓	✓
12	光电开关管	OPTO-SWITCH		✓
13	固态过压保护器	SSOVP		✓
14	硅触发开关	STS, SBS		✓
15	继电器	RELAY(A, B, C型)		✓
16	金属氧化物压变电阻	MOV		✓
17	压变电阻	VARISTOR		✓
18	双向触发二极管	DIAC		✓

3.3 器件参数/技术指标

3.3.1 YB6200 器件参数/技术指标

3.3.1.1 二极管 DIODE

电参数名称	电压范围	电流范围	分辨率	精度
I_R	0.10Vto999V(2kV) ⁽¹⁾	100nA(100pA) ⁽²⁾ to50mA	1nA(50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
BV_R	0.10Vto999V(2kV) ⁽¹⁾	100nAto50mA	5mV	1%+100mV
V_F	0.10Vto5.00V to9.99V	I_F : 10uA to49.9A(250A) ⁽⁴⁾ to25A(125A) ⁽⁴⁾	5mV	1%+10mV I_F : 1%+100nA

3.3.1.2 晶体管 TRANSISTOR

电参数名称	电压范围	电流范围	分辨率	精度
I_{CBO} $I_{CEO/R/S/X}$ I_{EBO}	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nA (100pA) ⁽²⁾ to50mA 100nA (100pA) ⁽²⁾ to3A	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽¹⁾
$BV_{CEO/R/E/S}$ (10mA 以上使用 300us 脉冲) BV_{CBO} BV_{EBO}	0.10Vto450V (900V) ⁽¹⁾ to700V (1.4kV) ⁽¹⁾ to800V (1.6kV) ⁽¹⁾ 0.10V to 999V (2kV) ⁽¹⁾ 0.10V to 20V (80V) ⁽³⁾	100nAto200mA to100mA to50mA 100nAto50mA 100nAto3A	5mV	1%+100mV 1%+10mV
h_{FE} (1to99,999)	V_{CE} : 0.10Vto5.00V ⁽⁵⁾ to9.99V to49.9V	I_C : 10uAto 49.9A (250A) ⁽⁴⁾ to 25A (125A) ⁽⁴⁾ to 3A I_B : 100nAto10A	0.01 h_{FE}	V_{CE} : 1%+10mV I_C : 1%+100nA I_B : 1%+5nA
V_{CESAT}, V_{BESAT} $V_{BE} (V_{BEON})$	V_{CE} : 0.10Vto5.00V to 9.99V V_{BE} : 0.10Vto9.99V	I_E : 10uAto 49.9A (250A) ⁽⁴⁾ to25A (125A) ⁽⁴⁾ I_B : 100nA to 10A	5mV	V: 1%+10mV I_E : 1%+100nA I_B : 1%+5nA

3.3.1.3 稳压 (齐纳) 二极管 ZENER

电参数名称	电压范围	电流范围	分辨率	精度
I_R	0.10Vto999V (2kV) ⁽¹⁾	100nA (100pA) ⁽²⁾ to50mA	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
$BV_Z, V_{ZMIN},$ $V_{ZMAX} ZZ$	0.10Vto50V to700V to999V (kV) ⁽¹⁾	100nA (100pA) ⁽²⁾ to3A to100mA to50mA	5mV	1%+10mV
V_F	V_F : 0.10Vto5.00V to9.99V	I_F : 10uA to49.9A (250A) ⁽⁴⁾ to25A (125A) ⁽⁴⁾	5mV	V: 1%+10mV I_F : 1%+ 100nA

3.3.1.4 结型场效应管 J-FET

电参数名称	电压范围	电流范围	分辨率	精度
I_{GSS} I_{DOFF}, I_{DGO}	0.10VTo20V (80V) ⁽³⁾ 0.10VTo999V (2kV) ⁽¹⁾	100nA (100pA) ⁽²⁾ to3A 100nA (100pA) ⁽²⁾ to50mA	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
BV_{DGO} BV_{GSS}	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nAto50 mA 100nAto3A	5mV	1%+100mV 1%+10mV
V_{DSON}, V_{GSON} I_{DSS}, I_{DSON} r_{DSON} (混合参数) g_{FS} (混合参数)	0.10Vto5.00V to9.99V	I_D : 10uA to49.9A (250A) ⁽⁴⁾ to25A (125A) ⁽⁴⁾ I_G : 100nAto10A	5mV	V: 1%+10mV I_D : 1%+ 100nA I_G : 1%+ 5nA
V_{GSOFF}	0.10V to 20V (80V) ⁽³⁾	I_D : 100nA (100pA) ⁽²⁾ to3A V_{DS} : 0.10Vto50V	5mV	1%+10mV

3.3.1.5 MOS 场效应管 MOS-FET

电参数名称	电压范围	电流范围	分辨率	精度
$I_{DSS/V}$ 、 I_{GSSF} 、 I_{GSSR} 、 V_{GSF} 、 V_{GSR}	0.10Vto999V (kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nA (100pA) ⁽²⁾ to50mA 100nA (100pA) ⁽²⁾ to3A	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
BV_{DSS}	0.10Vto999V (2kV) ⁽¹⁾	100nA to 50mA	5mV	1%+100mV
V_{GSTH}	0.10V to 49.9V	I_p : 100uA to 3A	5mV	1%+ 10mV
V_{DSON} 、 V_F (V_{SD}) I_{DON} 、 V_{GSON} g_{FS} (混合参数) r_{DSON} (混合参数)	V_b 、 V_F : 0.10Vto5.00V to9.99V V_{GS} : 0.10Vto9.99V	I_F 、 I_p : 10uA to49.9A (250A) ⁽⁴⁾ to25A (125A) ⁽⁴⁾ I_G : 100nAto10A	5mV	V: 1%+10mV I_F 、 I_p : 1%+100nA I_G : 1%+5nA

3.3.1.6 光电耦合器 OPTO-COUPLER

电参数名称	电压范围	电流范围	分辨率	精度
I_{COFF} 、 I_{CBO} I_R	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nA (100pA) ⁽²⁾ to50mA 100nA to 3A	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
BV_{CEO} 、 BV_{ECO} BV_{CBO} BV_{EBO}	0.10Vto450V (900V) ⁽¹⁾ to 700V (1.4kV) ⁽¹⁾ to 800V (1600kV) ⁽¹⁾ 0.10Vto999V (2k0V) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100 μ A to200mA to100mA to50mA 100nA to50 mA 100nA to3A	5mV	1%+100mV 1%+10mV
CTR (0.01to99,999) hFE (1to99,999) VF (Opto-Diode) VCESAT, VSAT	VCE: 0.10Vto5.00V ⁽⁵⁾ to9.99V to49.9V VF: 0.10V to9.99V	IC: 10uA to49.9A (250A) ⁽⁴⁾ to 25A (125A) ⁽⁴⁾ to 3A IF, IB: 100nAto10A	0.0001CTR 0.01hFE 5mV	V: 1%+10mV IC: 1%+100nA IF, IB: 1%+5nA

3.3.1.7 单向可控硅整流器 SCR

电参数名称	电压范围	电流范围	分辨率	精度
I_{DRM} 、 I_{RRM} 、 I_{GKO}	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nA (100pA) ⁽²⁾ to50mA 100nA (100pA) ⁽²⁾ to 3A	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
V_{DRM} 、 V_{RRM} BV_{GKO}	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nA to 50mA 100nA to 3A	5mV	1%+100mV 1%+ 10mV
V_{TM}	0.10Vto5.00V to9.99V	10 μ A to49.9A (250A) ⁽⁴⁾ to25A (125A) ⁽⁴⁾	5 mV	V_T : 1%+10mV I_T : 1%+100nA
I_{GT} V_{GT}	V_D : 5Vto49.9V V_{GT} : 0.10V to20V (80V) ⁽³⁾ V_T : 100mVto49.9V	I_{GT} : 100nA to 3A R_L : 12 Ω 30 Ω 、100 Ω 、EXT	5 mV 10nA	1%+10mV 1%+ 5nA
I_L	V_D : 5V to 49.9V	I_L : 100 μ A to3A I_{GT} : 100nA to 3A R_L : 12 Ω 、30 Ω 、100 Ω 、EXT	N/A	N/A
I_H	V_D : 5Vto49.9V	I_H : 10uA to 1.5A I_{GT} : 100nA to 3A R_L : 12 Ω 30 Ω 100 Ω EXT (I_{AK} 初值由 R_L 设置)	1uA	1%+2 μ A

3.3.1.8 绝缘栅晶体管 IGBT

电参数名称	电压范围	电流范围	分辨率	精度
I_{CES} I_{GESF} I_{GESR}	0.10V to999V (2000V) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nA (100pA) ⁽²⁾ to50mA 100nA (100pA) ⁽²⁾ to3A	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
BV_{CES}	0.1Vto450V (900V) ⁽¹⁾ to700V (1400V) ⁽¹⁾ to800V (1600V) ⁽¹⁾	100 μ A to200mA to100mA to50mA	5mV	1% + 100mV

V_{GETH}	0.10Vto20.0V (80V) ⁽³⁾	100nA to3A	5mV	1%+10mV
V_{CESAT} I_{CON} V_{GEON} V_F g_{FS} 混合参数	V_{CE} : 0.10Vto5.00V to9.99V V_{GE} , V_F : 0.10Vto9.99V	I_C : 10uA to49.9A (250A) ⁽⁴⁾ to25A (125A) ⁽⁴⁾ I_{GE} 、 I_F : 100nAto10A	5mV	V : 1%+10mV I_C , I_F : 1%+100nA I_{GE} : 1%+5nA

3.3.1.9 双向可控硅 TRIAC

电参数名称	电压范围	电流范围	分辨率	精度
I_{DRM} 、 I_{RRM} 、 I_{GKO}	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nA (100pA) ⁽²⁾ to50mA 100nA (100pA) ⁽²⁾ to3A	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
V_{DRM} 、 V_{RRM} BV_{GKO}	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nAto50mA 100nAto3A	5mV	1%+100mV 1%+10mV
V_{TM}	0.10Vto5.00V to9.99V	1 μ A to49.9A (400A) ⁽⁴⁾ to25.0A (200A) ⁽⁴⁾	5 mV	V_T : 1%+10mV I_T : 1%+100nA
I_{GT} V_{GT}	V_D : 5Vto49.9V V_{GT} : 0.10V to20V (80V) ⁽³⁾ V_T : 100mVto49.9V	I_{GT} : 100nA to 3A R_L : 12 Ω , 30 Ω , 100 Ω , EXT	5 mV 10nA	1%+10mV 1%+5nA
I_L	V_D : 5V to 49.9V	I_L : 100 μ A to 3A I_{GT} : 100nA to 3A R_L : 12 Ω , 30 Ω , 100 Ω , EXT	N/A	N/A
I_H	V_D : 5V to 49.9V	I_H : 10uA to 1.5A I_{GT} : 100nA to 3A R_L : 12 Ω 30 Ω 100 Ω EXT (I_{AK} 初值由 R_L 设置)	1uA	1%+2 μ A

3.3.1.10 达林顿阵列 DARLINTON

电参数名称	电压范围	电流范围	分辨率	精度
I_{CBO} $I_{CEO/R/S/X}$ I_{EBO}	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto 20V (80V) ⁽³⁾	100nA (100pA) ⁽²⁾ to50mA 100nA (100pA) ⁽²⁾ to3A	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽²⁾
$BV_{CEO/R/E/S}$ (10mA 以上使用 300us 脉冲) BV_{CBO} BV_{EBO}	0.10Vto450V (900V) ⁽¹⁾ to700V (1.4kV) ⁽¹⁾ to 800V (1.6kV) ⁽¹⁾ 0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nAto200mA to100mA to50mA 100nAto50mA 100nAto3A	5mV	1%+100mV 1%+10mV
h_{FE} (1to99, 999)	V_{CE} : 0.10Vto5.00V ⁽⁵⁾ to9.99V to49.9V	I_C : 10uAto49.9A (250A) ⁽⁴⁾ to25A (125A) ⁽⁴⁾ to3A I_B : 100nA to 10A	0.01 h_{FE}	V_{CE} : 1%+10mV I_C : 1%+100nA I_B : 1%+5nA
V_{CESAT} , V_{BESAT} V_{BE} (V_{BEON})	V_{CE} : 0.10Vto5.00V to9.99V V_{BE} : 0.10Vto9.99V	I_E : 10uA to49.9A (250A) ⁽⁴⁾ to25A (125A) ⁽⁴⁾ I_B : 100nAto10A	5mV	V : 1%+10mV I_E : 1%+100nA I_B : 1%+5nA

3.3.2 YB6500 器件参数/技术指标

3.3.2.1 晶体管 TRANSISTOR

测试参数名称	电压范围	电流范围	分辨率	精度
ICBO ICEO/R/S/V IEBO	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	1nA (10pA) ⁽²⁾ to50mA 1nA (10pA) ⁽²⁾ to3A	1nA (1pA) ⁽²⁾	1%+1nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾

BVCEO 电流大于 10mA, 脉冲宽度 300us BVCBO BVEBO	0.10Vto450V (900V) ⁽¹⁾ to700V (1.4kV) ⁽¹⁾ to800V (1.6kV) ⁽¹⁾ 0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	1nA to 200mA to 100mA to 50mA to 50mA 1nA (10pA) ⁽²⁾ to3A	1mV	1%+10mV 1%+10mV
hFE (1to 99, 999)	VCE: 0.10Vto5.00V ⁽⁵⁾ to9.99V to49.9V	IC: 10uA to49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾ to3A IB: 1nAto10A	0.01hFE	VCE: 1%+10mV IC: 1%+1nA IB: 1%+5nA
VCESAT VBESAT VBE (VBEON) RE (间接参数)	VCE: 0.10Vto5.00V to9.99V VBE0.10Vto9.99V	IE10uA to49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾ IB: 1nAto10A	1mV	V: 1% + 10mV IE: 1% + 1nA IB: 1% + 5nA

3.3.2.2 二极管 DIODE

测试参数名称	电压范围	电流范围	分辨率	精度
IR	0.10Vto999V (2kV) ⁽¹⁾	1nA (10pA) ⁽²⁾ to 50mA	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
BVR	0.10Vto999V (2kV) ⁽¹⁾	1nA to 3A	1mV	1%+10mV
VF	0.10Vto5.00V to9.99V	IF: 10uAto 49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾	1mV	VF: 1%+10mV IF: 1%+ 1nA

3.3.2.3 稳压二极管、齐纳二极管 ZENER

测试参数名称	电压范围	电流范围	分辨率	精度
IR	0.10Vto999V (2kV) ⁽¹⁾	1nA (10pA) ⁽²⁾ to50mA	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
BVZ VzMIN IR	0.1Vto5.000V to9.999V to50.00V to700V (1.4kV) ⁽¹⁾ to999V (2kV) ⁽¹⁾ BVZSoak-50V (100V) ⁽¹⁾ 0to50ms to99sec	10uAto49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾ to 3A to 100mA to 50mA to 400mA to 80mA	1mV	1%+10mV
VF	0.10Vto5.00V to9.99V	IF: 10uAto49.9A (1.2kA) ⁽⁴⁾ to 25A (200A) ⁽⁴⁾	1mV	V: 1%+10mV IF: 1%+ 1nA
ZZ (1kHz) 0.1Ω to20kΩ	0.1Vto200VDC 50μVto300mV RMS	100μAto500mA DC	0.001Ω 1μV	1%+1%量程

3.3.2.4 J型场效应管 J-FET

测试参数名称	电压范围	电流范围	分辨率	精度
IGSS IDOFF、IDGO	VGS: 0.10Vto20V (80V) ⁽³⁾ VDS: 0.10V to999V (5kV) ⁽¹⁾	1nA (10pA) ⁽²⁾ to3A 1nA (10pA) ⁽²⁾ to50mA	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
BVDGO BVGSS	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto 20V (80V) ⁽³⁾	1nAto50 mA 1nAto3A	1mV	1%+100mV 1%+10mV
VDSON, VGSON IDSS, IDSON RDSON 混合参数 gFS 混合参数	0.10Vto5.00V to9.99V	ID: 10uA to49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾ IG: 1nA to 10A	1mV	V: 1%+ 10mV ID: 1%+1nA IG: 1%+5nA
VGSOFF	0.10V to 20V (80V) ⁽³⁾	ID: 1nA (10pA) ⁽²⁾ to3A VD: 0.10Vto50V	1mV	1% + 10mV

3.3.2.5 MOS 场效应管 MOS-FET

测试参数名称	电压范围	电流范围	分辨率	精度
IDSS/V IGSSF IGSSR VGSF VGSR	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	1nA (10pA) ⁽²⁾ to50mA 1nA (10pA) ⁽²⁾ to3A	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
BVDSS	0.10Vto999V (2kV) ⁽¹⁾	1nA to 50mA	1mV	1%+100mV
VGSTH	0.10V to 49.9V	ID: 100uA to 3A	1mV	1%+ 10mV
VDSON、VF (VSD) IDON、VGSON RDSON (混合参数) gFS (混合参数)	VD、VF: 0.10Vto5.00V to9.99V VGS: 0.10V to 9.99V	IF、ID: 10A to49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾ IG: 1nA to 10A	1mV	V: 1%+10mV IF、ID: 1%+1nA IG: 1%+5nA

3.3.2.6 双向可控硅开关器件 (双向晶闸管) TRIAC

测试参数名称	电压范围	电流范围	分辨率	精度
IDRM IRRM IGKO	0.10Vto999V (2kV) ⁽¹⁾ 0.10V to 20V (80V) ⁽³⁾	1nA (10pA) ⁽²⁾ to50mA 1nA (10pA) ⁽²⁾ to 3A	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
VD+、VD- BVGKO	0.01Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	1nA to 50mA 1nA to 3A	1mV	1%+100mV 1%+10 mV
VT+ VT-	0.10Vto5.00V to9.99V	10uAto49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾ IGT: 1nAto10A	1mV	V: 1%+10mV IT: 1%+1nA IGT: 1%+5nA
IGT 1/2/3/4 VGT 1/2/3/4	VGT: 0.10V to20V (80V) ⁽³⁾ VT: 100mVto49.9V	IGT: 1nA to 3A RL: 12Ω. 30Ω. 100 Ω. EXT	1mV 1nA	1% + 10mV 1% + 5nA
IL+、IL- (间接参数)	VD: 5Vto49.9V	IL: 100 μ Ato3A IGT: 1nAto3A RL: 12Ω, 30Ω, 100 Ω, EXT	N/A	N/A
IH+、IH-	VD: 5V to 49.9V	IH: 10uAto1.5A IGT: 1nAto3A RL: 12Ω30Ω100Ω EXT (IAK 初值由 RL 设置)	1uA	1%+2uA

3.3.2.7 单向可控硅整流器 (普通晶闸管) SCR

测试参数名称	电压范围	电流范围	分辨率	精度
IDRM、IRRM、 IGKO	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	1nA (10pA) ⁽²⁾ to50mA 1nA (10pA) ⁽²⁾ to3A	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
VDRM、VRRM BVGKO	0.10V to 999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	1nA to50mA 1nA to 3A	1mV 1mV	1%+100mV 1%+ 10mV
VTM	0.10Vto5.00V to9.99V	10uAto49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾	1 mV	VT: 1%+10mV IT: 1%+1nA

IGT VGT	VD: 5Vto49.9V VGT: 0.10V to20V (80V) ⁽³⁾ VT: 100mVto49.9V	IGT: 1nA to 3A RL: 12Ω, 30Ω, 100Ω EXT	1 mV 1nA	1%+10mV 1%+ 5nA
IL (间接参数)	VD: 5Vto49.9V	IL: 100 μAto3A IGT: 1nAto3A RL: 12 Ω , 30 Ω , 100 Ω, EXT	N/A	N/A
IH	VD: 5V to 49.9V	IH: 10uAto1.5A IGT: 1nAto 3A RL: 12Ω 30Ω 100Ω EXT (IAK 初值由 RL 设置)	1uA	1%+2uA

3.3.2.8 光电耦合器件 OPTO-COUPLER

测试参数名称	电压范围	电流范围	分辨率	精度
ICOFF、ICBO IR	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	1nA (10pA) ⁽²⁾ to50Ma 1nA (10pA) ⁽²⁾ to3A	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
BVCEO BVECO BVCBO BVEBO	0.10Vto450V (900V) ⁽¹⁾ to700V (1.4kV) ⁽¹⁾ to800V (1.6kV) ⁽¹⁾ 0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100 μA to200mA to100mA to50mA 1nA (10pA) ⁽²⁾ to50mA 1nAto3A	1mV	1%+100 mV 1%+10mV
CTR (0.01 to 99.999) hFE (1to99.999) VCESAT VSAT VF (Opto-Diode)	VCE: 0.10Vto5.00V ⁽⁵⁾ to 9.99V to 49.9V VF: 0.10Vto9.99V	IC: 10uA to49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾ to3A IF, IB: 1nAto10A	0.0001CTR 0.01hFE	VCE: 1%+10mV IC: 1%+1nA IF, IB: 1%+5nA

3.3.2.9 光电开关管 OPTO-SWITCH

测试参数名称	电压范围	电流范围	分辨率	精度
ICOFF	0.10Vto999V (2kV) ⁽¹⁾	1nA (10pA) ⁽²⁾ to50mA	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
VD	0.10Vto999V (2kV) ⁽¹⁾	1nAto50mA	1mV	1%+100mV
Notch= IGT1、IGT4 VON=VSAT (Coupled)	VD: 0.10Vto5.00V to9.99V to49.9V	IGT: 1nAto3A	1mV	IGT: 1%+5nA 1%+10mV
ION = IGT1、IGT4 IOFF = IGT1、IGT4		IGT: 1nAto3A	1mV	IGT: 1%+5nA

3.3.2.10 光电逻辑器件 OPTO-LOGIC

测试参数名称	电压范围	电流范围	分辨率	精度
IR	0.10Vto20V (80V) ⁽³⁾	1nA (10pA) ⁽²⁾	1nA (1pA) ⁽²⁾	1%+4nA+10pA/V

		to50mA		(1%+200pA+2pA/V) ⁽²⁾
VF	0.10V to 20V	IF: 1nAto10A	1mV	1%+10mV
VOH VOL	0.10V to 9.99V	1nAto49.9A	1mV	1%+10mV
IFON IFOFF ITH+B ITH-B ITH+I ITH-I	0.10V to 9.90V	1nAto10A	1mV	1%+10mV

3.3.2.11 金属氧化物压变电阻 MOV

测试参数名称	电压范围	电流范围	分辨率	精度
ID+ ID-	2.50mV to49.9V (100V) ⁽¹⁾	1nA (10pA) ⁽²⁾ to3A	1nA (1pA) ⁽²⁾	1%+10nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
VN+ VN-	0.10Vto450V (900V) ⁽¹⁾ to700V (1.4kV) ⁽¹⁾	1nA (10pA) ⁽²⁾ to200mA	1mV	1%+1%量程
VC+ VC-	to 800V (1.6kV) ⁽¹⁾ to 999V (2kV) ⁽¹⁾			

3.3.2.12 固态过压保护器 SSOVP

测试参数名称	电压范围	电流范围	分辨率	精度
ID+ ID-	2.50mVto1kV (2kV) ⁽¹⁾	1nA (10pA) ⁽²⁾ to3A	1nA (1pA) ⁽²⁾	1%+4nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
VCLAMP+, VCLAMP-	2.50mVto1kV (2kV) ⁽¹⁾	10mAto900mA	1mV	1%+1%量程
VT+, VT-	5mVto20V	IT: 1nAto49.9A IB: 10mAto900mA	1mV	V: 1%+10mV IT: 1%+1nA IB: 1%+5nA
IH+, IH-	VHVGs: 100mVto20V	IH: 10mAto1A	1uA	1%+2uA
IBO+ IBO-	VT: 2.50mVto400V ⁽¹⁾	IB: 10mAto900mA	1nA (1pA) ⁽²⁾	1%+1nA
VBO+ VBO-	2.50mV to 400V	10mA to 900mA	1mV	1%+10mV
VZ+ VZ- VT+ VT-	2.50mVto1kV 5.00mV to 20V	1nA to 3A IT: 1nAto49.9A IB: 10mAto900mA	1mV	V: 1%+10mV

3.3.2.13 继电器 RELAY

测试参数名称	电压范围	电流范围	分辨率	精度
RCOIL 1Ω to10kΩ	2.50Vto999V	10mAto3A	0.001Ω	1%+1%量程
VOPER	100mV to 49.9V		0.1V	1% + 0.1V
VREL	100mV to 49.9V		0.1V	1% + 0.1V
RCONT 10mΩ to10kΩ	2.5mV to 49.9V	10mAto9.90A	0.001Ω	1%+1%量程
OPTIME / RELTIME 100us to 65ms)	2.5mV to 49.9V		1us	1%+1%量程

3.3.2.14 绝缘栅双极大功率晶体管 IGBT

测试参数名称	电压范围	电流范围	分辨率	精度
ICES IGESF IGESR	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	1nA (10pA) ⁽²⁾ to50mA 1nA (10pA) ⁽²⁾ to3A	1nA (1pA) ⁽²⁾	1%+4nA+10pA/V (1%+200pA+2pA/V) ⁽²⁾
BVCES	0.1Vto450V (900V) ⁽¹⁾ to700V (1.4V) ⁽¹⁾ to800V (1.6V) ⁽¹⁾	100 μA to 200mA to100mA to50mA	1mV	1%+100mV
VGETH	0.10Vto20V (50V) ⁽³⁾	1nAto3A	1mV	1%+10mV
VCESAT ICON VGEON VF gFS 混合参数	VCE: 0.10Vto5.00V to9.99V VGE: 0.10V to 9.99V	IC: 10mA to49.9A (1.2kA) ⁽⁴⁾ to25A (200A) ⁽⁴⁾ IF, IGE: 1nAto10A	1mV	V: 1%+10mV IF IC: 1%+1nA IGE: 1%+5nA

3.3.2.15 硅触发可控硅 STS

测试参数名称	电压范围	电流范围	分辨率	精度
IH+ IH-	VD: 2.5mV to1000V (2kV) ⁽¹⁾	IH: 1nA to 49.9A RL: 12Ω 30Ω 100Ω EXT (IAK 初值由 RL 设置)	1uA	1%+2uA 1%+1%量程
VSW+ VSW-、 VPK+ VPK-、 VGSW+ VGSW-	0.1Vto20 (80V) ⁽³⁾	1nA to 10A	1mV	1%+10mV 1%+5nA

3.3.2.16 压变电阻 VARISTOR

测试参数名称	电压范围	电流范围	分辨率	精度
ID+ ID-	VD: 2.5mV to1kV (2kV) ⁽¹⁾	1nA to 3A	1uA	1%+4nA+10pA/V (1%+4nA+10pA) ⁽²⁾ V: 1%+1%量程
VC+ VC-、	100mVto10V	1nA to 49.9A	1mV	1%+10mV

3.3.2.17 达林顿阵列 DARLINTON

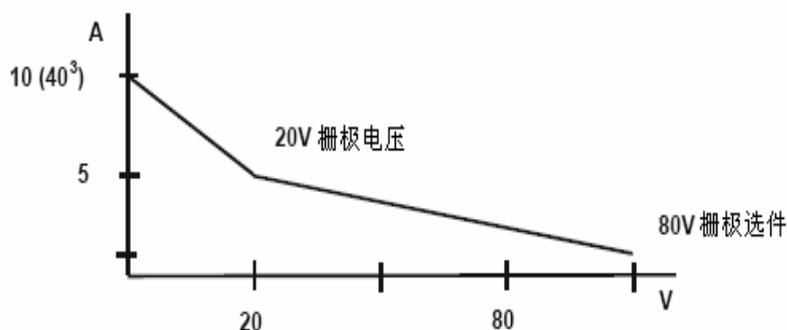
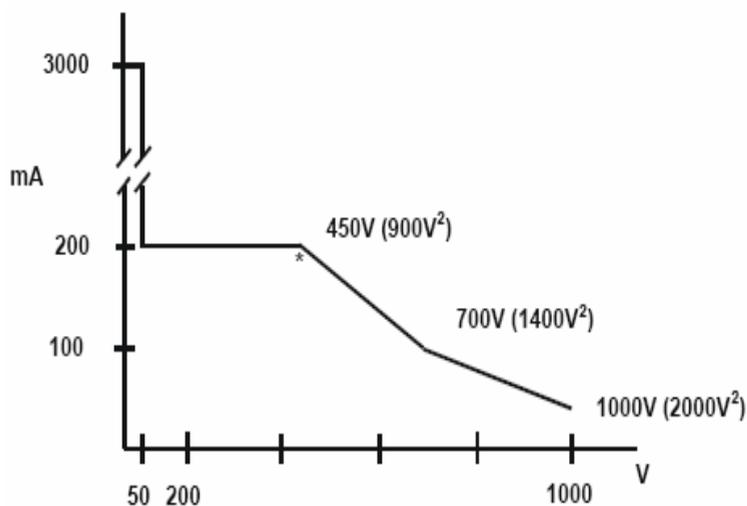
电参数名称	电压范围	电流范围	分辨率	精度
ICBO ICEO/R/S/X IEBO	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nA (100pA) ⁽²⁾ to50mA 100nA (100pA) ⁽²⁾ to3A	1nA (50pA) ⁽²⁾	1%+10nA+20pA/V (1%+200pA+2pA/V) ⁽¹⁾
BVCEO/R/E/S 10mA 以上使用 300us 脉冲	0.10Vto450V (900V) ⁽¹⁾ to700V (1.4kV) ⁽¹⁾ to800V (1.6kV) ⁽¹⁾	100nAto200mA to100mA to50mA	5mV	1%+100mV
BVCBO BVEBO	0.10Vto999V (2kV) ⁽¹⁾ 0.10Vto20V (80V) ⁽³⁾	100nAto50mA 100nAto3A		1%+10mV

hFE (1 to 99,999)	VCE: 0.10V to 5.00V ⁽⁵⁾ to 9.99V to 49.9V	IC: 10uA to 49.9A (250A) ⁽⁴⁾ to 25A (125A) ⁽⁴⁾ to 3A IB: 100nA to 10A	0.01hFE	VCE: 1%+10mV IC: 1%+100nA IB: 1%+5nA
VCESAT, VBESAT VBE (VBEON)	VCE: 0.10V to 5.00V to 9.99V VBE: 0.10V to 9.99V	IE: 10uA to 49.9A (250A) ⁽⁴⁾ to 25A (125A) ⁽⁴⁾ IB: 100nA to 10A	5mV	V: 1%+10mV IE: 1%+100nA IB: 1%+5nA

- 注：(1) 需要 2KV 阳极/集电极选件。
 (2) 需要小电流测试台选件，可以提供需要的测试延迟时间为：1ms—99s。
 (3) 需要 80V 低源栅/基极选件。
 (4) 需要 1.2KA 大电流测试台选件。
 (5) 允许有电缆压降。

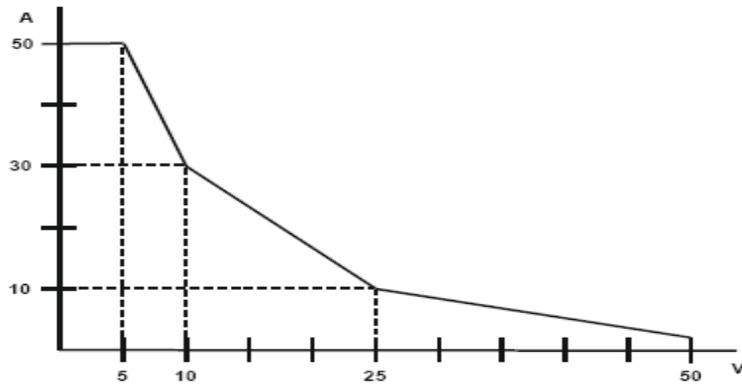
3.4 最大功率曲线

3.4.1 击穿参数和漏电参数测试曲线



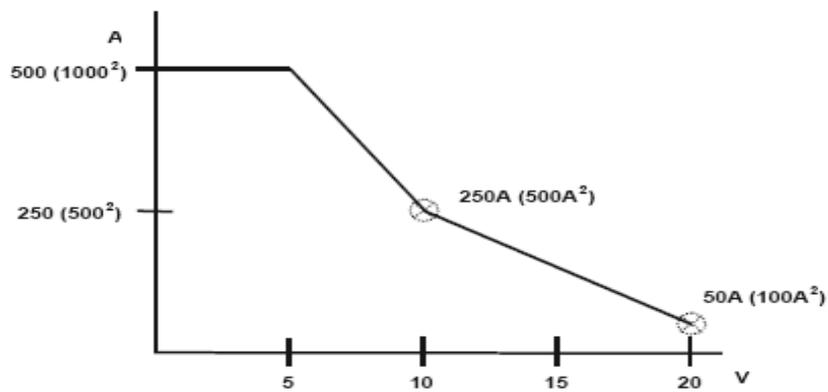
SSOVP 选件电流为 900mA/1.5A
 注明2: 2KV 选件
 注明3: 40A 栅极选件

3.4.2 通态测试和增益测试曲线



增益=全曲线
最大通态电压=10V

3.4.3 大电流选件曲线



增益=全曲线
最大通态电压=10V
注明2:大电流选件

4 PC 测试软件

4.1 简介

为使本章简明扼要，假定用户已经熟悉使用 Windows98 或 Windows XP 操作系统。如果用户对这些软件还不熟悉，恳切提醒用户先学习有关教材，在获得一定的辅助知识后再进行以下内容。

本章使用的惯例如：见到快捷键 Alt+F 表示同时按字母键 F 和功能键 Alt。

见到“文件 - 打开”表示在菜单条中用鼠标点击“文件”后，点击“打开”命令。也可以使用热键来打开菜单，即同时按功能键 Alt 和字母键 F，接着释放这两个键，按字母键选择打开命令。

4.2 PC 机最低配置

- 1) 带有 Windows98 或 Windows XP 操作系统；
- 2) 留有一个串口，用与 YB6200/YB6500 测试设备进行连接；
- 3) 奔腾 100MHz 或更高级处理器。

4.3 安装

将随机附带的光盘插入光驱，点击“setup”，将自动安装 YB6200/YB6500 测试系统应用程序以及相关文件。

如果需要，也可以在 YB6200/YB6500 测试程序目录中安装 YB6200/YB6500 测试系统应用程序提供的“.ZIP”格式样本测试程序和样本操作员信息文件。

建议用户将 YB6200/YB6500 测试程序快捷启动图标移到 WINDOWS 操作桌面上。双击“YB6200/YB6500”图标可以快速启动 YB6200/YB6500 测试程序界面。

选择“系统 通讯”菜单改变设置。根据需要，选择连接 PC 机和 YB6200/YB6500 测试仪的通讯串口。窗口左下方提示“Com Port Open”。如果显示的提示信息为“err opening port”，请试用其它串口。将选用的串口通过标准 RS-232 电缆与 YB6200/YB6500 测试仪连接。

选择“系统 文件路径”，根据需要改变缺省文件路径。

选择“系统 配置”，根据测试仪配置选择和储存各结构项。

4.4 测试程序主菜单

4.4.1 运行

4.4.1.1 多终端选项

开启/关闭多路操作。多路操作需要多路适配器。

4.4.1.2 发送程序

向 YB6200/YB65000 测试系统发送所选测试程序。在测试程序界面的下方，会出现一个测试程序发送进度框，同时在 YB6200/YB6500 测试设备的前面板显示屏上，会出现

“RECEIVING PROGRAM”。当程序发送完毕后，进度框显示 100%，前面板显示屏上出现“PROGRAM RECEIVED”。如果存在操作员信息文件(.OIF 文件)，并同时打开这个文件。

在程序传送过程中不要进行其他操作，以免造成数据传输中断。

4.4.1.3 自检

必须在 YB6200/YB6500 测试设备前面板接口上插入标配自检板。从 PC 机开始进行系统自检。自检结果将显示在 PC 机和 YB6200/YB6500 测试设备上。

自检有详细的分类，且各类的功能都有所不同。前面所进行的自检是系统的最基本的整体自检，只对系统性能进行整体性评估，检查系统是否可以正常测试工作。一部分是需要系统连接自检适配器后，进行系统整体自检。还有一部分是在对系统进行维护与检

修时使用的。具体的自检分类如下：

系统自检：从PC机上控制，对系统进行自检。自检时一定要查自检夹具。在此种情况下，PC机代替了对YB6200/YB6500测试系统的操作而进行自检。

系统模块自检

可以从PC机上控制，选择相应的模块进行自检

如果合格，在界面上显示“BLOCK XX PASSED”；如果不合格，在界面上显示“BLOCK XX FAILED”。如图6-1示：

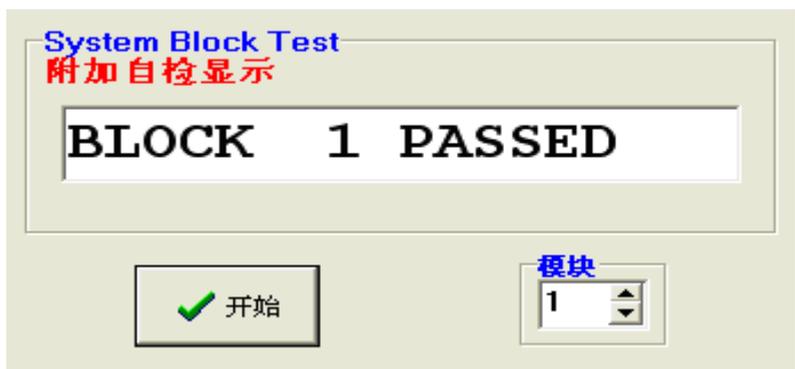


图6-1

注：自检时一定要查好自检夹具。

底层自检（小自检）

如果选用了小电流台选件，可以从PC机上对其进行自检。自检时一定要确认小电流台选件已被连接，小电流台选件自检夹具已经连接好。运行的好坏可以通过PC机显示。

底层模块自检（小选件电流台模块自检）

如果选用了小电流台选件，可从PC机上对其进行模块自检。其形式同以上系统模块自检。自检时一定要确认小电流台选件已被连接，小电流台选件自检夹具已经连接好。运行的好坏可以通过PC机显示。

LED 自检

检查 YB6200/YB6500 测试系统前面板的 LED 灯。每个 LED 灯都按照顺序依次点亮后熄灭，最后所有的 LED 灯都点亮后再全部熄灭。

校准系统校准：向系统中输入一定电压后，进行调试。

ADC 校准：向系统中输入一定电压后，读取返回的 ADC 的值；

RMS 校准：向系统中输入一定电压后，读取返回的 RMS 的值；

自动校准：系统中存有自动校验程序。系统前面板上应接上标准的自检夹具；

自动校准（手动）加上一个特制的夹具，可以单个的进行校准。

4.4.1.4 测试仪控制

进入后出现“主机功能”框，可以在此设置YB6200/YB6500测试系统的结构。框图如下图6-2所示：



图 6-2

测试程序

保存测试程序：在系统中保存已经传送到系统的测试程序。

装载测试程序：在 YB6200/YB6500 测试系统中将传送的测试程序装载。

删除测试程序：在系统中将传送的测试程序删除。

测试仪设置

波特率设置：设置系统工作的波特率，默认值为 38.4K。

选择开/关分盒报警

保存总结

装载总结

设置分类条件

菜单顶部（相当于 EXIT 键）

选择开/关序号

选择开/关调试

选择多终端状态

（10）选择扫描

客户选择

Delta 值开/关

测试程序路径显示

4.4.1.5 精确

通过该窗口，PC机可以控制YB6200/YB6500测试系统和收集并记录数据的途径。点击“运

行”在弹出菜单中进入“精确值”菜单。如果进行多路操作，每个站有一个“精确值”窗口。精确值窗口见图6-3。

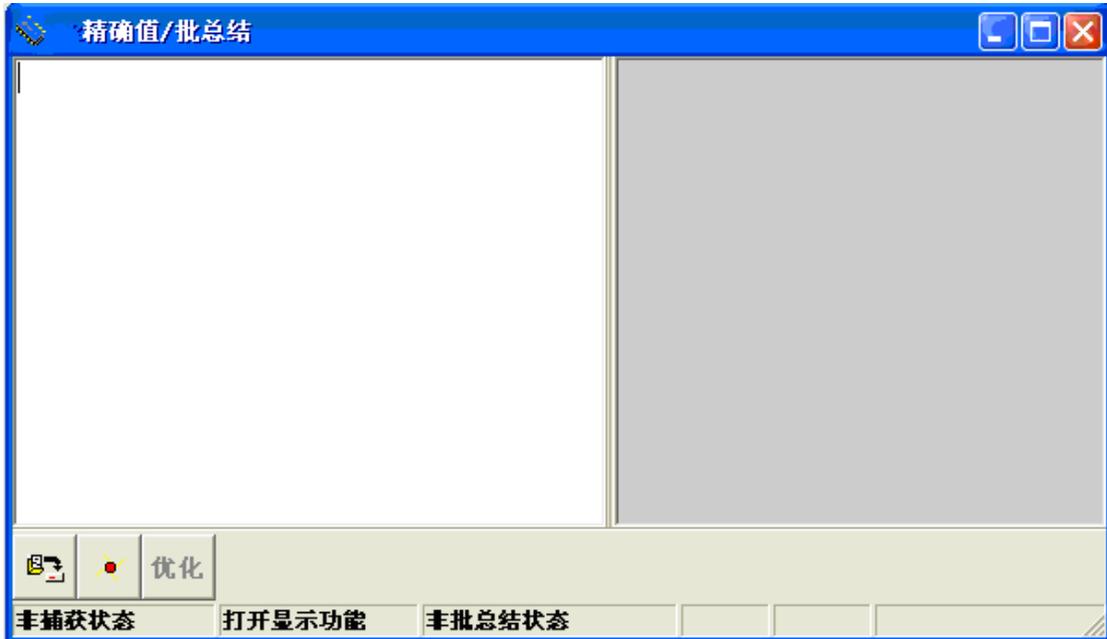


图6-3

注：“精确值”窗口实际上含有两个窗口。左面的是“精确值”窗口，右面的是“批总结”窗口。都可以通过点击鼠标右键进行设置，在关掉后再打开，设置会自动恢复。

4.4.1.6 批总结

该窗口提供连续小结信息。“精确值”窗口右边即为“批总结”菜单。如果进行多路操作，每个站有一个“批总结”窗口。

4.4.1.7 数据工具

使用前面捕获的测试记录数据进行创建，观看和打印测试数据文件。

1) 创建数据文件

根据选择的数据记录文件生成统计文件，ASCII定界为Columnar数据文件。

“YBA” 统计文件；

“PRN” 逗号定界文件，如同微软的EXCEL一样，此类文件能够输送到程序；

“COL” 分栏格式的数据文件。

YB6200/YB6500测试结果数据是按照科学计数法显示的：

单位	K	m	u	n	p
计数法换算	10^3	10^{-3}	10^{-6}	10^{-9}	10^{-12}

2) 选择统计文件方式

选择创建统计文件方式。选择的统计文件方式决定了YB6200/YB6500的统计文件的建立。建立的文件是可以被任何一个文字工具阅读和编辑的标准ASCII码文件。

排除分盒失效的结果，仅用分盒/分类有效的结果。

创建的统计文件不显示被测器件数量。

3) 包含日期的文件

向WordPad发送数据记录日期文件（“.DAT”）。该文件可以被浏览，修改和打印。

4) 统计文件

提示用户如果是创建一个新的统计文件，就需要用户选择相应测试数据，然后创建统计文件。通过转换选项，可以选择包括或者不包括失效元件数据。用分类记录测试结果选择被捕获的数据。

向WordPad发送统计文件（“.YBA”）。该文件可以被浏览，修改和打印。

5) 批总结文件

向 WordPad 发送已经保存过的批总结文件（“.SUM”）。该文件可以被浏览，修改和打印。

6) 打印柱状图文件

选择相应的测试数据，然后建立新的柱状图文件。

被选择的柱状图文件（“.COL”）就被打印。以柱状图方式打印数据记录文件。

注：使用“创建数据文件”菜单选择创建柱状图文件。

4.4.2 测试程序

4.4.2.1 主机配置

使 YB6200/YB6500 软件与 YB6200/YB6500 测试系统匹配。这些设置在系统出厂时已经正确匹配，除非增添新选件，不推荐用户自己改变（若已设置了密码，在继续使用前，必须输入正确的密码。）。

在与 PC 机相连时，要检查 PC 机中软件设置项是否与测试系统的配置相匹配。如果有配置不匹配的情况，可以通过图 6-4 查看。按“确定”键，就可以保存设置好的配置。



图6-4

1) 小电流台

选择小电流测试选件。

2) Kelvin 选项

如果使用小电流测试选件或者带有Kelvin电缆的元件，选用Kelvin 选项。

3) 最大阳极电压

选择最高阳极电压。标准选择为2000V。

4) 最大阳极电流

选择最大阳极电流。标准选择为50A，如果加上大电流测试台选件，可以按照相应的选件选择500A到 1250A。

5) 最大栅极电压

最高栅极电压。标准选择为20V，如果在系统的低源上加上80V选件，则可以选择80V。

6) 最大栅极电流

最大栅极电流。标准选择为10A，如果在系统的低源上加上50A选件，则可以选择50A。

7) 检验主机

选择“检验主机”按钮修改软件，开关设置以及来自YB6200/YB6500测试系统的自动校准数据。双击任一显示数据即可复制该数据。

如果设置的配置不能与系统相匹配，软件会自动提示。显示的误码如下：

- 1 小电流测试台
- 2 Kelvin 选项
- 4 最大阳极电压
- 8 大电流测试台
- 16 最大栅极电流
- 32 最大栅极电压

这些数据也可以被从新组合，如果显示 19，则指最大栅极电流(16)，Kelvin 选项(2)，小电流测试台(1) (16 + 2 + 1 = 19) 匹配不正确。见图 6-5。

在没有加任何的选件情况下，YB6200/YB6500 的标准配置是阳极 50A/2000V、栅极 10A/20V，其余都选“OFF”。如果设置时将小电流台选项，KELVIN 选项设置为“ON”，在点击“检验主机”后，会出现一个“WARNING”框，提示设置有问题。如图 6-5 所示。然后按照显示更改设置，这样确保设置的准确性。因此，此步的进行是很有必要的，在系统安装和有设置更改后，建议用此方法对系统的配置进行检查。



图 6-5

4.4.2.2 测试程序打印选项

允许有选择性的打印测试程序

测试程序有如下部分组成

测试程序步和全部选件

分盒/分类方案

继电器方案

外部的继电器方案

操作员信息文件

扫描方案

测试程序各部分可以分别以不同组合方式打印也可以单独打印。设置框见图 6-6:



图6-6

4.4.2.3 测试程序生成器

- 1) 从“测试程序”菜单选择“测试程序生成器”；
- 2) 列出现有测试程序（如果设置了口令，则必须在继续进行之前正确输入该口令）。键入所要的程序名或在列表中选择测试程序；
- 3) 如果选择的文件不存在，将提示用户需要创建一个新程序。在输入名称后，如果选择“是”，则创建新的测试程序；
- 4) 如果输入的文件名不带扩展名，则使用默认扩展名“.T60”；
- 5) 如果输入的文件扩展名不是“.T60”，提示“File not an Test Program”错误信息。

4.4.2.4 操作员信息文件

用来创建或编辑操作员信息文件（“.OIF”）。

4.4.3 系统

4.4.3.1 通信

设置 PC 串口或波特率。（应该保留 38.4K 默认波特率。如果改变此项，需要对 YB6200/YB6500 系统波特率做同样更改）。

4.4.3.2 文件路径

设置测试程序文件，数据日志文件和批摘要文件的检索路径。设置后点击“确定”。见图6-7。



图6-7

4.4.3.3 密码

口令用来保护测试程序生成器和主机配置，防止他人非法进入。默认项为不设置口令。一旦设置，则必须在进入测试程序生成器和主机配置时使用。

4.4.3.4 配置

用于储存和调用不同的系统结构。文件为“PCW.CFG”，启动测试程序时装载。如果该文件不存在，则使用内部缺省。

4.4.3.5 装载固件

在系统中提供固件安装程序。这一程序只使用于系统内部的 A486 CPU。可以用系统软件驱动盘对固件安装软件进行完整的下载。

- 1) 确定系统已与 PC 机相连，且已开机。
- 2) 确定固件已经安装上。
- 3) 打开软件界面。从“系统 - 固件装载”菜单进行选择。

4.4.3.6 编辑器

选择测试结果的保存形式。包括记事本和写字板两种格式。

4.4.3.7 关于

显示 PCW 版本和版权信息。

4.4.3.8 退出

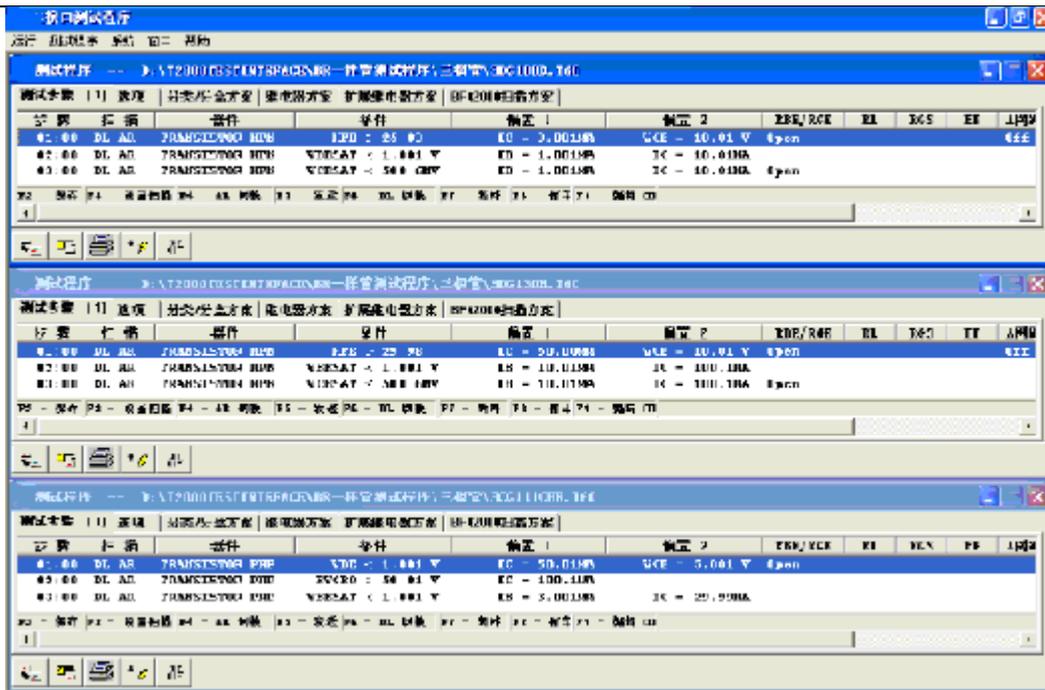
退出测试程序界面。如果新创建或修改的测试程序没有被存储，提示用户存储程序。如果改变系统结构而没有储存，提示用户储存。

4.4.4 窗口

用于自动安排所开窗口。如果打开多个窗口，要隐藏若干个，使用以下菜单项之一安排这些窗口。

4.4.4.1 平铺

竖行排列所有打开的文件。如图 6-8 将打开的三个测试程序窗口用平铺方式显示：



4.4.4.2 层叠

横行排列所有打开的文件。如图 6-9 将打开的三个测试程序窗口用层叠方式显示:

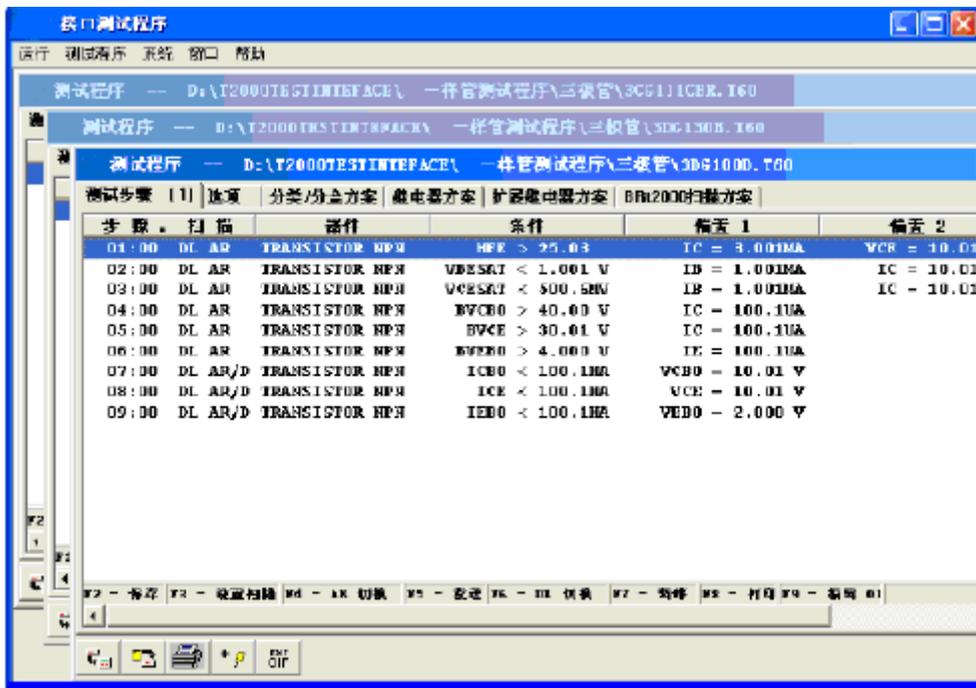


图6-9 层叠结构形式

4.4.4.3 全部重排

将最小化后的窗口沿主窗口底部重新按序排列。

4.4.5 帮助

提供有关帮助信息。

4.5 精确值菜单

精确值窗口可以连续显示 1000 条包含日期的数据。如果不捕获数据，测试数据超过

1000 条后，以前的数据就会全部丢失。

4.5.1 捕获

打开/关闭数据记录储存开关。对号表示数据存盘被激活。

如果没有激活“捕获”选项，不打开记录形式，提示输入一个文件名存入记录数据。如果该文件已经存在，提示是否在原文件的基础上增加记录数据或将原文件覆盖，否则将数据存入前面打开的文件。如果“捕获”被激活，提示是否关闭记录文件。

精确值窗口右下方也会显示日期数据状态（显示非捕获状态或使能捕获状态）。

如果日期数据文件被打开，记录信息文件（“.INF”）同时被打开，以便输入记录文件有关的信息。

在数据记录打开之前的测试数据，即先前精确值窗口显示的数据不会被写入此文件，而只记录创建文件后的测试数据。

4.5.2 显示更新

打开/关闭的记录数据及时更新显示添加到窗口。对号表示显示所有记录数据，即及时将所测试的测试结果增加到“精确值”显示窗口。

如果当不需要将数据记录到文件或不打开数据显示，将增加系统测试速度。

4.5.3 序号

允许操作员重新输入数据记录号。序号可以是最长 32 位的字母或数字。如果结尾字符为以空格隔开的数字，该数字将被用作起始数字，否则，起始数字为 1。

例如：

PART_TEST 0012 起始序号 “12”

PART_TEST0012 起始序号 “1”

PART_TEST 起始序号 “1”

4.5.4 数据记录方式

选取数据记录方式，供以后的数据结果显示与记录时使用。

选择“每 N 个”、“按分类”、“不按分类”打开一个设置窗口。输入期望记录的数据间隔，如果有分类还可以选择要记录的分类序号与不记录的分类序号。

选择“关闭”表示在测试时，精确值窗口不显示且不保存测试结果，只记录全部测试步的结果并向 PC 机发送分类结果（测试速度相当快）。测试完成后会出现相应的提示。

选择“所有”，就是把所测试的数据全部显示并保存。记录测试程序中所选中要做数据记录的所有步的精确测试值，并向 PC 机发送数据记录标题，测试精确值和分类结果。

4.5.4.1 每 N 个记录

每测试 N-1 个元件后，发送下一只器件的测试精确值。其它器件只发送分类结果。

4.5.4.2 分类记录

只对指定的类别进行记录测试精确值，所有的其它分类只记录分类结果。

4.5.4.3 不按分类记录

只记录没有指定的类的测试精确值。

4.5.5 开始

向 YB6200/YB6500 测试系统发布开始测试指令。

4.5.6 测试

选择要测试的程序步，进行单步测试。并向 YB6200/YB6500 系统发布一条测试指令。

如果正用数据记录方式，可关闭“捕获”，以防不想要的信息增加到记录文件中。

4.5.7 合格/失效

选择要进行合格/失效（Pass/Fail）判断测试的测试步，并向 YB6200/YB6500 发布单步测试指令。如果记录数据，则打开“捕获”用以将需要的信息添加到记录文件。

4.5.8 记录数据

向 YB6200/YB6500 系统发布数据记录指令。在一项测试进行 pass/fail 指令后，将 YB6200/YB6500 重新设置为数据记录模式。如果数据记录和数据收集关闭，打开数据收集以便继续记录收据。

4.5.9 重新测试

重测是必须的，当选择数据记录后，在精确值框内会显示测试结果。点击鼠标右键，在下拉框里选择“序号”，填入希望重测的序号，点击“发送”，测试就会按照新的序号重新开始测试。

4.5.10 打印文本

用鼠标点击选中想要打印的“精确值”窗口区域，将点中的文字发送到打印机。

4.5.11 复制到写字板

点击鼠标右键，选择“复制到剪贴板”，将选中的文字复制到 PC 机的 WINDOWS 操作系统的写字板里。

4.5.12 清除窗口

清除“精确值”窗口（不影响数据存盘）中以前的测试结果。

4.6 批总结弹出菜单

4.6.1 批总结

向 YB6200/YB6500 系统发布一条开始批总结指令。对号表示选中，相应的显示窗口会变成白色，准备进行批总结。

4.6.2 捕获

收集显示的批总结信息：

1) 文件

以任何有效带后缀“.SUM”的文件名形式保存批总结信息。如果该文件存在将被覆盖。

2) 打印机

将显示的信息发送到当前选定的打印机，然后打印。

4.6.3 零计数

对系统的批总结信息重新开始计数。

4.6.4 包含不合格计数

重新获得和显示每个测试步的不合格元件数。这一选项很大程度上增加了系统对测试结果的分析能力。

4.6.5 包含信息文件

如果这个项目被选中，当打印和保存批总结信息时，被选择的信息文件(.INF)就被使用。第一次打开信息文件时，允许操作员修改信息。

4.6.6 打印选定文本

用鼠标点击选中想要打印的“批总结”窗口区域，将选中的文字发送到打印机。

4.6.7 复制到剪切板

将选中的文字复制到 PC 机的 WINDOWS 操作系统的剪贴板里，可以将其粘贴到其他的文本文件。

4.6.8 清空窗口

清除“批总结”窗口（不影响数据存盘）中以前的测试结果。

4.7 测试程序

阅览和编辑操作员信息文件。

快捷按钮

本软件提供若干常用功能的“快捷按钮”。它们是

发送测试程序按钮 -- 向 YB6200/YB6500 系统发送测试程序

保存测试程序按钮 -- 储存测试程序。默认最初打开或最后存入时所用的文件名

打印测试程序按钮 使用前面所述的选项打印测试程序

添加测试步骤按钮 进入器件测试增添路径，增加新的测试项到测试程序

操作员信息文件按钮 进入选定的信息文本文件，将操作中需要记录的信息添加进文件
在程序界面上的显示如图 6-10:



图6-10 快捷按钮

4.7.1 测试编程表

如果该测试步存在，双击想要使用的测试步或使用箭头键点亮需要的测试步，然后按“打开”键进入所选的测试步编辑。

使用加速按钮“+”添加一项器件测试步。

如果要插入一项测试步或增加一步计算，外部或自动极性判别步，请使用弹出菜单。增添的测试步被加在当前所列测试步末端，插入步被插在当前所选测试步之前。

使用“DEL”键删除选中的测试步。

注：当插入或删除一个测试步时，计算步中的参照号会自动更新，反映插入或删除的结果。如果要删除的测试步被后面的计算步引用，这时会显示错误信息，提示在修改引用或删除计算步前不能删去该步。

4.7.2 器件测试步

为了添加一个新器件测试步，按“+”快速按钮，按“CTRL-T”键结合或按“POPUP”键或点击鼠标右键来使用弹出菜单。

从提供的器件表中选取要测试的器件名称。

从提供的测试表中选取要测试的器件参数。

提供器件测试步编辑窗口。如图 6-11 所示。参数测试编辑窗口随所选器件测试不同而

不同。使用“TAB”键或者“ENTER”键可以从一个条件输入域移动到另一个条件输入域。位于测试步编辑窗口底部的状态行提供某些输入限制和（或）容许用的键提示。

数值输入有多种方式，例如：

455mA 可以输作：

0.455

.455

455m

另一些域不用输入，只需选择多个可选项中的一项。作为一个 12 位的数值和范围被存储。

允许替代偏置 1 和偏置 2。使用“\$”键在偏置输入值与替代项之间进行选择切换。一个给定的测试步是一个替代。增加第二个参数替代将显示出错窗口提示。详细的表达式测试条件输入见下面的计算测试步。

4.7.3 计算测试步

一个计算测试步同样可以添加或插入到测试程序中的任何位置；每个测试步（或参数替代）只可以借用前面输入的测试步。公式编辑器窗口见图 6-12。



图6-12

例如：计算测试步为 Step 6:

$(s3-s5) * 2.3$ 是一个有效表达式，

$(s3-s8) / 2.5$ 是一个无效测试步，由于 Step 8 在 Step 6 之后。

4.7.3.1 命名

为计算式输入测试参数的名称，算式名称可以是任意字母数字组合，最大长度为 11 个字符。

4.7.3.2 输入关系

使用空格键在框格中选择“<”、“>”、“=”等符号。

4.7.3.3 判限

用于判断 Pass/Fail 结果的赋值。以在器件测试步中数值输入的同样方式进行输入。也可以进行逻辑判断。用“=”给予一个判别条件。如：

“EXAMP=TURE”与“EXAMP>0.000”等同；

“EXAMP=FALSE”与“EXAMP<1.000”等同。

4.7.4.4 单位

任何字母字符，常用字母为“V”（伏特），“A”（安培）或“Ω”（欧姆）。

4.7.3.5 表达式

实际的计算表达式可长达 80 个字符。使用鼠标右键可获得一个支持函数表或备用的常数表。所选常数经选择后被插入光标位置上的表达式中。同样，所选表达式的文字，经选

择后被插入光标所在的表达式，并带需要的前括号。函数表也提供需要的赋值数。每个函数赋值由“，”分隔，函数“IF (X, Y, Z)”专用与参数替代，其分解如下所示。

IF (s1, 0.001, IF (s1 9.999, 9.999, s1))

其中，第一个参数被判断，如果为真，使用第二个参数，否则使用第三个参数。

注意在这个例子中，第三个参数是另一个函数。

操作中，如果 Step 1 的结果小于 0.001，则使用数值 0.001。否则，如果 Step 1 大于 9.998，则使用数值 9.999。此外，使用 Step 1 的结果。

支持各括号（“（）”，“[]”，“{}”）的使用。但在使用括号时必须完整。例如：

（（2+3）*[s3+0.07]）+0.15 是一个有效表达式，

（{2+3}*[s3+0.07]）+0.15 由于“{}”不对称，是一个无效表达式。

在表达式中可能存在的特殊符号：

“|” 逻辑或

“&” 逻辑与

“>” 大于

“<” 小于

测试软件检查表达式的语法错误，如果发现错误，显示一个错误说明框，并将光标自动移到最可能的出错处。

4.7.4 外部测试步

提供发布开始测试和从一个外部测试仪得到 Pass/Fail 结果途径，需要扩展选项。

4.7.5 自动极性判别

在二极管/齐纳二极管等的测试中，可以选择自动极性判别。不管是正向接入或是反向接入，系统会自动判别施加条件的方向，不需人为的识别，提高了测试速度。

4.7.6 自动量程

每个编程测试步都可以单独被设置为自动量程（AR），自动降量程（AR/D），或非自动量程。按 F4 在三种方式中转换。

如果关闭自动量程，将以编程的输入值进行测试。如果测试结果超出范围，将报告低于或高于所给范围。

如果选择自动降量程（AR/D），则测试仪将按自动降量程来获取结果。如果结果超出编程极限，报告过量程，只判断是否合格。

如果选择自动量程（AR），测试仪将按系统的最大资源进行获取结果。

具体区别与用法详见 1.1.2 单步测试。

4.7.7 数据记录

每个编程测试步都可以单独设置数据记录（DL）或不数据记录。用热键“F6”对其进行选择。如果关闭测试步的数据记录，该器件测试被记录，然后 Pass/Fail 结果将被用作分类，但测试结果不报告给 PC 机，只有分类结果。

4.7.8 暂停

每个测试程序步在测试前，都可以设置一个测试暂停时间。即是在此测试程序步完成后，暂停相应的设置时间后，进行下一步测试。

在测试程序编辑框中，选定需要暂停的测试步，然后点击鼠标右键，选择暂停。从弹出的编辑框中，填入需要暂停的时间。或者直接点击热键“F7”，填入时间。

设定完成后，在相应的测试程序步前会出现一个问号，表示已经设定成功。

4.7.9 复制

将选亮的测试步拷入缓冲器。

选择需复制的测试步骤，点击鼠标右键，在下拉框中点击复制。也可以用键盘的

“CTRL+SHIFT”对选定的测试步进行复制。

4.7.10 编辑复制缓冲器

点击鼠标右键，选择编辑复制缓冲器。

用上下键选择需要复制的测试程序步。也可以用上下键选择需要删除的测试程序步，按“DEL”键对其进行删除。

4.7.11 粘贴

将前面复制的测试程序粘贴到期望的目的测试程序中。

打开期望粘贴的目的测试程序，点击鼠标右键，在下拉菜单中点击“粘贴”。

选择粘贴方式。“添加”指在整个测试程序的后面进行粘贴。“插入”指在选择的测试程序步前进行粘贴。

注：在粘贴前一定要将编辑复制缓冲器中不需要的测试程序步先删除，否则会全部都粘贴到目的程序中。

4.8 选项

允许选择各种全局选项。见图 6-13。

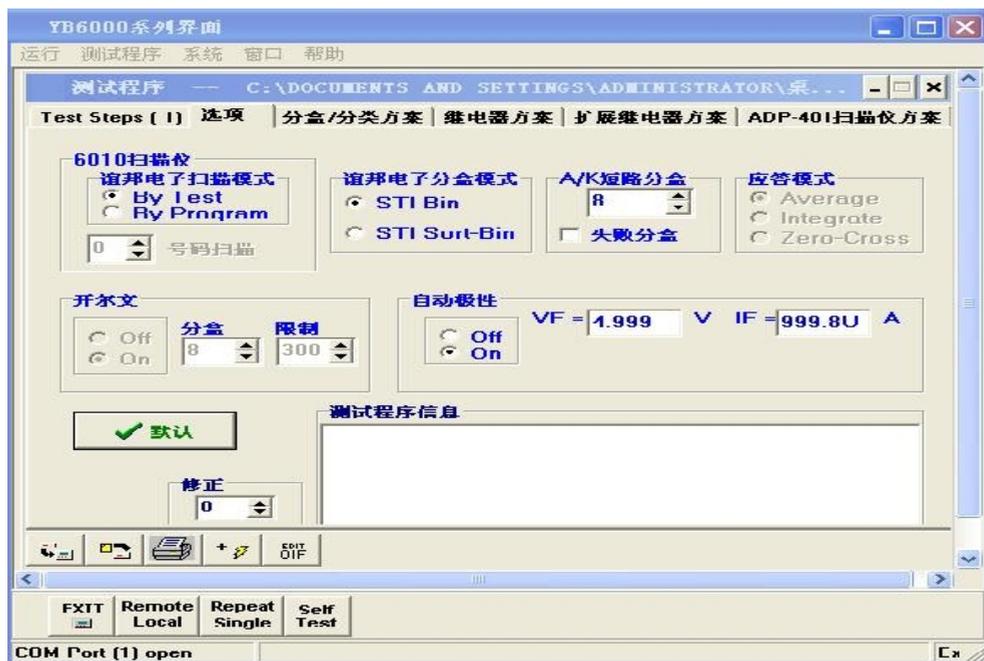


图6-13

4.8.1 分盒模式

选用需要的分盒方式。分盒指只进行分盒。分类 - 分盒指同时进行分类与分盒。

4.8.2 A/K 短路分盒

在每个测试序列开始前，测试仪检查有无 A/K 或 G 到地之间的短路。如果检测到短路（小于 20K 欧姆），终止测试。机械手上显示所选盒，测试仪前面板上显示“A/K SHRT”。16 个中任何一个的逻辑盒都可以选择。默认的 A/K 短路分盒是 8。

4.8.3 小电流测试台应答模式

当连接上小电流测试台时，可以选择所希望的应答模式。

应答模式有三种：平均模式、积分模式、Zero - Cross 模式。

1) 平均模式

在没有连接小电流测试台的情况下，此种模式是用来获取测试结果的一种标准模式。监控电流在功率源供应完成之前就已经被削去了脉冲尖峰，但对交流噪声没有进行处理。此种

模式是最快的一种方式，而噪声免疫能力也是最弱的。

2) 积分模式

在整个交流循环中，积分模式可以以最好的噪声免疫能力监控测试结果。在其中相对最少的测试周期内，测试时间相对会延长。此种模式适合于小电流测试。

3) Zero - Cross模式

为限制交流噪声的影响，在一个时间段上选择电流，通过零点衰减AC。内部的一个零交叉检波器决定了零点。与平均模式进行比较，噪声免疫能力增强了，但测试时间相对延长了。

4.8.4 开尔文

如果加上了小电流测试台和开尔文连接电缆，就需要对此项进行修改。如果选上此项，在每一个测试中都会运行开尔文测试。如果测试失败，此时序则也宣告失败，在系统的前面板上相应的会显示“KELVIN”的提示信息。系统默认为关闭此项。

1) 分盒 开尔文的默认分盒值为8。

2) 条件 选择判定开尔文测试失效的条件。这一条件是以“mA”形式给出，可以在200mA - 800mA之间进行调节。对于更低的值，要求更高的电缆电阻。默认值为300mA。

4.8.5 自动极性

允许不必区分极性方向，可以对二极管和稳压管进行测试。如选择自动极性，YB6200/YB6500 测试仪在输入的电流下先进行“VF”测试，判别二极管极性，然后进行实际测试。如不选自动极性，器件极性装反进行测试后会判定为失效。

进行正反向测试步测试时，选用自动极性后，被测器件的分类依据安装方向完成。

注：未开启自动极性项时，如果管子装反，有可能烧坏器件。在测试前一定要确认是否已开启此项或管子极性是否安装正确！

4.9 分类/分盒方案

分类分盒方案框图见图6-14。

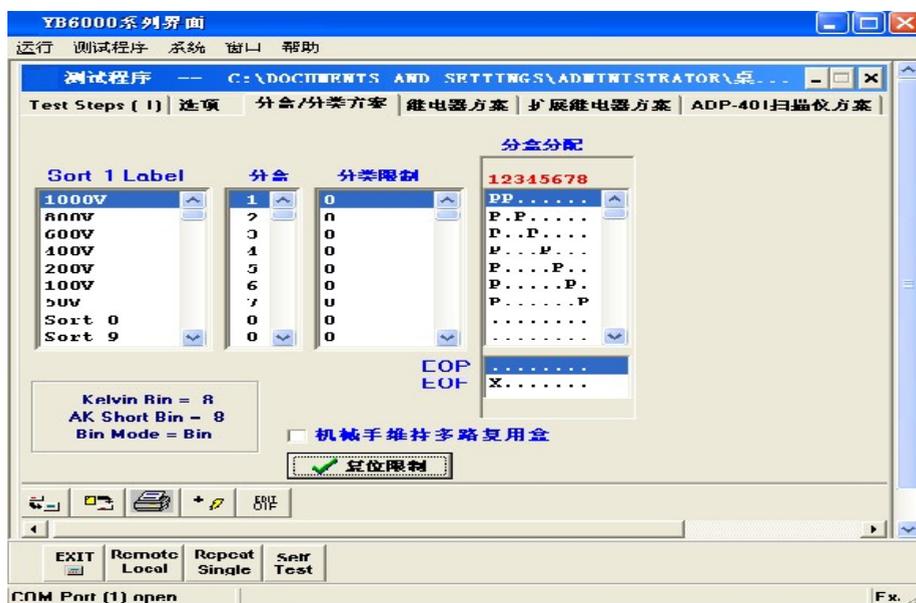


图6-14

4.9.1 分类和分盒思想

用户可以通过测试程序自行决定对被测器件的分类。可以用“Delete”键删除所选定

的分类，用“Insert”键添加新的分类到所选定的分类之前。一类是指对编程的测试步的选法，其中对所选定的每个测试步判别合格，失效和忽略不记。如果一类为合格，则所有被选定的测试应当合格。任何一盒都可以与任何一类有关，而只允许一类可以与一个给定的盒相关。如下：分类和分盒被编程：

```
Sort 1 Bin 2
Sort 2 Bin 3
Sort 3 Bin 4
Sort 4 Bin 2
Sort 5 Bin 5
Sort 6 Bin 2
Sort 7 Bin 4
Sort 8 Bin 6
```

可见，如下的分类时序将被用到： $1 > 4 > 6 > 2 > 3 > 7 > 5 > 8$

4.9.2 分盒方式的作用

所有编程测试步按照顺序执行。EOP（合格时结束）或 EOF（失效时结束）的选择用来中断编辑测试步的执行。

每一类分配给已经选定的分盒，每一个分类按盒号顺序从小到大被检查，直到发现合格类或不合格类为止。

如果发现合格类，向机械手和探针台发送该类的盒赋值，并在系统前面板上显示分类号。

如果发现不合格类，不向机械手和探针台发送该类，并在系统前面板上显示“SORT FAIL”。

如果选择“核实多分盒”项，则向机械手或探针台发送对应于合格类的所有可能的盒赋值。

4.9.3 分盒分类方式作用

与最低分盒赋值相关的类被选取。

执行该类中所选定的每个编程测试直到该类合格或被执行的测试不合格为止。

如果被执行的测试不合格，转到选择与次最低分盒赋值相关的下一个类。

如果先前选定的类中没有被执行，执行当前类中所选定的每个编程测试，直到该类合格或被执行的测试或之前被执行的测试不合格止。

重复进行该过程，直到找到合格类或发现没有合格类。

注：有可能不必执行所有编程测试步判定一类合格；从一个被测元器件到另一个，可以不执行相同测试。

如同在一分盒模式，分盒赋值和失效盒被发送到机械手或探针台，而分类号或“SORT FAIL”

显示在前面板。

这类模式中不允许“核实多分盒”。

这类模式中不使用 EOP 和 EOF 限定。

4.9.4 类名

双击进入或编辑一个类名。类名可为字母、数字字符的任意组合，最大长度可达 11 个字符。使用的类名作为标签被显示于 YB6200/YB6500 系统前面板并用于记录数据结果。

4.9.5 分盒

双击进入或改变类的赋值框。有效盒赋值为 1-16；如果要将一个分配过的盒分配给另一类是不被允许的。

4.9.6 分类限制

双击进入分类限制框：

输入“-1”，表示分类被关闭或者分类不被使用；输入“0”，表示分类总是开启；输入的值大于“0”，表示元件测试数量等于设置的分类值时，分类被关闭。双击“重新设置限制”键将分类限制恢复“0”。

4.9.7 分配限定

双击编辑分配限制赋值。由默认，每个新输入的测试步将具有 Sort 1 资格，设置为合格（“P”）。可用资格有“P”代表合格，“F”代表失效，“.”代表忽略。

4.9.8 EOP/EOF 赋值

双击编辑 EOP/EOF 赋值。“X”表示一个测试通过或失效时结束，“.”表示不设限定。

4.9.9 多路分盒

选择多路分盒选项。如果被选，检查所有赋有盒号的有效类；如果合格，盒值被设定到机械手接口。

4.10 继电器方案

需要 YB6200/YB6500 CNTL-100 选件。

4.10.1 继电器名称

双击进入分类编辑框。名称可以以数字和字符的混合形式输入，最大长度可达 11 个字符。编程人员可以很方便使用这个名称且不需分别传送测试程序。

4.10.2 继电器分配

双击进入继电器分配编辑框。“X”表示继电器需要赋值测试。开始的 4 个继电器由系统的前面板和选件控制。当一个测试被创建和编辑后，一些元件序列的继电器方案就被自动设置。

4.11 外部继电器方案

需要 EXT-100 选件。用外部选件对外部测试步进行测试。

4.11.1 继电器名称

双击进入或编辑继电器名称。名称可以以数字和字符的混合形式输入，最大长度可达 11 个字符。这个名称对于编程人员是很方便的且不需分别传送测试程序。

4.11.2 继电器分配

双击进入继电器分配编辑框。“X”表示继电器需要赋值测试。

4.12 专用的软件选项

4.12.1 通过后进入盒 1

这一个选项被用在批小结窗口和统计文件中。分类为合格的元件被放到盒 1 中，其他所有的分类被显示。如果在统计选项中将“失效排开”选中，统计会考虑失效元件数。

4.12.2 元件重测

这一个选项在精确值窗口中，任何元件在将数据保存到系统记录文件前被重新测试。当这个元件被重新测试后，连续的元件序号被发送到系统中。

4.12.3 Excel 表格

这个选项在精确值窗口中，可以将测试数据直接传送到 Excel 表格中。PC 机上应安装有微软 Excel 软件和要求 PC 系统配置至少是 P4 处理器、200MHZ。

4.13 YB6200/YB6500 测试系统的通信

YB6200/YB6500 测试系统通过与 PC 机连接保持连续通信。此连续的通信如下：

硬件协议、8 个数据位、1 个逗留位、38400 比特率（默认值），标准的连续通信软件包提供一个必须的协议。科学的测试已经以 Windows 和 DOS 两种方式列出。通过命令信息包，PC 机向 YB6200/YB6500 测试系统传递信息。如果需要，可以以二进制传送。

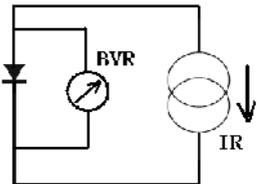
5. 元件参数测试图及测试程序编程方法

5.1 二极管/齐纳稳压管

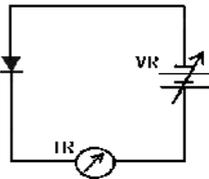
以下是二极管/齐纳稳压管的测试图与编程方法介绍。二极管以 1N4003 为例，讲解编程设置；齐纳稳压管以 1N5370B 为例。

5.1.1 参数测试图

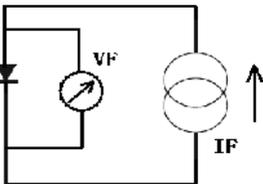
5.1.1.1 BVR (反向击穿电压)



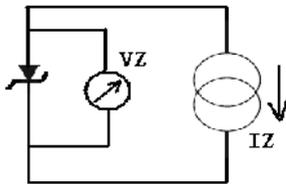
5.1.1.2 IR (反向漏电流)



5.1.1.3 VF (正向压降)



5.1.1.4 VZ (反向齐纳电压)



5.1.1.5 ZZ (动态电阻)

在 YB6200/YB6500 内部没有提供交流源，因此测试程序中 ZZ 参数设置项不能直接用。

在测试 ZZ 时要求用计算步，通过直流方法近似于交流法进行测试。输入不同的电流，测试 BVZ (反向齐纳击穿电压) 两次后，通过公式：

$$\text{动态电阻 } ZZ = \frac{\text{BVZ 的差值}}{\text{电流差值}}$$

便可以计算出动态电阻。

在测试时，如果电流差值设置较小，测试出的 BVZ 差值就会相应较小或没有，这样测试出的 ZZ 值就可能为零或测试的结果变化会很大。此时，将电流的差值调大，测试出的结果就会相对稳定。

5.1.2 极性选择

测试时一定要查看自动极性选项，如果没有将其打开，测试时一定要分清正负极性，不能插错，否则会烧坏管子。

1N4003 参数手册

1N4001-1N4007



1N4001 - 1N4007

Features

- Low forward voltage drop.
- High surge current capability.



DO-41
COLOR BAND DENOTES CATHODE

General Purpose Rectifiers (Glass Passivated)

Absolute Maximum Ratings* T_A = 25°C unless otherwise noted

Symbol	Parameter	Value							Units
		4001	4002	4003	4004	4005	4006	4007	
V _{RRM}	Peak Repetitive Reverse Voltage	50	100	200	400	600	800	1000	V
I _{F(AV)}	Average Rectified Forward Current, .375" lead length @ T _A = 75°C	1.0							A
I _{FSM}	Non-repetitive Peak Forward Surge Current 8.3 ms Single Half-Sine-Wave	30							A
T _{STG}	Storage Temperature Range	-55 to +175							°C
T _J	Operating Junction Temperature	-55 to +175							°C

*These ratings are limiting values above which the serviceability of any semiconductor device may be impaired.

Thermal Characteristics

Symbol	Parameter	Value	Units
P _D	Power Dissipation	3.0	W
R _{θJA}	Thermal Resistance, Junction to Ambient	50	°C/W

Electrical Characteristics T_A = 25°C unless otherwise noted

Symbol	Parameter	Device							Units
		4001	4002	4003	4004	4005	4006	4007	
V _F	Forward Voltage @ 1.0 A	1.1							V
I _r	Maximum Full Load Reverse Current, Full Cycle T _A = 75°C	30							μA
I _R	Reverse Current @ rated V _R T _A = 25°C	5.0							μA
	T _A = 100°C	500							μA
C _T	Total Capacitance V _B = 4.0 V, f = 1.0 MHz	15							pF

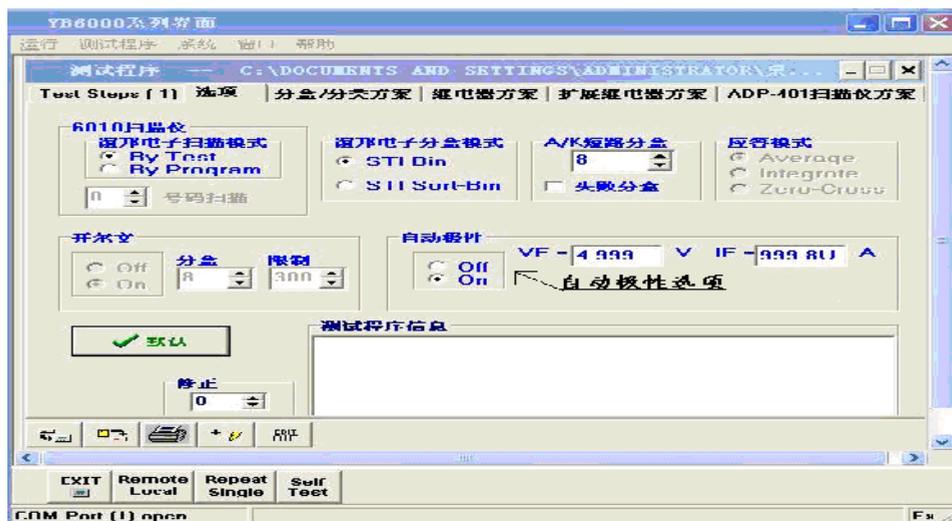
5.1.4 测试程序编制

5.1.4.1 编程

打开测试程序框，可以对其按如下的步骤进行编程。

- Test 1: VF < 1.10V
IF = 1A
- Test 2: IR < 10.00A
VR=200V
- Test 3: BVR > 200V
IR = 10UA

测试窗口显示



5.1.5 1N5370B 参数手册

1N5333B Series

ELECTRICAL CHARACTERISTICS (T_A = 25°C unless otherwise noted, V_F = 1.2 V Max @ I_F = 1.0 A for all types)

Device [†] (Note 6)	Device Marking	Zener Voltage (Note 7)			Zener Impedance (Note 7)			Leakage Current		I _R (Note 8)	ΔV _Z (Note 9)	I _{ZM} (Note 10)	
		V _Z (Volts)	Min	Nom	Max	@ I _{ZT}	Z _{ZT} @ I _{ZT}	Z _{ZK} @ I _{ZK}	I _{ZK}				I _R @ V _R
1N5363B, C	1N5363B	28.5	30	31.5	40	8	140	1	0.5	22.8	3.7	0.5	158
1N5364B, G	1N5364B	31.35	33	34.65	40	10	150	1	0.5	25.1	3.5	0.6	144
1N5366B, G	1N5366B	34.2	36	37.8	30	17	160	1	0.5	27.4	3.6	0.65	132
1N5366B, G	1N5366B	37.05	39	40.95	30	14	170	1	0.5	29.7	3.1	0.65	122
1N5367B, G	1N5367B	40.65	43	45.15	30	20	190	1	0.5	32.7	2.8	0.7	110
1N5368B, C	1N5368B	44.65	47	49.35	25	25	210	1	0.5	35.8	2.7	0.8	100
1N5369B, G	1N5369B	48.45	51	53.55	25	27	230	1	0.5	38.8	2.5	0.9	93
1N5370B, C	1N5370B	53.2	56	59.5	20	35	280	1	0.5	42.6	2.3	1.0	85
1N5371B, G	1N5371B	57	60	63	20	40	350	1	0.5	45.5	2.2	1.2	79
1N5372B, G	1N5372B	58.9	62	65.1	20	42	400	1	0.5	47.1	2.1	1.35	76
1N5373B, C	1N5373B	64.5	68	71.4	20	44	500	1	0.5	51.7	2.0	1.52	70
1N5374B, G	1N5374B	71.25	75	78.75	20	45	620	1	0.5	56	1.9	1.6	63
1N5375B, C	1N5375B	77.9	82	85.1	15	55	720	1	0.5	62.2	1.8	1.8	58
1N5376B, G	1N5376B	82.05	87	91.35	15	75	760	1	0.5	66	1.7	2.0	54.5
1N5377B, G	1N5377B	85.45	91	95.55	15	75	760	1	0.5	69.2	1.6	2.2	52.5
1N5378B, G	1N5378B	95	100	105	12	90	900	1	0.5	76	1.5	2.5	47.5
1N5379B, G	1N5379B	104.5	110	115.5	12	125	1000	1	0.5	83.6	1.4	2.5	43
1N5380B, C	1N5380B	114	120	126	10	170	1150	1	0.5	91.2	1.3	2.5	39.5
1N5381B, G	1N5381B	123.5	130	136.5	10	190	1250	1	0.5	98.8	1.2	2.5	36.8
1N5382B, G	1N5382B	133	140	147	8	230	1500	1	0.5	106	1.2	2.5	34
1N5383B, G	1N5383B	142.5	150	157.5	8	330	1500	1	0.5	114	1.1	3.0	31.6
1N5384B, G	1N5384B	152	160	168	8	350	1650	1	0.5	122	1.1	3.0	29.4
1N5385B, C	1N5385B	151.5	170	178.5	8	380	1750	1	0.5	129	1.0	3.0	28
1N5386B, G	1N5386B	171	180	189	5	430	1750	1	0.5	137	1.0	4.0	26.4
1N5387B, G	1N5387B	180.5	190	199.5	5	450	1850	1	0.5	144	0.9	5.0	25
1N5390B, G	1N5390B	190	200	210	5	400	1850	1	0.5	152	0.9	5.0	23.6

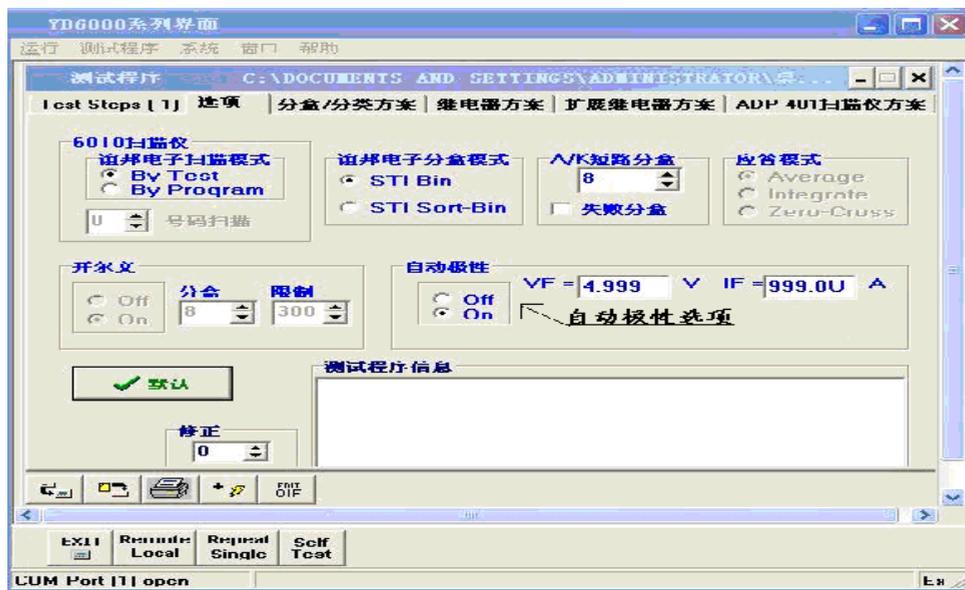
5.1.6 测试程序编制

5.1.6.1 编程

打开测试程序框，可以对其按如下的步骤进行编程。

- Test 1: VF < 1.20V
IF = 1.00A
- Test 2: IR < 500NA
VR=42.6V
- Test 3: VZ MIN > 53V
IZ = 20MA
- Test 4: VZ MAX < 58V
IZ = 20MA

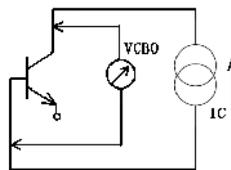
5.1.6.2 测试窗口显示



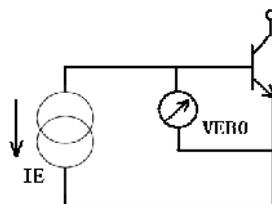
5.2 三极管测试

5.2.1 参数测试图

5.2.1.1 BVCBO (发射极开路时, 集电极-基极的击穿电压)

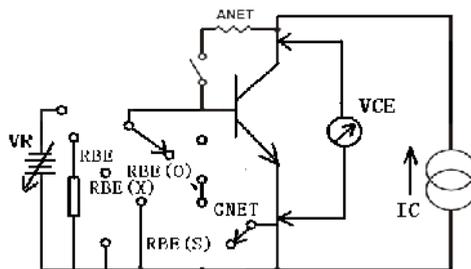


5.2.1.2 BVEBO (集电极开路时, 发射极-基极的击穿电压)

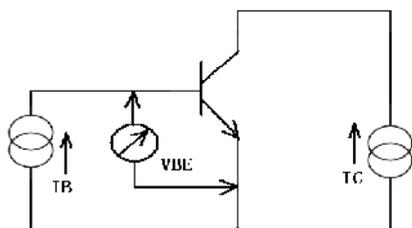


BVCE (0, R, S, X)

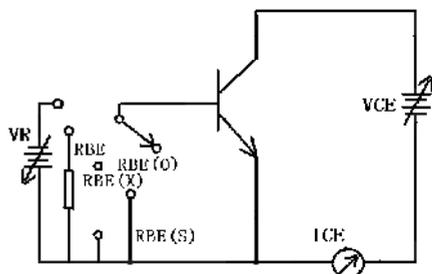
在特殊条件下，集电极-发射极的击穿电压。



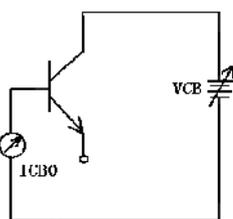
5.2.1.4 VBE (SAT) (基极-发射极的饱和压降)



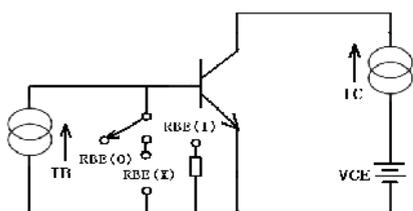
5.2.1.5 ICE (在特殊条件下，集电极-发射极的漏电流)



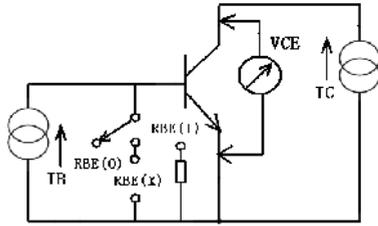
5.2.1.6 ICBO (发射极开路时，集电极-基极的反向电流)



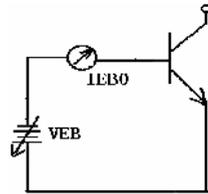
5.2.1.7 HFE (电流放大倍数)



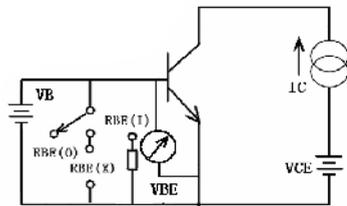
5.2.1.8 VCE (SAT) (集电极-发射极间的饱和压降)



5.2.1.9 IEBO (发射极-基极间的漏电流)



5.2.1.10 VBE (基极-发射极间的非饱和压降)



5.2.2 一些特殊参数的意义

- ICE0: 集电极-发射极的关断电流;
- ICER: 基极-发射极间加上负载后, 集电极-发射极的电流;
- ICEX: 基极与发射极间加上反向偏置后, 集电极-发射极的电流;
- ICES: 基极与发射极间短路后, 集电极-发射极的电流;
- BVCE0: 集电极-发射极间的击穿电压;
- BVCER: 基极-发射极间加上负载后, 集电极-发射极的击穿电压;
- BVCEX: 基极与发射极间加上反向偏置后, 集电极-发射极的击穿电压;
- BVCES: 基极与发射极间短路后, 集电极-发射极的击穿电压。

5.2.3 测试注意事项

- 1) 编程时, 要将程序的量程模式选择正确。这样可以达到保护器件。
 - 2) 在自动降量程模式 (AR/D) 下, 当参数的测试值超出范围时, 就不会测试出具体的测试值, 只能给出判断的结果 (即是否是合格的)。
- 如果希望看见测试值, 又能保护器件, 就需要在编程时加入判断程序或将参数 VCESAT 与 VBESAT 测试步放在最前面。然后利用程序中, 判断出失效后停止测试 (EOF) 项对器件进行保护设置。

- 3) 在测试时，一定要使元件的管脚与夹具充分接触。
- 4) 在测试小功率高频管时，一定要注意静电防护。拿取元件时一定要带上接地良好的静电环。

5.2.4 2N2222 参数手册

Features

- High current (max.800mA)
- Low voltage (max.40V)

Maximum Ratings

Symbol	Rating	Rating	Unit	
V _{CE0}	Collector-Emitter Voltage	2N2222 2N2222A	30 40	V
	Collector-Base Voltage	2N2222 2N2222A	60 75	V
V _{EB0}	Emitter-Base Voltage	2N2222 2N2222A	5.0 6.0	V
	Collector Current (DC)		800	mA
I _{CM}	Peak Collector Current		800	mA
I _{BM}	Peak Base Current		200	mA
T _J	Operating Junction Temperature		-55 to +150	°C
T _{STG}	Storage Temperature		-55 to +150	°C

Thermal Characteristics

Symbol	Rating	Max	Unit
P _{tot}	Total power Dissipation	500	mW
	T _A ≤ 25°C	1.2	W
R _{JC}	Thermal Resistance, Junction to Case	146	K/W
R _{JA}	Thermal Resistance, Junction to Ambient	350	K/W

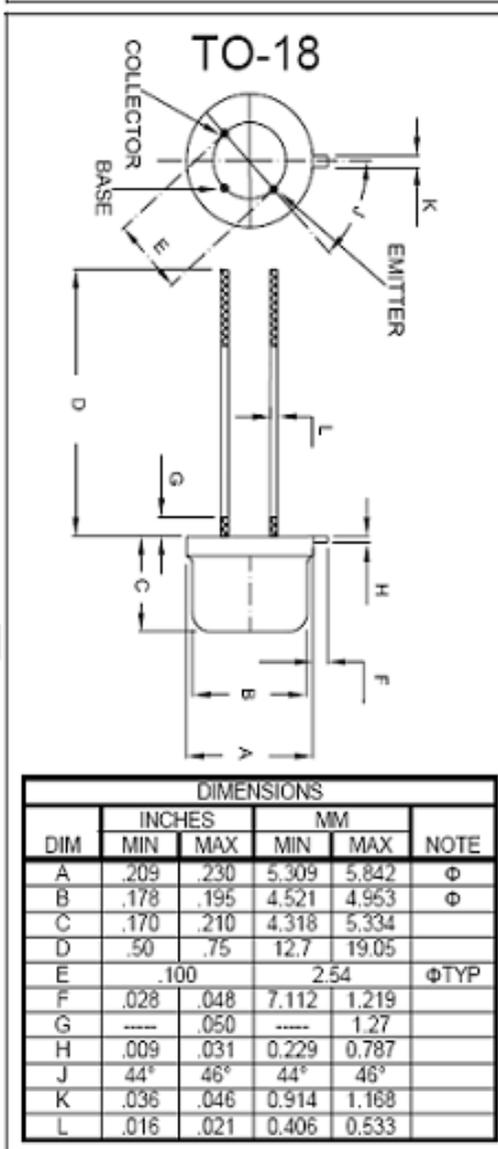
Electrical Characteristics @ 25°C Unless Otherwise Specified

Symbol	Parameter	Min	Max	Units
--------	-----------	-----	-----	-------

OFF CHARACTERISTICS

I _{CS0}	Collector cut-off current (V _{CE} =50Vdc, I _E =0)	2N2222	---	10	nAdc
	(V _{CE} =50Vdc, I _E =0, T _A =150°C)	2N2222A	---	10	uAdc
I _{ES0}	Emitter Cut-off current (I _C =0, V _{EB} =3Vdc)		---	10	nAdc
	DC Current Gain (I _C =0.1mA, V _{CE} =10Vdc)		35		
h _{FE}	(I _C =1.0mA, V _{CE} =10Vdc)		50		
	(I _C =10mA, V _{CE} =10Vdc)		75		
	(I _C =150mA, V _{CE} =1.0Vdc)*		50		
	(I _C =150mA, V _{CE} =10Vdc)*		100	300	
h _{FE}	DC Current Gain (I _C =500mA, V _{CE} =10Vdc) *	2N2222	30	---	
		2N2222A	40	---	

2N2222 NPN Switching Transistors



Symbol	Parameter	Min	Max	Units
--------	-----------	-----	-----	-------

ON CHARACTERISTICS*

V _{CE(SAT)}	Collector-Emitter Saturation Voltage ⁸ (I _C =150mA, I _E =15mA)	2N2222	---	400	mVdc
	(I _C =500mA, I _E =50mA)		---	1.6	Vdc
V _{CE(SAT)}	Collector-Emitter Saturation Voltage* (I _C =150mA, I _E =15mA)	2N2222A	---	300	mVdc
	(I _C =500mA, I _E =50mA)		---	1.0	Vdc
V _{BE(SAT)}	Base-Emitter Saturation Voltage * (I _C =150mA, I _E =15mA)	2N2222	---	1.3	Vdc
	(I _C =500mA, I _E =50mA)		---	2.6	Vdc
V _{BE(SAT)}	Base-Emitter Saturation Voltage* (I _C =150mA, I _E =15mA)	2N2222A	0.6	1.2	Vdc
	(I _C =500mA, I _E =50mA)		---	2.0	Vdc

测试程序可以按照如下步骤编制:

测试步骤	测试程序	测试步骤	测试程序
Test 1	VCESAT<1.60V IB=50.0MA IC=500MA	Test 7	ICEO/R/S=ICE<100NA VCE=60.0V
Test 2	VBESAT<2.60V IB=50.0MA IC=500MA	Test 8	ICEX=ICE<100NA VCE=60.0V REVERSE BIAS= ON REV BIAS=3.00V ADD SOAK TIME=50Ms
Test 3	HFESAT>75 VCE=10.0V IC=10.0MA	Test 9	BVCEO/R/S=BVCE>30.0V IC=10MA
Test 4	VBE<1.3V VCE=400MV IC=150MA	Test 10	BVCEX=BVCE>30.0V IC=10.0MA REVERSE BIAS= ON REV BIAS=3.00V
Test 5	IEBO<100NA VEBO=3.00V	Test 11	BVCBO >60.0V IC=10.0UA
Test 6	ICBO<100NA VCBO=50.0V	Test 12	BVEBO >5.00V IE=10.0UA

5.2.6 测试窗口显示

其中包括测试程序步的显示框和 ICEX 的编程框。测试程序步中包含了 12 步测试程序，几乎每个参数的设置都已经涉及到，如果需要添加，按照具体参数手册测试条件进行编程。ICEX 的编程框中具体设置详见下图。BVCEX 设置同 ICEX。

步骤	扫描	器件	条件	偏置 1	偏置 2	RBE/RCK	RL	RCS	BP	A网络	C网络	热...	R...
01:00	DL AR	TRANSISTOR NPN	VCESAT < 1.600 V	IB = 50.01MA	IC = 499.99MA	Open							
02:00	DL AR	TRANSISTOR NPN	VBESAT < 1.299 V	IB = 50.01MA	IC = 499.99MA								
03:00	DL AR	TRANSISTOR NPN	HFESAT > 75.01	IC = 10.00MA	VCE = 10.01 V	Open				off	off		
04:00	DL AR	TRANSISTOR NPN	VBE < 1.299 V	IC = 149.99MA	VCE = 400.30V	Open							
05:00	DL AR/D	TRANSISTOR NPN	IEBO < 100.1NA	VEBO = 3.001 V									0
06:00	DL AR/D	TRANSISTOR NPN	ICBO < 100.1NA	VCBO = 50.01 V									0
07:00	DL AR/D	TRANSISTOR NPN	ICE < 100.1NA	VCE = 30.01 V		Open							0 off
08:00	DL AR/D	TRANSISTOR NPN	ICE < 100.1NA	VCE = 30.01 V		Open							50 VR = 3.
09:00	DL AR	TRANSISTOR NPN	BVCE > 30.01 V	IC = 10.01MA		Open			off	off	off		off
10:00	DL AR	TRANSISTOR NPN	BVCE > 30.01 V	IC = 10.01MA		Open			off	off	off		VR = 3.
11:00	DL AR	TRANSISTOR NPN	BVCBO > 60.00 V	IC = 10.01UA									
12:00	DL AR	TRANSISTOR NPN	BVEBO > 5.001 V	IE = 10.01UA									0

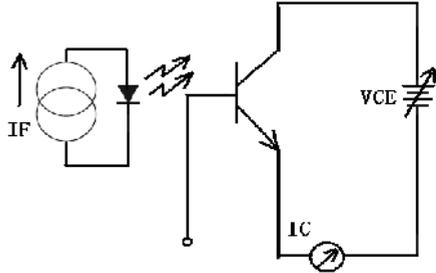
程序步显示框

ICEX 的编程框

5.3 光电耦合器测试

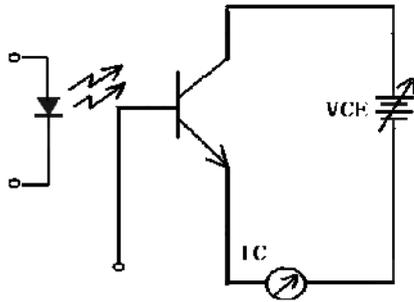
5.3.1 参数测试图

5.3.1.1 CTR (电流传输比)

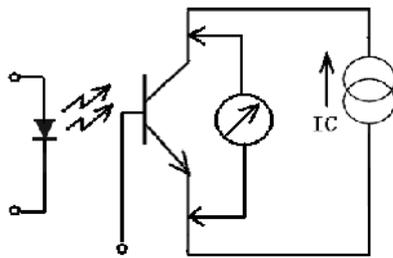


注：在一定的 VCE 电压下， $CTR=IC(ON)/IF$

5.3.1.2 IC OFF (集电极的关断电流)



5.3.1.3 VSAT (在感光条件下，集电极-发射极饱和压降)



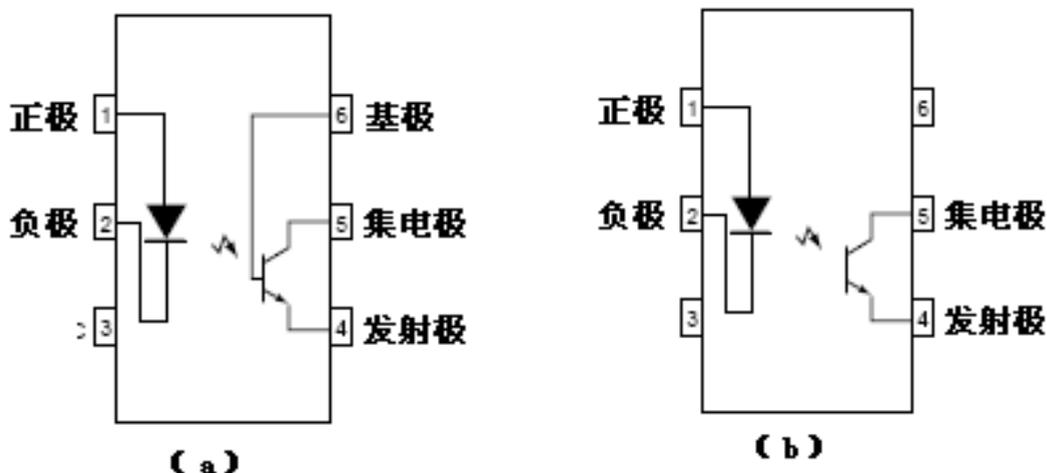
5.3.1.4 VSAT 与 VCESAT 的区别

VCESAT 与三极管的饱和压降是近似的，需要在基极上加电流进行测试。VSAT 主要是针对光耦的传输特性，对内部三极管感光后的饱和压降进行测试，需要给二极管施加电流。根据管脚的不同，不同的光耦测试选择也有不同，因此在测试前要看清器件的封装形式。两种封装及管脚排列分别如下图所示：

(a) 表示在内部的三极管上有基极接出，即第 6 脚接基极。VSAT 参数测试指在内部二极管上施加一正向电流，通过感光，对内部的三极管饱和压降进行测试。VCESAT 参数在测试时可以直接按照三极管的 VCESAT 参数测试方法进行测试。

(b) 表示内部三极管上没有基极接出，即 6 脚为空脚。此时就只能对 VSAT 参数进行测试。

注：其余参数的测试详见二极管与三极管的相应参数测试介绍。



5.3.2 具体样管 4N38 举例

5.3.2.1 4N38 参数手册

4N38
[CTR = 20% Min]

MAXIMUM RATINGS ($T_A = 25^\circ\text{C}$ unless otherwise noted)

Rating	Symbol	Value	Unit
INPUT LED			
Reverse Voltage	V_R	3	Volts
Forward Current — Continuous	I_F	80	mA
Forward Current — Pk (PW = 300 μs , 2% duty cycle)	$I_F(\text{pk})$	3	A
OUTPUT TRANSISTOR			
Collector–Emitter Voltage	V_{CE0}	80	Volts
Emitter–Collector Voltage	V_{ECO}	7	Volts
Collector–Base Voltage	V_{CBO}	80	Volts
Collector Current — Continuous	I_C	100	mA
Detector Power Dissipation @ $T_A = 25^\circ\text{C}$ with Negligible Power in Input LED Derate above 25°C	P_D	150	mW
		1.76	mW/ $^\circ\text{C}$

ELECTRICAL CHARACTERISTICS ($T_A = 25^\circ\text{C}$ unless otherwise noted)⁽¹⁾

Characteristic	Symbol	Min	Typ	Max	Unit
INPUT LED					
Forward Voltage ($I_F = 10\text{ mA}$)	V_F	$T_A = 25^\circ\text{C}$	1.15	1.5	Volts
		$T_A = -55^\circ\text{C}$	1.3	—	
		$T_A = 100^\circ\text{C}$	1.05	—	
Reverse Leakage Current ($V_R = 3\text{ V}$)	I_R	—	—	100	μA
OUTPUT TRANSISTOR					
Collector–Emitter Dark Current	I_{CEO}	($V_{CE} = 60\text{ V}, T_A = 25^\circ\text{C}$)	20	50	nA
		($V_{CE} = 60\text{ V}, T_A = 100^\circ\text{C}$)	6	—	μA
Collector–Base Dark Current ($V_{CB} = 60\text{ V}$)	I_{CBO}	—	2	20	nA
Collector–Emitter Breakdown Voltage ($I_C = 1\text{ mA}$)	$V_{(BR)CEO}$	80	120	—	Volts
Collector–Base Breakdown Voltage ($I_C = 1\text{ }\mu\text{A}$)	$V_{(BR)CBO}$	80	120	—	Volts
Emitter–Collector Breakdown Voltage ($I_E = 100\text{ }\mu\text{A}$)	$V_{(BR)ECO}$	7	7.8	—	Volts
DC Current Gain ($I_C = 2\text{ mA}, V_{CE} = 5\text{ V}$)	h_{FE}	—	400	—	—
COUPLED					
Output Collector Current ($I_F = 20\text{ mA}, V_{CE} = 1\text{ V}$)	$I_C(\text{CTR})^{(2)}$	4 (20)	7 (35)	—	mA (%)
Collector–Emitter Saturation Voltage ($I_C = 4\text{ mA}, I_F = 20\text{ mA}$)	$V_{CE(\text{sat})}$	—	—	1	Volts

STYLE 1 PLASTIC

STANDARD THRU HOLE
CASE 730A-04

SCHEMATIC

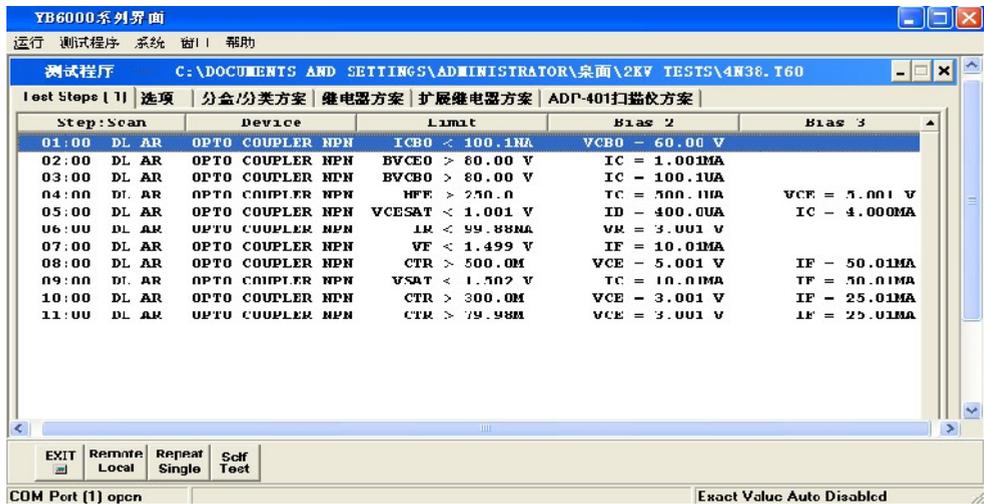
PIN 1. LED ANODE
2. LED CATHODE
3. N.C.
4. EMITTER
5. COLLECTOR
6. BASE

5.3.2.2 测试程序编制

以单光耦 4N38 为例对单光耦的测试程序编制如下:

测试步骤	测试程序	测试步骤	测试程序
Test 1	VCESAT<1.00V IB=400MA IC=4MA	Test 6	BVCBO>80.0V IC=1UA
Test 2	VSAT<1.00V IF=20.0MA IC=4.00MA	Test 7	HFE>250 IC=2.00MA VCE=5.00V
Test 3	ICOFF<100NA VCE=60.0V	Test 8	IR<100UA VR=3.00V
Test 4	ICBO<100NA VCBO=60.0V	Test 9	VF<1.5V IF=10.0MA
Test 5	BVCEO>80.0V IC=1MA	Test 10	CTR>0.20 IF=20.0MA VCE=1.00V

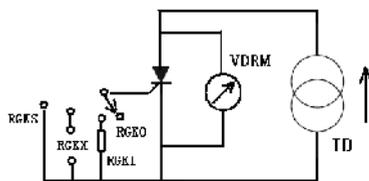
5.3.2.3 测试窗口显示



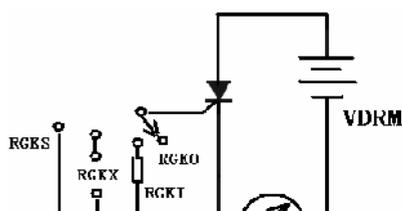
5.4 晶闸管 (SCR) 测试

5.4.1 测试参数图

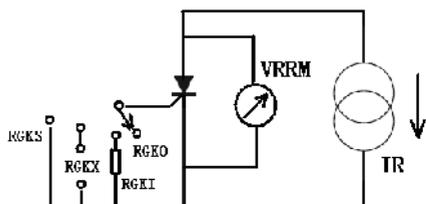
5.4.1.1 VDRM (断态重复峰值电压)



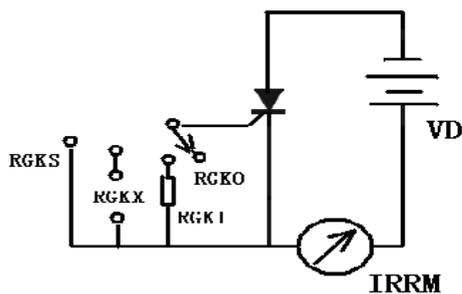
5.4.1.2 IDRM (断态重复峰值电流)



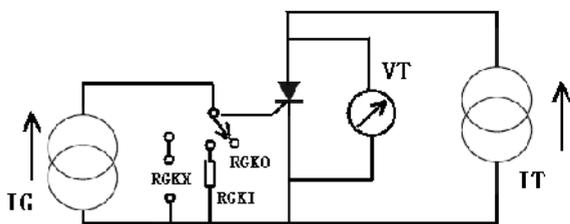
5.4.1.3 VRRM (反向重复峰值电压)



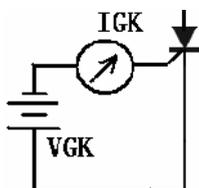
5.4.1.4 IRRM (反向重复峰值电流)



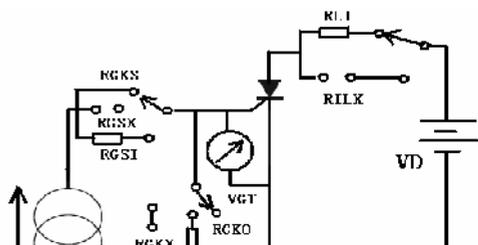
5.4.1.5 VTM (通态峰值电压)



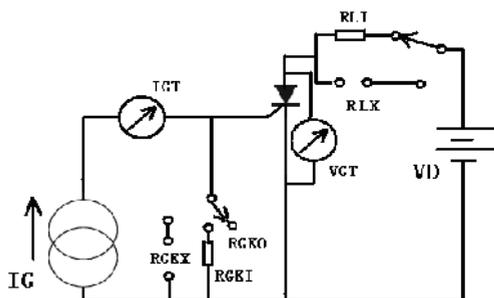
5.4.1.6 IGK0 (门极触发漏电流)



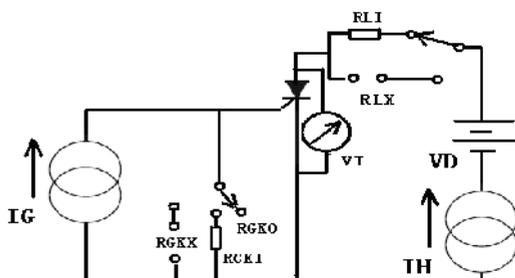
5.4.1.7 VGT (在特别条件下, 门极触发电压)



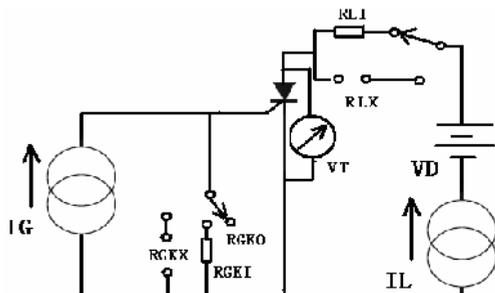
5.4.1.8 IGT (在特别条件下, 门极触发电流)



5.4.1.9 IH (维持电流)



5.4.1.10 IL (擎住电流)



5.4.2 具体样管 2N6397 举例

5.4.2.1 2N6397 参数手册

2N6394 Series

Preferred Device

Silicon Controlled Rectifiers

SCRs
12 AMPERES RMS
50 thru 800 VOLTS

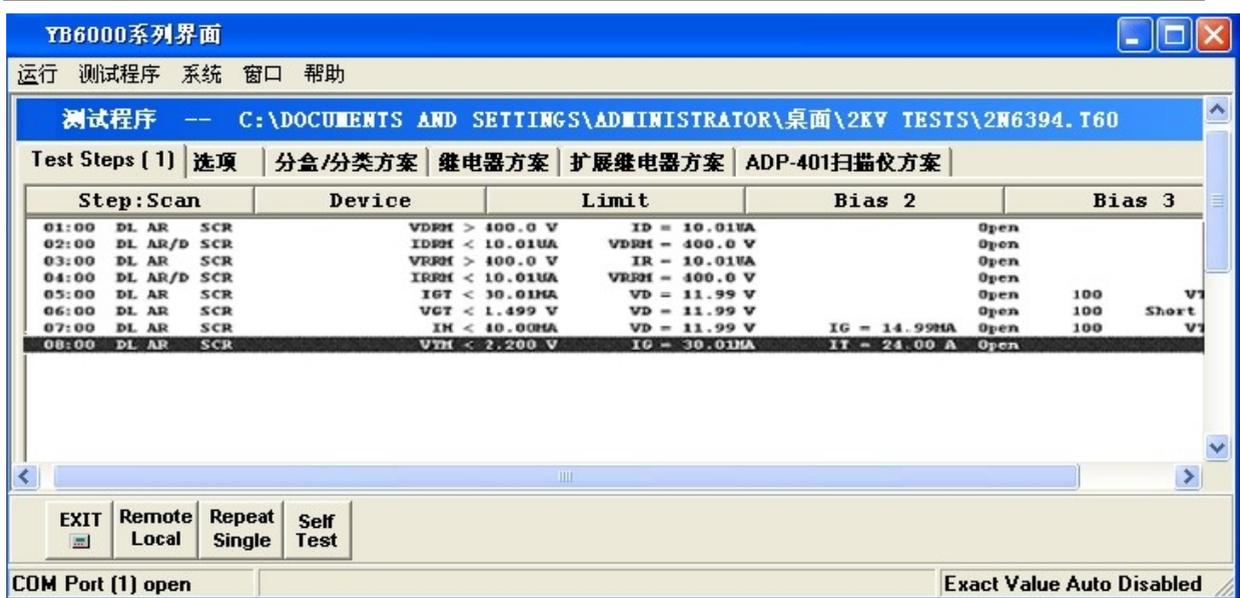


测试程序编制

下面以晶闸管 (SCR) 2N6394 为例进行编程:

测试步骤	测试程序	测试步骤	测试程序
Test 1	VDRM>400V ID=10.0UA	Test 5	IGT<30MA VD=12V RL=100
Test 2	IDRM<10.0UA VDRM=400V	Test 6	VGT<1.5V VD=12V RL=100 RGS=SHORT
Test 3	VRRM>400V IR=10.0UA	Test 7	IH<40.0MA VD=12V IG=15.0MA RL=100
Test 4	IRRM<10.0UA VRRM=400V	Test 8	VTM<2.20V IT=24.0A IG=30.0MA

测试窗口显示

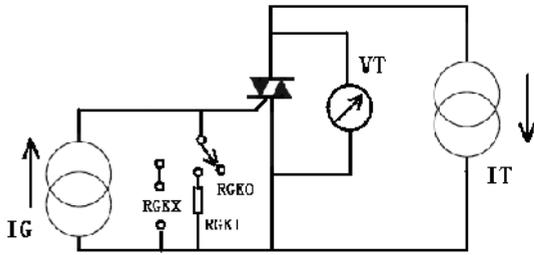


5.5 双向可控硅 (TRIAC) 测试

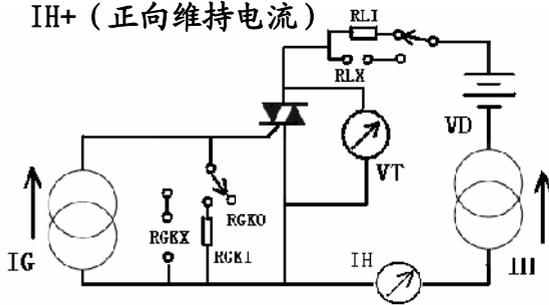
5.5.1 参数测试图

5.5.1.1 VT+ (正向通态电压)

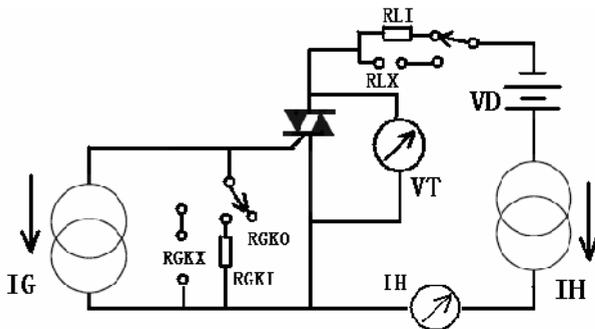
5.5.1.2 VT- (反向通态电压)



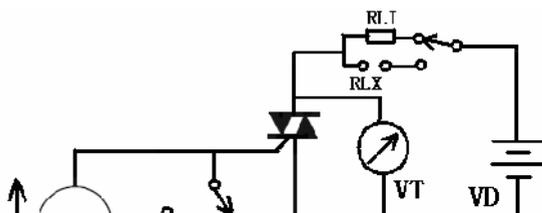
5.5.1.3 IH+ (正向维持电流)



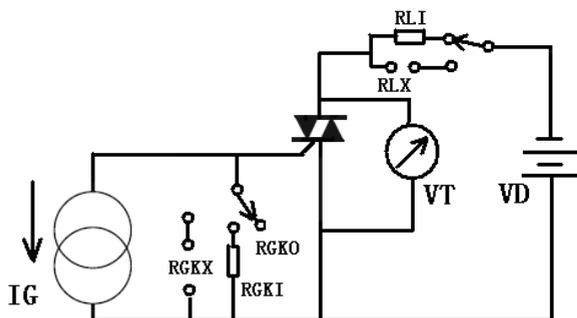
5.5.1.4 IH- (反向维持电流)



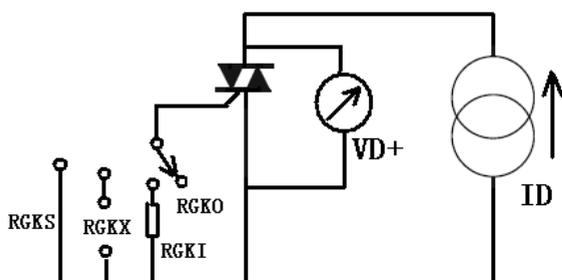
5.5.1.5 IL+ (正向擎住电流)



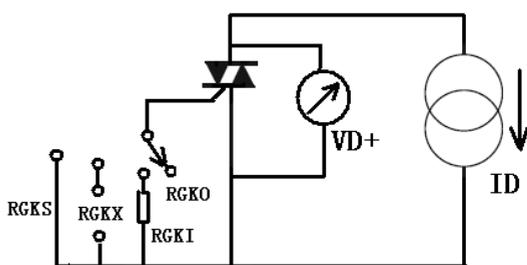
5.5.1.6 IL- (负向擎住电流)



5.5.1.7 VD+ (关断态正向电压)



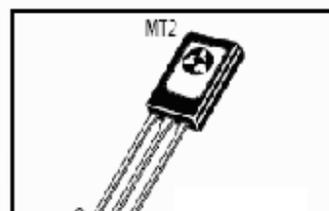
5.5.1.8 VD- (关断态反向电压)



其余有些参数与晶闸管相同，在此不详细介绍。

5.5.2 具体样管 2N6075B 编程示例

5.5.2.1 双向可控硅 2N6075B 参数手册



5.5.2.3 双向可控硅 2N6075B 测试程序编制

测试步骤	测试程序	测试步骤	测试程序
Test 1	IGT I<3MA VD=12V RL=100	Test 8	VGT IV<2.5V VD=12V RL=100 RGS=SHORT
Test 2	IGT II<3MA VD=12V RL=100	Test 9	IH+<15MA VD=12V IG=5MA RL=100
Test 3	IGT III<3MA VD=12V RL=100	Test 10	IH-<15MA VD=12V IG=5MA RL=100
Test 4	IGT IV<5MA VD=12V RL=100	Test 11	VT+<2 V IT=6A IG=5MA
Test 5	VGT I<2.5V VD=12V RL=100 RGS=SHORT	Test 12	VT-<2 V IT=6A IG=5MA
Test 6	VGT II<2.5V VD=12V RL=100 RGS=SHORT	Test 13	VD+<600V ID=10UA
Test 7	VGT III<2.5V VD=12V RL=100 RGS=SHORT	Test 14	VD-<600V IT=10UA

5.5.2.3 编程框显示

YB6000系列界面

运行 测试程序 系统 窗口 帮助

测试程序 -- C:\DOCUMENTS AND SETTINGS\ADMINISTRATOR\桌面\2KV TESTS\2N6075B.T60

Test Steps (14) 选项 分盒/分类方案 继电器方案 扩展继电器方案 ADP-401扫描仪方案

Step:Scan	Device	Limit	Bias 2	Bias 3	RBE/RGK	RL	RGS	BP
01:00	DL AR TRIAC	IGT I < 2.999MA	VD = 11.99 V		Open	100		VT = 2.0
02:00	DL AR TRIAC	IGT II < 2.999MA	VD = 11.99 V		Open	100		VT = 2.0
03:00	DL AR TRIAC	IGT III < 2.999MA	VD = 11.99 V		Open	100		VT = 2.0
04:00	DL AR TRIAC	IGT IV < 5.001MA	VD = 11.99 V		Open	100		VT = 2.0
05:00	DL AR TRIAC	VGT I < 2.501 V	VD = 11.99 V		Open	100		Short
06:00	DL AR TRIAC	VGT II < 2.501 V	VD = 11.99 V		Open	100		Short
07:00	DL AR TRIAC	VGT III < 2.501 V	VD = 11.99 V		Open	100		Short
08:00	DL AR TRIAC	VGT IV < 2.501 V	VD = 11.99 V		Open	100		Short
09:00	DL AR TRIAC	IH+ < 14.99MA	VD = 11.99 V	IG = 5.001MA	Open	100		VT = 2.0
10:00	DL AR TRIAC	IH- < 14.99MA	VD = 11.99 V	IG = 5.001MA	Open	100		VT = 2.0
11:00	DL AR TRIAC	VT+ < 2.000 V	IT = 6.000 A	IG = 5.001MA	Open			
12:00	DL AR TRIAC	VT- < 2.000 V	IT = 6.000 A	IG = 5.001MA	Open			
13:00	DL AR TRIAC	VD+ > 600.2 V	ID = 10.01UA		Open			
14:00	DL AR TRIAC	VD- > 600.2 V	ID = 10.01UA		Open			

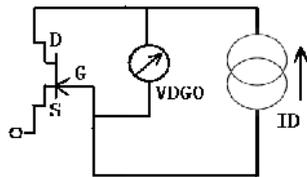
F2 - Save F3 - Set Scan F4 - AR Toggle F5 - Send F6 - DL Toggle F7 - Pause F8 - Print F9 - Edit OIF

COM Port (1) open Exact Value Auto Disabled

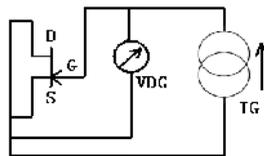
5.6 结型场效应管 (JFET) 测试

5.6.1 参数测试图

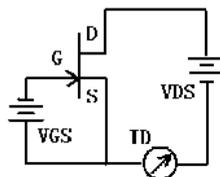
5.6.1.1 BVDGO (在源极开路情况下, 漏极-栅极的击穿电压)



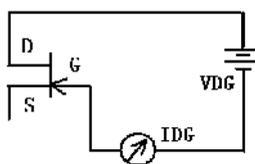
5.6.1.2 BVGSS (漏源极短路情况下, 源极-栅极的击穿电压)



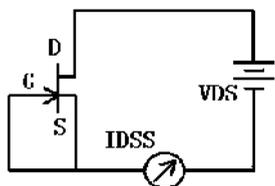
5.6.1.3 IDOFF (漏极的关断电流)



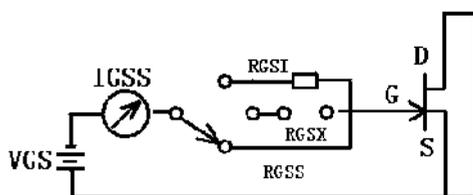
5.6.1.4 IDG0 (源极开路情况下, 漏极-栅极的漏电流)



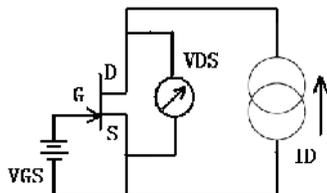
5.6.1.5 IDSS (源极-漏极短路情况下,漏极饱和电流)



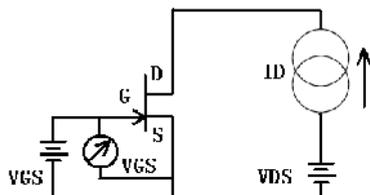
5.6.1.6 IGSS (漏极-源极短路情况下,栅极-源极的漏电流)



5.6.1.7 VDSON (漏极-源极开启电压)



5.6.1.8 VGSOFF (源极夹断电压)



5.6.1.9 RDS(on) (漏极-源极的静态开启电阻)

此参数在系统内部没有专门设置测试项,但可以通过计算步对其进行测试。

- 1) 按照一定的漏极电流 I_D , 设置参数 V_{DSON} ;
- 2) 运用计算步, 根据公式: $R_{DS(on)} = V_{DSON} / I_D$ 设置计算步程序便可。

5.6.1.10 d_{son} (漏极-源极的开启电阻)

这是一个交流参数,而在 YB6200/YB6500 测试系统中,没有交流源,因此不能用交流法进行测试。但可以利用直流测试法进行近似测试。

- 1) 按照一定的漏极电流 I_D , 设置参数 V_{DSON} ;

- 2) 将漏极电流 ID 变化一定范围后, 重新设置参数 VDSON;
- 3) 运用计算步, 根据公式: $R_{dson} = \Delta VDSON / \Delta ID$ 便可以较准确的测试 rdson。
- 4) 在设置时, 尽量将漏极电流 ID 的变化范围加宽, 这样测试的结果较稳定。

5.6.1.11 GFS (直流跨导)

此参数的测试, 同样是用计算步进行测试的。

在设置时要特别注意, 场效应管分为增强型和耗尽型。

增强型指在没有 VGS (VGS=0) 的情况下, ID 电流为零。这种情况下, 测试跨导就需要增大 VGS, 因此跨导计算步为: $GFS = VGSON / ID$

耗尽型指在没有 VGS (VGS=0) 的情况下, 存在 ID 电流, 即 ID 电流不为零。这种情况下, 测试跨导时就需要减小 VGS。因此跨导计算步相应为: $GFS = VGSOFF / ID$

- 1) 按照一定的电流 ID 与电压 VDS, 设置参数 VGSON 或 VGSOFF
- 2) 运用计算步, 根据公式: $GFS = (VGSON \text{ 或 } VGSOFF) / ID$, 便可以较准确的测试出 GFS。

5.6.1.12 gfs (交流跨导)

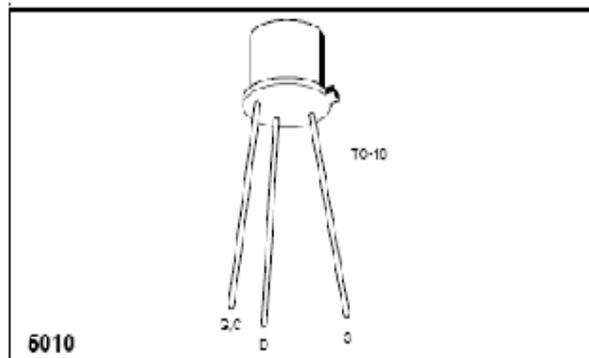
同理, 在系统中没有交流源, 无法进行交流测试, 只能用直流法进行近似测试。测试时同样要注意区分增强型管和耗尽型管。

- 1) 按照一定的电流 ID 与电压 VDS, 设置参数 VGSON 或 VGSOFF;
- 2) 将漏极电流 ID 变化一定范围后, 重新设置参数 VGSON 或 VGSOFF;
- 3) 运用计算步, 根据公式: $gfs = (\Delta VDSON \text{ 或 } \Delta VGSOFF) / \Delta ID$
- 4) 在设置时, 尽量将漏极电流 ID 的变化范围加宽, 这样测试的结果较稳定。

5.6.2 具体样管 2N4338 示例

5.6.2.1 2N4338 参数手册

2N4338 - 2N4341 N-Channel JFET Low Noise Amplifier



ELECTRICAL CHARACTERISTICS (TA = 25°C unless otherwise specified)

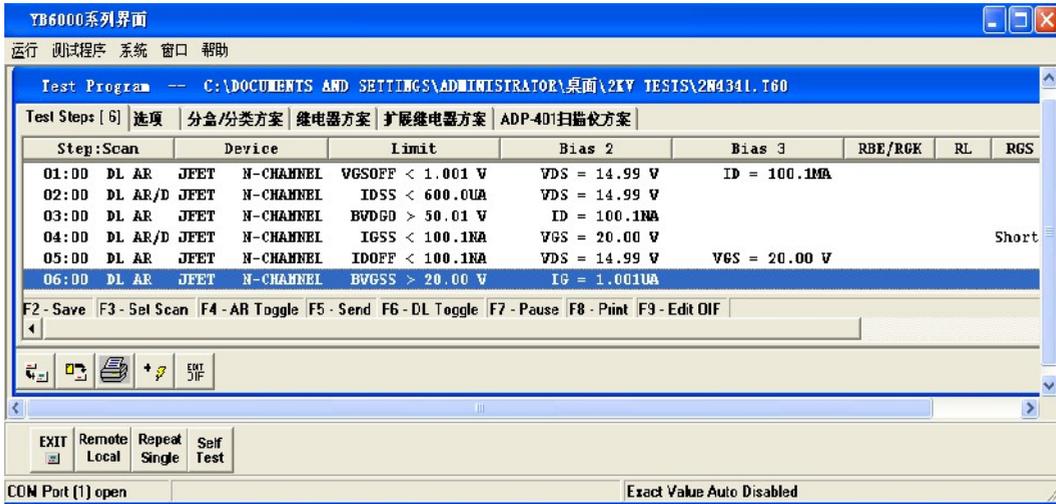
SYMBOL	PARAMETER	2N4338		2N4339		2N4340		2N4341		UNITS	TEST CONDITIONS
		MIN	MAX	MIN	MAX	MIN	MAX	MIN	MAX		
IGSS	Gate Reverse Current		0.1		0.1		0.1		0.1	nA	VGS = -30V, VDS = 0
		IA = 150 ^o C	0.1	0.1	0.1	0.1	0.1	0.1	0.1	μA	
BVGS	Gate-Source Breakdown Voltage	50		50		50		50		V	IG = 1μA, VDS = 0
VGS(off)	Gate-Source Cutoff Voltage	-0.3	-1	-0.6	-1.8	-1	-3	-2	-6		VDS = 15V, ID = 0.1μA
ID(on)	Drain Cutoff Current		0.05 (-5)		0.05 (-5)		0.05 (-5)		0.07 (-10)	nA	VDS = 15V, VGS = (-)
IDSS	Saturation Drain Current (Note 2)	0.2	0.6	0.5	1.5	1.2	3.6	3	9	mA	VDS = 15V, VGS = 0
gfs	Common-Source Forward Transconductance (Note 2)	600	1800	800	2400	1300	3000	2000	4000	μS	VDS = 15V, VGS = 0
GDSS	Common-Source Output Conductance		5		15		30		60		f = 1kHz
rDS(on)	Drain-Source ON Resistance		2500		1700		1500		800	ohm	

NOTES: 1. For design reference only, not 100% tested.
2. Pulse test duration 2ms (non JEDEC Condition)

5.6.2.2 测试程序编制

测试步骤	测试程序	测试步骤	测试程序
Test 1	VGSOFF<1.0V VDS=15.00V ID=100NA	Test 4	IGSS<100NA VGS=20V
Test 2	IDSS<0.6MA VDS=15V	Test 5	IDOFF<100NA VDS=15V
Test 3	BVDGO>50V ID=100NA	Test 6	BVGSS>50V IG=1UA

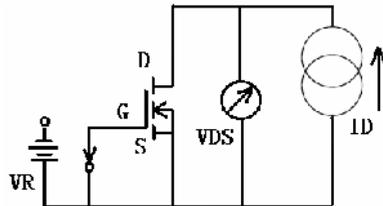
5.6.2.3 测试窗口显示



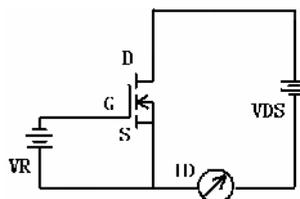
5.7 MOSFET测试

5.7.1 参数测试图

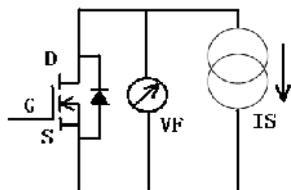
5.7.1.1 BVDSS (在栅极-源极短路情况下,漏极-源极间击穿电压)



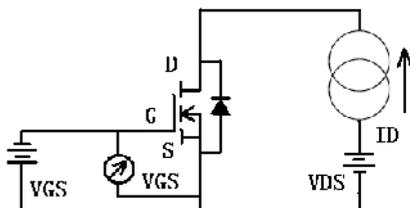
5.7.1.2 IDS (ON) (通态漏极电流)



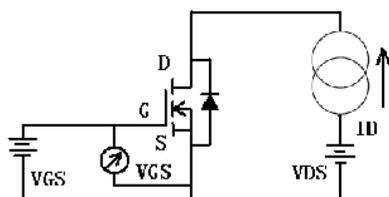
5.7.1.3 VF (正向压降)



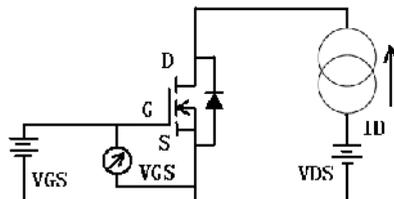
5.7.1.4 VGSR (反向栅极-源极电压)



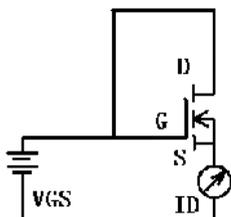
5.7.1.5 VGSF (正向栅极-源极电压)



5.7.1.6 VGSON (通态栅极-源极电压)



5.7.1.7 VGSTH (栅极-源极阈值电压)



注：其余相近参数相见 JFET 测试方法图。四个计算参数详见 JFET 测试中介绍。

5.7.2 具体样管 IRF612 示例

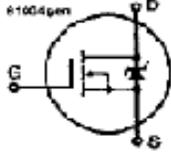
5.7.2.1 IRF612 参数手册

IRF610, IRF611, IRF612, IRF613 IRF610H, IRF611R, IRF612R, IRF613R

Electrical Characteristics $T_C = 25^{\circ}\text{C}$, Unless Otherwise Specified

CHARACTERISTIC	SYMBOL	TEST CONDITIONS	LIMITS			UNITS
			MIN	TYP	MAX	
Drain-Source Breakdown Voltage IRF610/612, IRF610R/612R IRF611/613, IRF611R/613R	BV_{DSS}	$V_{GS} = 0V, I_D = 250\mu A$	200	-	-	V
			150	-	-	V
Gate Threshold Voltage	$V_{GS(TH)}$	$V_{DS} = V_{GS}, I_D = 250\mu A$	2.0	-	4.0	V
Gate-Source Leakage Forward	I_{GSS}	$V_{GS} = 20V$	-	-	500	nA
Gate-Source Leakage Reverse	I_{GSS}	$V_{GS} = -20V$	-	-	-500	nA
Zero Gate Voltage Drain Current	I_{DSS}	$V_{DS} = \text{Max Rating}, V_{GS} = 0V$ $V_{DS} = \text{Max Rating} \times 0.3, V_{GS} = 0V,$ $T_C = +125^{\circ}\text{C}$	-	-	250	μA
			-	-	1000	μA
On-State Drain Current (Note 2) IRF610/611, IRF610R/611R IRF612/613, IRF612R/613R	$I_{D(ON)}$	$V_{DS} > I_{D(ON)} \times r_{DS(ON)}; \text{Max. } V_{GS} = 10V$	3.3	-	-	A
			2.8	-	-	A
Static Drain-Source On-State Resistance (Note 2) IRF610/611, IRF610R/611R IRF612/613, IRF612R/613R	$r_{DS(ON)}$	$V_{GS} = 10V, I_D = 1.6A$	-	1.0	1.5	Ω
			-	1.5	2.4	Ω
Forward Transconductance (Note 2)	g_{fs}	$V_{GS} > 60V, I_D = 1.6A$	0.6	1.3	-	S(D)

Source Drain Diode Ratings and Characteristics

Continuous Source Current (Body Diode)	I_S	Modified MOSFET symbol showing the integral reverse P-N junction rectifier. 	-	-	3.3	A
Pulse Source Current (Body Diode) (Note 3)	I_{SM}		-	-	3	A
Diode Forward Voltage (Note 2)	V_{GS}	$T_C = +25^{\circ}\text{C}, I_S = 3.0A, V_{GS} = 0V$	-	-	2.0	V

5.7.2.2 测试程序编制

- Test 1 $V_{GTH} > 2V$
 $I_D = 250\mu A$
- Test 2 $I_{DSS} < 250\mu A$
 $V_{DS} = 200V$
- Test 3 $BV_{DSS} > 200V$
 $I_D = 250\mu A$
- Test 4 $V_{DS(ON)} < 3.85V$
 $V_{GS} = 10V$
 $I_D = 1.6A$
- Test 5 $I_{GSSF} < 100nA$
 $V_{GSF} = 20V$
 $R_{GS} = \text{SHORT}$
- Test 6 $I_{GSSR} < 100nA$
 $V_{GSF} = 20V$
 $R_{GS} = \text{SHORT}$
- Test 7 $V_F < 1.8V$
 $I_S = 2.5A$
- Test 8 $I_{D(ON)} > 2.5A$
 $V_{DS} = 25V$
 $V_{GS} = 10V$

以下举例说明几个计算参数的程序编制(具体的设置还需参照元件的参数手册, 以下仅为参考):

1) 直流参数 $r_{DS(ON)}$

- Test 9 $V_{DS(ON)} < 2V$
 $V_{GS} = 10V$

- ID=1.25A
- Test 10 CALCULATION
RDSON<1.5
RDSON =S9/1.25
- 2) 交流参数 RDSON
- Test 11 VDSO<2V
VGS=10V
ID=1.25A
- Test 12 VDSO<2V
VGS=10V
ID=500MA
- Test 13 CALCULATION
RDSON<1.5
RDSON = (S11-S12)/0.75
- 3) 直流参数 GFS
- Test 14 VGSON<6V
VDS=15V
ID=1.2A
- Test 15 CALCULATION
GFS>800MS
GFS =1.2/S14
- 4) 交流参数 GFS
- Test 16 VGSON<6V
VDS=15V
ID=1.2A
- Test 17 VGSON<6V
VDS=15V
ID=200MA
- Test 18 CALCULATION
GFS>800MS
GFS =1/(S16-S17)

5.7.2.3 测试窗口显示



以上是针对典型的元件将测试仪的程序设置进行了介绍，对于不同的元件还需要一些

相应的设置技巧。在实际的操作过程中，还会有更多更新的元器件出现，那么就需要针对这些元器件进行更多的了解，最后选择最好的设置方法进行测试。因此，在以后的使用和操作中，我们会不断的增加测试器件的程序。也欢迎用户及时将所遇到的新器件，难测器件反馈给我们，以便我们针对性的对这些器件的测试方法进行增加。

6. 元器件测试说明

6.1 元器件测试说明

6.1.1 三极管参数 VBEON 和 HFE 测试

YB6200/YB6500 测试系统可通过单步测试对大多数参数进行测试。VBEON 和 HFE 两个参数，则是通过向被测器件的基极施加驱动，同时监测集电极所反馈回来的电流进行单步测试的。这种方法不同于给 IB 施加一个确定的值，然后得到一个特定的 IC 值的方法。IB 不是直接被给定的，而是在施加的过程中，使 IC 达到程序设定的值。VBE 和 IB 被计算后获得一个值，作为激励应用到单步测试中。整个电流监测测试时间少于 10 毫秒。YB6200/YB6500 测试系统用同样的测试法测试 VBEON。因此，HFE 测试为连续的近似测试法。

6.1.2 三极管的 ICEO 测试

实际上，ICEO 测试是相当复杂的。尽管在基极开路的情况下，当在集电极上施加一电压后，集电极上相应产生一感应电流。这种影响在功率三极管上特别显著。

当此充电电流足够大时，可能被误认为是一个过载条件，而导致系统判定为器件失效。在电压上升期间将充电电流拉低，从而将其影响降低到最低。但是，这样 ICEO 的测量值明显比其真实值大，并且可能在每个档位点上发生。

如果在 ICER/ICES/ICEV 等测试中应用，这一个条件将被消除。在此条件下，基本保持不漂浮，测试结果有很好的一致性和精确度。大多数的功率三极管的规格书上要求至少测试其中的一项。

注：在可能的情况下，用 ICER/ICES/ICEV 代替 ICEO 的测试。

这些测试项与 ICEO 的测试是相同的，唯一的不同点是基极 - 发射极间接上了电阻(RBE) /短路/加上反相偏置。

6.1.3 三极管的 BVCE 测试

6.1.3.1 BVCEO 测试

BVCEO 或 VYBCEO 定义为在基极开路的情况下，集电极 - 发射极间的击穿电压。这一个参数是在一定的集电极电流下测试电压的。很显然，为了测试击穿电压，我们必须使电流达到一定的数值。

YB6200/YB6500 测试系统就是利用一个电流驱动，然后监测集电极 - 发射极的击穿电压进行测试。为了使元件的发热量降低到最小，在 10MA 以上的集电极电流情况下，测试施加时间被定义为 300US。另外，脉冲还可以被编程，用以使元件减低所描述的击穿情况。此外，也可以在前面板的 A 网络上接入一个电容，表示在集电极 - 基极间接入一个电容，并在程序上将 A 网络选中。在集电极 - 基极间的电容可以保持连续平滑的提供集电极电流。

6.1.3.2 基极脉冲设置 - BVCEO

在此参数的测试中，有的元件类型当脉冲一加到集电极电流驱动上，就可以立即灵活的转换。而在一些低频率的功率元件上，这个脉冲就减缓了元件的响应。

为了补偿这些不同，脉冲可以在测试编程框中被编辑。

注：外部电容要求能经受最大的击穿电压。

对于大多数元件，此项设置为“关断”。在测试时，加或不加只能较少改变时间。

6.1.3.3 BVCEOSUS

它的测试类似于 BVCEO, 定义也与 BVCEO 相同。一般是在更高的集电极电流情况下定义，因此，是以感性负载的形式限制元件能量的形式下进行测试。在一定的集电极电流和感性负载下，通过基极 - 发射极间加一正向偏置到基极 - 发射极间开路的转换进行测试。

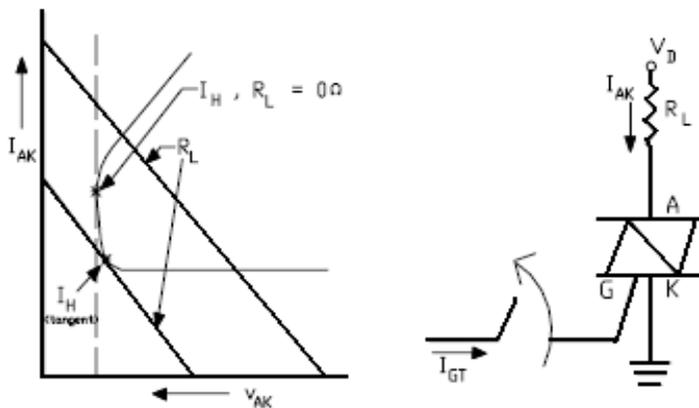
在此种方式下测试，施加到元件上的能量得到限制。随着击穿电压的增加，应用一定的脉宽，使脉冲成为可变量。在一定的感性条件下，脉宽只有 10US。

6.1.3.4 BVCER/S/V

这些测试与 BVCEO 是相似的，只是在基极 - 发射极间施加了不同的条件。BVCER 指在基极 - 发射极间加了一定的电阻。BVCES 指基极 - 发射极间短路。BVCEV 指在基极 - 发射极间施加一反相电压。所有这些条件使之增加，大多情况下逼近 BVCEO。由于此，此测试只在施加了一定的感性负载，限制了驱动元件能量后进行测试。

6.1.4 维持电流测试方法

半导体闸流管在维持电流下有三种标准测试方法。其中一种应用到系统中，两种被定为首选放置于清单中。此种方法提供一定的电阻，还原主要的供电电流直到闸流管达到一定维持电流。测试线路和半导体闸流管的特征图如下图示：



V_D 、 R_L 、 I_{GT} 、 I_H 被输入到测试程序，最初的电流通过 V_D 和 R_L 决定。控制极电流受脉冲作用后消失。 V_D 值是较低的，直到 I_{AK} 的电流被输入到 I_H 值或半导体闸流管电压消失时止。如果持续，表示通过，如果消失，表示失效。

在此种方法的测试条件下， V_D 不能低于 6V。那么就要求 R_L 值必须满足在最低的维持电流下 V_D 应该有 6V。

测试条件拥有此前提，就要求在不同负载线下，维持电流要稍有些变化。这一影响在更低的 V_{AK} 值下是最有意义的。能被肉眼看见的是一条垂直的负载线 ($R_L=0$)，降低 V_{AK} 直到垂直的线正切于半导体闸流管的特征曲线。此时，维持电流在此条件下达到最大值。

此维持电流随阳极负载有稍微的变化，但阳极负载是随测试条件不同而变化的。因此，在一定的阳极负载条件下测试维持电流是很有必要的。对于 YB6200/YB6500 测试系统，这一步是相当重要的。

如果一定的阳极负载未知，就用一个 R_L ，使在最小的维持电流情况下 V_D 可以近似为

6V 进行测试。建议在此条件下输入的 VD 值至少为 24V。这样足够确保最初的电流可以使元件关断。

注：在此条件下测试，最初电流只能通过 RL 进行限制，要求 RL 值足够大能够使初始电流不高于 6A。

6.1.5 双向可控硅夹断电压 VD 测试

双向可控硅的夹断电压 VD+与 VD-都很高，可能导致元件内部变形。YB6200/YB6500 程序通过运用测试步程序有效的限制此电压。如下图所示，针对此方法进行示例。

在示例中，第一步在一定的电压下测试 SCR 的 IDRM 电流。设定的电压值应该稍稍比期望的最大值大。在此步测试中，可见期望的值为 900V，我们就定义 VDRM 为 901V。

第二步才真正是测试双向可控硅参数 VD+。

第三步是真正的工作步。此步是一个计算步，具体工作如下：

第一步进行测试，测试结果在此种情况下与 1MA 进行比较；

如果第一步的测试结果小于 1MA，不运行第二步，901V 的测试结果被返回；

如果第一步的测试结果大于或等于 1MA，然后第二步被运行，测试结果被报告；

第四步和第五步通过元件的 VD+电压，提供一个分类方法；

第六步到第十步为 VD-参数重复测试以上步骤。

简单讲解：

在第一步到第三步输入一定正向电压，第六步到第八步输入一定负向电压；

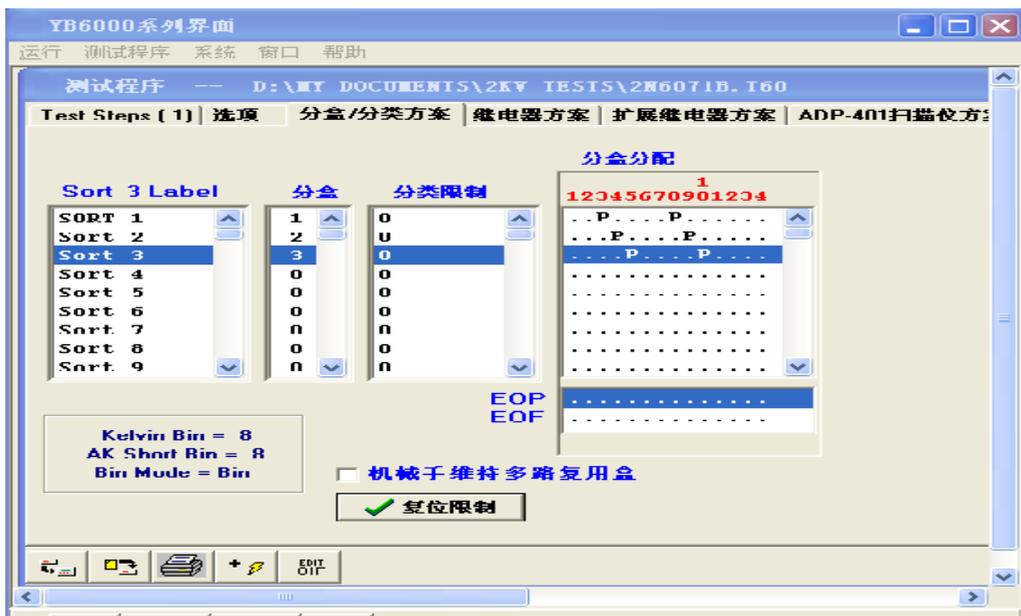
输入第一类电压限制（第三步和第八步）；

输入第二类电压限制（第四步和第九步）；

输入第三类电压限制（第五步和第十步）；

步骤	扫描	器件	条件	偏置 1	偏置 2	RBE/RCK
01:00	DL AR/D	SCR	IDRM < 1.001MA	VDRM = 901.1 V		Open
02:00	DL AR	TRIAC	VD+ > 900.1 V	ID = 1.001MA		Open
03:00	DL	Calculation	VD+ > 900.0 V	VD+ = IF(S1<0.001,901,S2)		
04:00	DL	Calculation	VD+ > 800.0 V	VD+ = S3		
05:00	DL	Calculation	VD+ > 700.0 V	VD+ = S3		
06:00	DL AR/D	SCR	IRRM < 1.001MA	VDRM = 901.1 V		Open
07:00	DL AR	TRIAC	VD+ > 900.1 V	ID = 1.001MA		Open
08:00	DL	Calculation	VD+ > 900.0 V	VD+ = IF(S1<0.001,901,S7)		
09:00	DL	Calculation	VD+ > 800.0 V	VD+ = S3		
10:00	DL	Calculation	VD+ > 700.0 V	VD+ = S3		

按下图进行分盒设置（注：必须使用 YB6200/YB6500 的分类分盒模式）；按照要求进行增加分类分盒项目。



6.1.6 系统信息文件 (.INF)

YB6200/YB6500 测试系统软件，按照用户期望储存的信息，提供一个可以更改的数据信息文件。在创建了一个统计文件、柱状文件或批总结文件时，此信息就会被用到。

这个信息文件窗口会在精确值窗口打开后，选择“捕获”后弹出。此文件可以按照任意格式填写。在开始和完成栏里已经自动将时间加入。在相应的框上双击鼠标，可以对其进行修改。批总结文件中也包括这些信息文件。



6.1.7 数据采集、分类与分盒

在测试程序中，可以通过设置，在软件中实现测试结果的分类分盒划分。例如三极管可以按照放大倍数 (HFE) 进行分类。测试步 2、11、12、13 就是用作此目的。

分类/分盒方案中的分盒模式。第一测试步证明元件的功能，可以看出是否工作正常或者接触是否良好。如果有问题，用设置 EOF (遇到失效就停止测试) 的方法将元件测试中止。如果元件没有问题，就接着测试，最后按测试结果分盒。

分类/分盒方案中的分类模式。在此模式下就不需要设置 EOF 和 EOP。如果设置了 EOF，且测试第一步失效，就没有其他分类可以限定第一测试步的失效。没有其他测试步的运行，就会判断为分类失效。

YB6200/YB6500 的精确值/批小结窗口用于捕获数据。在左面的半边框里，点击鼠标右键，弹出数据采集框。这里有多种数据采集模式：

关闭：任何元件都不需要采集数据，只报告分类/分盒结果；

所有：每一个元件都需要采集数据，同时报告分类/分盒结果；

每 N 个：仅仅采集每 N 个（由操作员定义）的数据，其他元件不采集数据，只是显示反类/分盒结果；

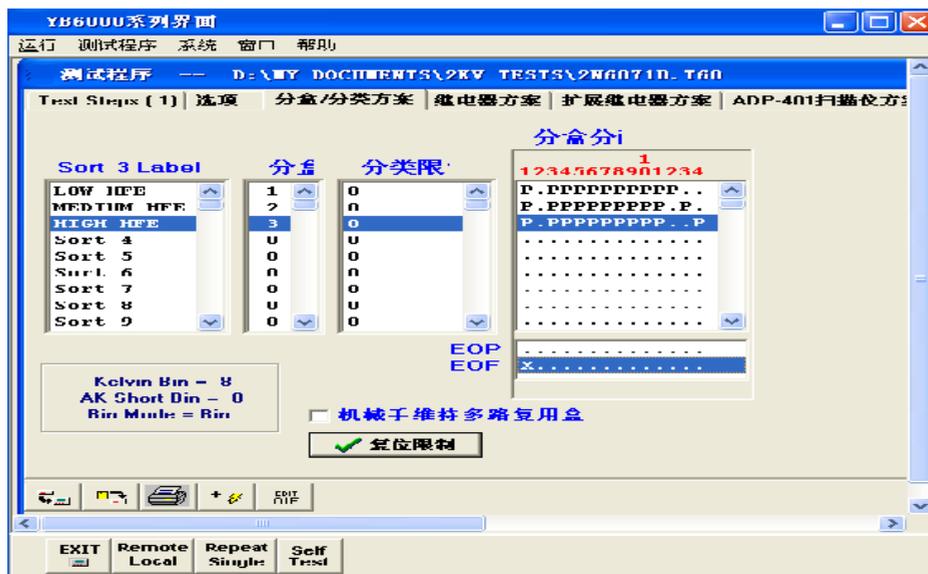
按照分类：仅仅是限定的一个分类（由操作员定义）采集数据，其他分类不采集数据，只是显示反类/分盒结果；

不按照分类：仅仅是没有被限定的分类（由操作员定义）采集数据，其他分类不采集数据，只是显示反类/分盒结果。

在右面的批小结窗口，点击鼠标右键，设置批小结文件。在每次测试后，显示文件会被及时的更新。

步骤	扫描	器件	条件	偏置 1	偏置 2	RNF/RGF	
01:00	DL	AR	TRANSISTOR MEN	VCSAT < 1.600 V	IB = 50.01MA	IC = 199.9MA	Open
02:00	DL	AR	TRANSISTOR MEN	HFE > 125.1	IC = 150.0MA	VCE = 10.01 V	Open
03:00	DL	AR	TRANSISTOR MEN	VDE < 1.299 V	IC = 149.9MA	VCE = 400.5MV	Open
04:00	DI	AR/D	TRANSISTOR MEN	IFB0 < 100.1NA	VFB0 = 3.001 V		
05:00	DL	AR/D	TRANSISTOR MEN	ICB0 < 100.1NA	VCB0 = 50.01 V		
06:00	DL	AR/D	TRANSISTOR MEN	ICE < 100.1NA	VCE = 30.01 V		Open
07:00	DL	AR	TRANSISTOR MEN	BVCE > 30.01 V	IC = 10.01MA		Open
08:00	DL	AR	TRANSISTOR MEN	BVC0 > 60.00 V	IC = 10.01MA		
09:00	DI	AR	TRANSISTOR MEN	BVFB0 > 5.001 V	IF = 10.01MA		
10:00	DL	AR	TRANSISTOR MEN	VBESAT < 1.299 V	IB = 50.01MA	IC = 499.9MA	
11:00	DL	Calculation		HFE1 < 150.0	HFE1 = S2		
12:00	DL	Calculation		HFE2 < 175.0	HFE2 = S2		
13:00	DL	Calculation		HFE3 < 200.0	HFE3 = S2		

分类/分盒编程示例



分类/分盒方案设置示例

7. 维护/故障检修

7.1 维护

7.1.1 风扇过滤

安装在后面板上的风扇过滤器建议每个月清洗一次,以便保持适当的空气流,保持对系统制冷。轻轻撬下风扇后盖,取下过滤网(注意过滤网安装方式),用水清洗干净。待完全风干后重新安装。

7.1.2 测试夹具

测试夹具应该定期用罐装的氟利昂清洗,去除金属填充物。这些填充物会积累,在器件引脚间形成搭接,从而导致错误的测试结果。

长时间使用会使夹具疲劳造成接触不良,应定时检查夹具插座。必要时应更换夹具或插座。更换插座后应确保除去所有附着物。

7.1.3 测试前运行自检

每次通电准备使用 YB6200/YB6500 时,应等系统预热 15 分钟后,在“SELF TEST”主菜单下执行“RUN SYS TEST”对系统进行功能自检。由此检验测试仪是否工作正常。参见章节 2.4 自检诊断。

7.2 自检

自检模式提供自检和校验程序,以便对系统进行定期检查。自检包括四个子程序:测试,校准,LED 检测,和存储器检测。按 [ENTER] 和 [YES] 键进入“RUN SYS TEST?”。执行“RUN SYS TEST”开始对系统自检。自检完成后,按“EXIT”退回到准备测试状态“GO/NOGO TEST”。

7.2.1 进行自检

该诊断子程序完整检测各测试模块的功率范围,工作模式,增益,极性,以及各组选通继电器。

将自检适配器连到前面板插座。

确认互连条跳接。

用前面板开关选择单次或重复。

按 [YES] 接着按 Start/Stop 键开始测试。

如果系统功能正常,显示器将显示“CHECK OUT GOOD”。如果系统功能不正常,将显示一个误码。

参见 8.3 故障处理。

当运行“RUN SYS TEST”通不过时,运行“BLOCK TEST”,确认错误存在的具体位置。

参见 8.3 故障处理。

卸去自检适配器。

7.2.2 校准

YB6200/YB6500 在出厂前已经过仔细校准,各项技术指标和测试精度均已达到指定要求。

正常情况下每年进行一次校准或在每次维修并更换元器件后进行。

校准由生产厂家负责服务或由厂家授权服务。

7.2.3 LED检查

按[ENTER]键进入“SELF-TEST? ”,按[YES]键进入后再按[ENTER]键进入“LED TEST”。

按[YES]键再按[START/STOP],运行LED自检。所有发光二极管将闪亮,接着熄灭。按[EIXT]退回顶级菜单。

还可以运用PC机接口测试软件进行LED自检。打开接口软件界面,点击“运行”,在下拉菜单中点击“自检”。选择“LED自检”,系统就自动进行LED自检。

7.2.4 存储器检查

同样进入存储器检查菜单,按[YES]键运行测试。如果存储器正常,将显示“RAM OK - QUIT? ”。由此按一次[ENTER],测试一次。

静态随机存储器位于CPU板上。显示的存储器错误很可能是键盘和显示器功能不正常。

7.3 故障处理

故障处理应由生产厂进行服务,但在厂家服务之前用户可在厂家指导下进行必要的检测,以便确认和对故障定位。

7.3.1 分块测试

当系统自检报告出误码时,大部分情况是由于测试卡上所用继电器出现粘连或引退接触不良造成,并非真实故障。

此时应接着进行“BLOCK TEST”,以便确定继电器位置。

选择“RUN SYS BLOCK? ”。

由1开始输入BLOCK号,接着按[ENTER],后按Start按键。

依次检测各个BLOCK,读取“PASSED”或“FAILED”显示。并对失效的BLOCK进行记录。

用PC机进行模块自检,详见4.4.1.3自检。

7.3.2 保险丝

如果误码显示要求更换保险丝,请按指定型号更换保险丝。

AC保险: 5 Amp AGC慢熔。

附表：YB6200/YB6500 测试系统误码表

误码	测试模块	可能的故障
		RB=继电器板, HS=高源板, LS=低源板, AN=模拟板
01	Self-Test Block 1	HS: 关断
02		RB: K33, K34, K35, K36, K105
03		打开了自锁 RB: K1, K2. K16, J5 HS: U3, U22, U29, 12V Supply LS: U29
04		HS: F1, F3 RB: K2, K19, K34, J4
05	Self-Test Block 2	HS: 65V 线路
06		HS: F2, F4, K16, K1, U5, U15
07	Self-Test Block 3	RB: K18, K27, K106 HS: K1
08		RB: S1
09	Self-Test Block 4	RB: K3, K5, K6, K7, K17
10	Self-Test Block 5	RB: U34
11		RB: K15, K24, K25, K37
12	Self-Test Block 6	RB: K27, U5
13		RB: K2, K16, K101, F1
14	Self-Test Block 7	RB: K33, K34, R15
15		RB: K18, S2
16	Self-Test Block 8	RB: R15
17		RB: K20, K21, Q1, Q2 HS: K10
18	Self-Test Block 9	See Block
19		RB: K2, K17
20	Self-Test Block 10	See Block
21		RB: K5
22	Self-Test Block 11	See Block
23		RB: K6
24	Self-Test Block 12	See Block
25		RB: K7
26	Self-Test Block 13	See Block
27		RB: K3, K26, K27
28	Self-Test Block 14	RB: K4, K35
29		RB: K19, K20, K21
30	Self-Test Block 15	RB: K4, K20, K31, K32
31	Self-Test Block 16	RB: K20
32	Self-Test Block 17	RB: K13, K26, K36, U11
33		RB: K22
34	Self-Test Block 18	RB: K11, K12, K22, U34 LS: 没有插连接线或未安装
35	Self-Test Block 19	RB: K4, K13, K20, K36
误码	测试模块	可能的故障
		RB=继电器板, HS=高源板, LS=低源板, AN=模拟板

		板
36	Self-Test Block 20	RB: K11
37		See Block
38	Self-Test Block 21	RB: K23
39		See Block
40		RB: K21
41, 42	Self-Test Block 22	HS: K13, R21, U29 RB: S2
43		关断
44	Self-Test Block 23	HS: K14, R23
45		HS: K13, R23
46		N/A
47	Self-Test Block 24	HS: R28
48		HS: R28
49		HS: K12
50	Self-Test Block 25	HS: R27
51		HS: R27
52	Self-Test Block 26	HS: K11, U29
53		HS: R26
54		HS: R26
55	Self-Test Block 27	HS: K10
56		HS: R24
57		HS: K8, K0, R24
58		See Block
59	Self-Test Block 28	HS: K6, K7, R22
60		HS: K20, K21 HS: K6, K7, R22
61		See Block
62	Self-Test Block 29	HS: K16, R20
63		HS: K4, K5, R20 HS: K3, K14, K20
64		See Block
65	Self-Test Block 30	HS: R19
66		HS: K2, K3, R19
67		See Block
68	Self-Test Block 23	HS: K14, R21
69	Self-Test Block 24	HS: K12
6A	Self-Test Block 79	HS: K14, R23
70	Self-Test Block 25	HS: K11
71	Self-Test Block 26	HS: K10
误码	测试模块	可能的故障
		RB=继电器板, HS=高源板, LS=低源板, AN=模拟板
72	Self-Test Block 27	HS: K8, K9
73	Self-Test Block 28	HS: K6, K7

74	Self-Test Block 29	HS: K4, K5
75	Self-Test Block 30	HS: K2, K3
76		HS: U5, U6, U29
77	Self-Test Block 31	HS: R18, R121, U15, U16, U20, U21, U29, Q26
78		HS: R121
79	Self-Test Block 41	RB: K11, K12, K13, K20 HS: K10
80	Self-Test Block 32	HS: U29, R152
81	Self-Test Block 33	See Block
82		See Block
83	Self-Test Block 34	See Block
84		See Block
85	Self-Test Block 35	HS: U3, U28, CR11
86	Self-Test Block 36	HS: U2, U28, CR10
87, 88	Self-Test Block 37	RB: S2, U29, U30, K14
89	Self-Test Block 38	RB: S1, S2, U29, U30
90	Self-Test Block 5	HS: U27
91	Self-Test Block 39	HS: U9, Q25
92		See Block
93	Self-Test Block 40	Shutdown
94		HS: U29
95	Self-Test Block 35	Shutdown
96	Self-Test Block 36	Shutdown
97	Self-Test Block 31	Shutdown
98	Self-Test Block 32	Shutdown
误码	测试模块	可能的故障
		RB=继电器板, HS=高源板, LS=低源板, AN=模拟板
A0	Self-Test Block 42	RB: K29
A1		RB: K10, K14, K28, S1, J5 LS: K16, K17 (3500), U1, U4, U29, CR10 (3500)
A2	Self-Test Block 43	RB: K29
A3		RB: S2, CR13, CR14 LS: CR11, U2
A4	Self-Test Block 44	RB: K28, K37, U19 LS: K1 (3500HS), K16, K17 (3500HS)
A5		RB: R16, R21, C41 LS: U29
A6	Self-Test Block 45	LS: U1
A7		-
A8	Self-Test Block 46	RB: S1, K28
A9		RB: K29
B0	Self-Test Block 47	-
B1		-

B2	Self-Test Block 48	LS: K8, K9, K10, K14, U12 RB: K5, K15, K37, R10, R90, U110, U111, CR13, CR14
B3		RB: K10, K14, S1
B4	Self-Test Block 49	RB: K10, K14
B5	Self-Test Block 50	RB: S1
B6	Self-Test Block 51	RB: K25, U111
B7	Self-Test Block 52	RB: K24
B8	Self-Test Block 53	RB: K15, K37
B9	Self-Test Block 54	LS: K11, U29, R21
C0		LS: K11, K13, R21

续附表：YB6200/YB6500 测试系统误码表

误码	测试模块	可能的故障
		RB=继电器板, HS=高源板, LS=低源板, AN=模拟板
C1	Self-Test Block 55	LS: K14, R127
C2	Self-Test Block 56	LS: K12
C3	Self-Test Block 57	LS: K11
C4	Self-Test Block 58	LS: K10
C5	Self-Test Block 59	LS: K8, K9
C6	Self-Test Block 60	LS: K6, K7
C7	Self-Test Block 61	LS: K4, K5
C8	Self-Test Block 61 Self-Test Block 78	LS: U26
C9	Self-Test Block 78	LS: K2, K3
CA	Self-Test Block 80	LS: K14
D0	Self-Test Block 55	LS: K1, K14, R23 RB: K3, K20
D1		LS: K13, CR7, CR8, R127 RB: K23
D2	Self-Test Block 56	LS: K12, R28 RB: K12, K25
D3		LS: R28
D4	Self-Test Block 57	LS: K11, R27
D5		LS: R27
D6	Self-Test Block 58	LS: K10, R26
D7		LS: R26
D8	Self-Test Block 59	LS: F1, F3, R24 RB: K21
D9		LS: K8, K9, U1, U24
DA	Self-Test Block 60	LS: K16, R22
DB		LS: K6, K7, R22
DC	Self-Test Block 61	LS: R20
DD		LS: K4, K5
DE	Self-Test Block 78	LS; R20
DF		LS: K2, K3
E0	Self-Test Block 62	-
E1		LS: F2, F4
E2	Self-Test Block 63	-
E3		-
E4	Self-Test Block 64	LS: U29, U6, U14, R121, K8, K9, K18
E5		LS: U29, R121
E6	Self-Test Block 65	LS: U29, R152
E7		LS: U29, R152
E8	Self-Test Block 66	LS: U29 RB: K21

E9		See Block
F0	Self-Test Block 67	LS: U29, Q25
F1		See Block

续附表：YB6200/YB6500 测试系统误码表

误码	测试模块	可能的故障
		RB=继电器板, HS=高原板, LS=低源板, AN=模拟板
F2	Self-Test Block 68	HS: CR27
F3		HS: CR27
F4	Self-Test Block 69	HS: CR24
F5		HS: CR24
F6	Self-Test Block 71	RB: K31
F7	Self-Test Block 72	RB: K32
F8		
FE ²	Self-Test Block 70	RB: K22 LS: K1, K15, K17, U2, U3
FF ²		RB: K101, R33 LS: K1, U29, C69
101	Self-Test Block 90	HS: C5
102		NB: K2 HS: K2
103		HS: C68, K15
104		NB: K2 HS: C68, U2, U3
105		NB: C104, K2
106		NB: C104
107		HS: C5 RB: K33
108	Self-Test Block 91	NB: K2 HS: K2
109		NB: C68, K15, U2
10A		NB: K2 HS: C68, U2, U3
10B		NB: C104, K2
10C		NB: C104
10E ²		HS: K17
110		Self-Test Block 93
111		
112	Self-Test Block 94	NB: K3 LS: K17
113		
114	Self-Test Block 73	
115		
116	Self-Test Block 74	
117		
118	Self-Test Block 75	RB: K106
119		RB: K101
11A	Self-Test Block 76	RB: K101, K106
11B	Self-Test Block 77	RB: K105
11C	Self-Test Block 81	ALS: K4, K6, K7
11D		ALS: K4, K6, K7

